

スパルタン 2 ブレッドボード

XSP-005-50

XSP-005-100

ユーザーズマニュアル

第2版(R1)

## 目次

はじめに .....	2
ご注意 .....	2
1. 製品の内容について .....	3
2. 各部の名称 .....	4
2.1. 電源コネクタ .....	4
2.2. 汎用 LED .....	5
2.3. 押しボタンスイッチ .....	5
2.4. 数字表示 LED .....	5
2.5. 電子ブザー .....	5
2.6. 外部拡張用パターン .....	5
3. ジャンプスイッチの説明 .....	6
4. コンフィグレーション方法 .....	8
5. SERIAL ROM について .....	8
6. XSP-005 参考資料について .....	8
7. 付属資料 .....	8

## はじめに

このたびは、スパルタン 2 ブレッドボード (XSP-005) をお買い上げいただきまして誠にありがとうございます。

XSP-005 は、ザイリンクスの高性能 FPGA スパルタン 2 (XC520) を用いた評価用ボードで、4 桁数字表示 LED、汎用 LED、クロック発生回路などを装備した使いやすいボードになっています。

どうぞご活用ください。

## ご注意

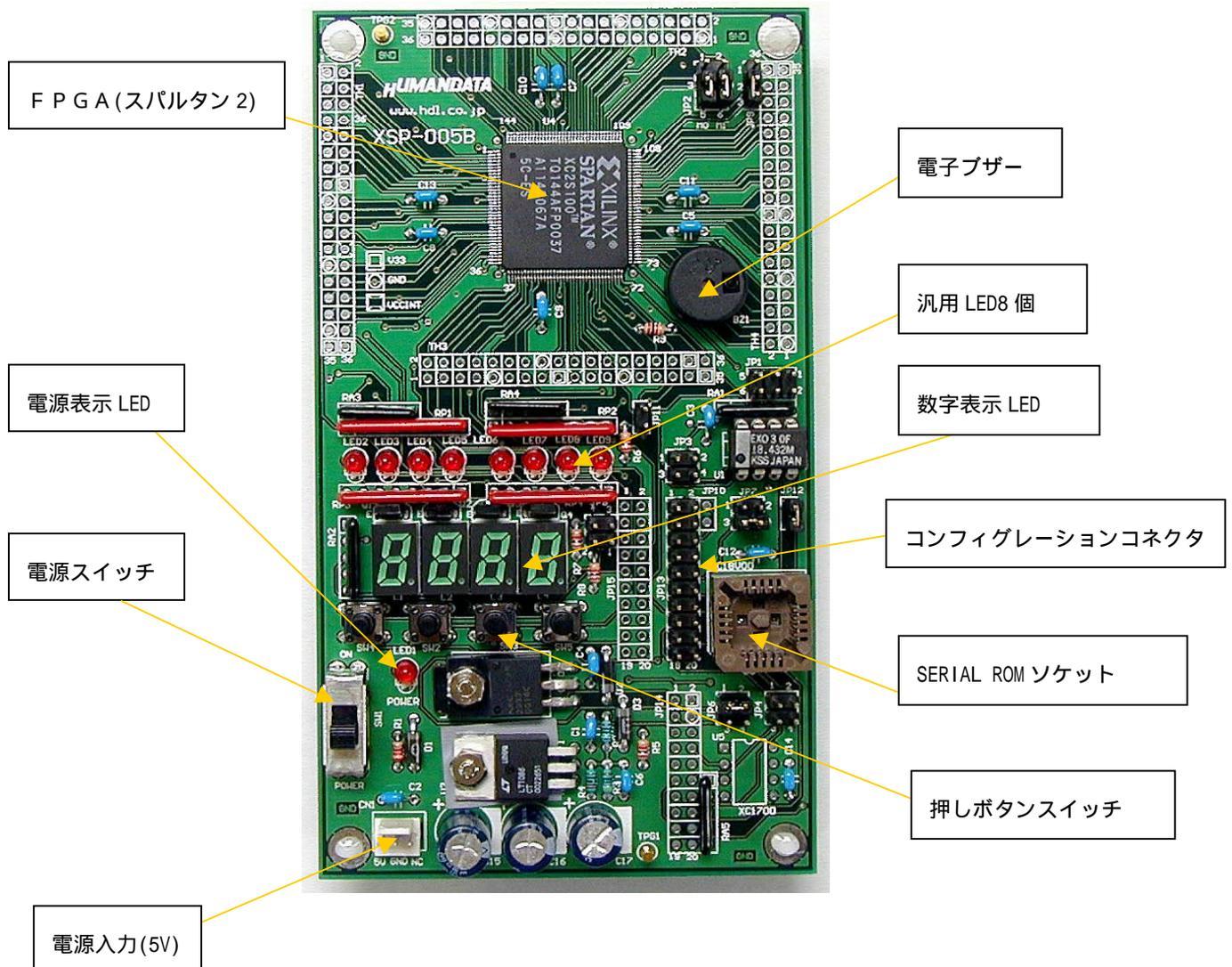
1. 本書の内容は、改良のため将来予告なしに変更することがありますので、ご了承ください。
2. 本書の内容については万全の記して作成しましたが、万一誤りなど、お気づきの点がございましたら、ご連絡をお願いいたします。
3. 本製品の運用の結果につきましては、2 . 項にかかわらず当社は責任を負いかねますので、ご了承ください。
4. 本書に記載されている使用と異なる使用をされ、あるいは本書に記載されていない使用をされた場合の結果については、当社は責任を負いません。
5. 本書および、回路図、サンプル回路などを無断で複写、引用、配布することはお断りいたします。

## 1. 製品の内容について

本パッケージには、以下のものが含まれています。万一、不足などがございましたら、弊社宛にご連絡ください。

FPGAブレッドボードキット/XSP-005-XXX	1
マニュアル(本書)	1
ユーザー登録はがき	1

## 2. 各部の名称



### 2.1. 電源コネクタ

本ボードは、DC 5V 単一電源で動作します。

内部に必要な、3.3V、2.5V はオンボードのレギュレータにより生成されます。

消費電流は、設計した回路内容により大幅に変動します。

回路に見合った電源をご用意ください。

ただし、内部レギュレータの容量などから、最大 1A 程度の容量があれば十分です。

それ以上の電力を消費する場合は、電源を外部から供給するなどユーザーにて対処してください。

### CN1：電源コネクタ

ピン番号	信号名	備考
1	5V	DC5V 入力
2	GND	グラウンド
3	N.C	未使用

## 2.2. 汎用 LED

汎用 LED は、L を出力することで点灯します。  
消灯するには、ハイインピーダンスとするか、オープンドレインにてオフとしてください。

## 2.3. 押しボタンスイッチ

押しボタンスイッチは、押下すると L として読み込まれます。

## 2.4. 数字表示 LED

数字表示 LED はダイナミック点灯にて表示されます。  
桁選択信号 SA0, SA1, SA2, SA3 のいずれかを L とし、その他をハイインピーダンスまたはオープンドレインにてオフとします。

このときに、セグメントデータ (SG0, ..., SG6) のパターンにより、数字が表現されます。  
SG7 は小数点になっています。

桁信号同様、オフのビットはハイインピーダンスまたはオープンドレインにてオフとしてください。

## 2.5. 電子ブザー

任意の周波数で駆動してかまいませんが、共振周波数は約 4 K H z です。  
そのときに一番大きい音で鳴らすことができます。

## 2.6. 外部拡張用パターン

2.54mm ピッチ、穴径 0.9mm にて全ピンを引出してあります。

**バグ情報**： TH2 のシルク文字 12 は間違いです。正しくは 21 です。  
ご注意を御願いたします。

### 3. ジャンパスイッチの説明

#### J P1、J P3 クロック設定（次表を参照ください）

EX0-03(クロック発生器 18.432MHz)

J P3		J P1				
1-2 間	3-4 間	1-2 間	3-4 間	5-6 間	周波数	
SHORT	OPEN	-	-	-	18.432MHz	
OPEN	SHORT	SHORT	SHORT	SHORT	9.216	
OPEN	SHORT	OPEN	SHORT	SHORT	4.608	
OPEN	SHORT	SHORT	OPEN	SHORT	2.304	
OPEN	SHORT	OPEN	OPEN	SHORT	1152KHz	
OPEN	SHORT	SHORT	SHORT	OPEN	576	
OPEN	SHORT	OPEN	SHORT	OPEN	288	
OPEN	SHORT	SHORT	OPEN	OPEN	144	
OPEN	SHORT	OPEN	OPEN	OPEN	72	

#### J P2, J P9 M0, M2 信号処理用（回路図参照）

出荷時：Master Serial mode

JP2 3-5 間ショート M0=L

JP2 4-6 間ショート M1=L

JP9 2-3 間ショート M2=L

#### J P11 INIT 信号処理用（回路図参照）

ショートで、INIT 信号 = L になります。（1K でプルダウン）  
（出荷時はオープン）

J P6、JP7、JP12

JTAG チェインの設定

(A) JTAG チェインに FPGA のみ接続 (出荷時)

JP6 : 1-2 間ショート

JP7 : 1-2 間ショート

JP12: オープン

(B) JTAG チェインにシリアルROMのみ接続

JP6 : 3-4 間ショート

JP7 : 3-4 間ショート

JP12: オープン

(C) JTAG チェインに FPGA とシリアルROMを接続

JP6 : 1-2 間ショート

JP7 : 3-4 間ショート

JP12: ショート

JTAG は、ダウンロードケーブル-&gt;ROM-&gt;FPGA-&gt;ダウンロードケーブルとつながります。

#### 4. コンフィグレーション方法

XILINX社JTAGケーブル、または弊社XCKITまたはXC2にてコンフィグレーションするにはJP13の奇数列のみを用いてください。

偶数列は、XILINX社ハードウェアデバッガモードでのコンフィグレーションになります。

偶数列と奇数列を同時使用することはできません。

(出荷時には、偶数列にはピンが実装されておりません)

弊社ウェブに、WebPACK ISEでのコンフィグレーション方法の概要説明がございますので、必要におうじてご活用ください。

#### 5. SERIAL ROM について

シリアルROMによりコンフィグレーションする場合は、ザイリンクス製のXC18Vシリーズを用いることで、オンボードでISP(In System Programing)が可能です。

MODEL	必要ROMサイズ	XILINX社ROM型番
XSP-005-50	559,200[Bits]	XC18V01PC20C
XSP-005-100	781,216 [Bits]	XC18V01PC20C

オンボードで、シリアルROMにISPするときは、ジャンパ設定で、JTAGチェーンにROMを接続してください。

#### 6. XSP-005 参考資料について

追加資料や参考資料がつくられた場合は  
製品サポートページ

<http://www.hdl.co.jp/hdlftp.html>

にデータをアップロードすることにいたします。

拡張子“.exe”のときは、自己解凍ファイルといたします。

ときどきチェックしていただき必要に応じてご利用くださいませ。

パスワードを求められたときは”thanks”を入力していただければ開けます。

また、参考回路例は、パサロさんのホームページ「FPGA インフォメーション」にありますぜひ参照してください。

URL <http://member.nifty.ne.jp/fpga/>

弊社および、FPGAインフォメーションは、参考回路の内容について、いかなる保証もいたしません。あくまでも学習のご参考の範囲にてご利用ください。

#### 7. 付属資料

##### 1. 基板回路図

## スパルタン 2 ブレッドボード

---

XSP-005-50

XSP-005-100

## ユーザーズマニュアル

---

2001/04/05 第 2 版 ( R 1 )

2001/02/26 初版 ( R 1 )

---

## 有限会社ヒューマンデータ

〒 5 6 7 - 0 0 3 4

大阪府茨木市中穂積 1 - 2 - 5 1

シャトー春日第 3 ビル 2 F

TEL 0726-20-2002

FAX 0726-20-2003

U R L <http://www.hdl.co.jp>

M a i l [support@hdl.co.jp](mailto:support@hdl.co.jp)

---