





		FPGA	
		G11	IO LIP T0 16
		G10	IO LIN T0 16
I0B31		F10	IO L2P T0 16
I0B30		F11	IO L2N T0 16
I0B29		D11	IO L3P T0 DQS 16
I0B28		D11	IO L3N T0 DQS 16
I0B23		F13	IO L4P T0 16
I0B22		F14	IO L4N T0 16
I0B25		F12	IO L5P T0 16
I0B24		F12	IO L5N T0 16
		G14	IO L6P T0 16
		F13	IO L6N T0 VREF 16
I0B60	VREFB	D15	IO L7P T1 16
I0B61	C13	A11	IO L7N T1 16
I0B63	A12	A11	IO L8P T1 16
I0B62	A11	A12	IO L8N T1 16
I0B46	B10	C13	IO L9P T1 DQS 16
I0B47	A13	A13	IO L9N T1 DQS 16
I0B27	C10	D15	IO L10P T1 16
I0B26	C11	D15	IO L10N T1 16
I0B20	D14	D15	IO L11P T1 SRCC 16
I0B21	D15	D15	IO L11N T1 SRCC 16
		D12	IO L12P T1 SRCC 16
		C12	IO L12N T1 SRCC 16
I0B57	C15	C15	IO L13P T2 SRCC 16
I0B56	C16	C15	IO L13N T2 SRCC 16
I0B59	B15	B15	IO L14P T2 SRCC 16
I0B58	B16	B16	IO L14N T2 SRCC 16
I0B17	D16	D16	IO L15P T2 DQS 16
I0B16	C17	C17	IO L15N T2 DQS 16
I0B18	E15	E15	IO L16P T2 16
I0B19	E16	E16	IO L16N T2 16
I0B44	A14	A14	IO L17P T2 16
I0B45	A14	A14	IO L17N T2 16
I0B43	A16	A16	IO L18P T2 16
I0B42	A17	A17	IO L18N T2 16
		C18	IO L19P T3 16
		C19	IO L19N T3 VREF 16
I0B54	C19	C19	IO L20P T3 16
I0B55	B19	B19	IO L20N T3 16
I0B41	A18	A18	IO L21P T3 DQS 16
I0B40	A19	A19	IO L21N T3 DQS 16
I0B15	E17	E17	IO L22P T3 16
I0B16	E18	E18	IO L22N T3 16
I0B38	B20	B20	IO L23P T3 16
I0B39	A20	A20	IO L23N T3 16
I0B12	E19	E19	IO L24P T3 16
I0B13	D19	D19	IO L24N T3 16
		G15	IO 25 16
		G13	IO 0 16
		B17	VCCO 16
VCCOB	B17	B17	VCCO 16
	E14	E14	VCCO 16
C8	476/102		S7_50/75/100_FGG484
			(GND)



