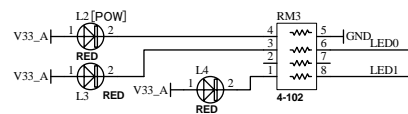
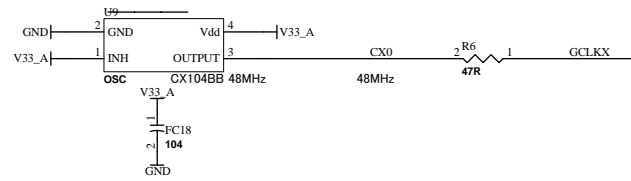
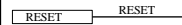
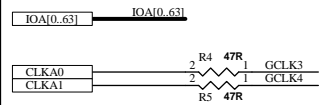
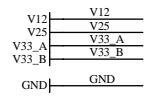
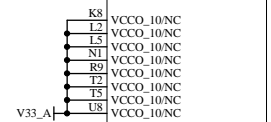


		2006/11/26	
		Virtex4FF668 FPGA MODULE	
HuMANDATA LTD. OSAKA JAPAN www.hdl.co.jp		DOC. No.	XCM-105
Date:	24-Dec-2009	18:24:18	File: XCM105B.sch
		Sheet	1 of 3

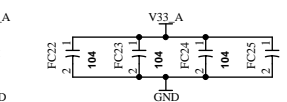
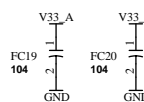


FPGA1J	
J1	IO_1.4N_VREF_10NC
J2	IO_1.4P_10NC
J4	IO_1.2N_10NC
J5	IO_1.2P_10NC
J6	IO_1.1N_10NC
J7	IO_1.1P_10NC
K1	IO_1.10P_10NC
K2	IO_1.7N_10NC
K3	IO_1.7P_10NC
K4	IO_1.6N_10NC
K5	IO_1.6P_10NC
K6	IO_1.3N_10NC
K7	IO_1.3P_10NC
L1	IO_1.10P_10NC
L3	IO_1.8N_CC_LC_10NC
L4	IO_1.8P_CC_LC_10NC
L6	IO_1.5N_10NC
L7	IO_1.5P_10NC
L8	IO_1.9N_CC_LC_10NC
M1	IO_1.11N_10NC
M2	IO_1.11P_10NC
M3	IO_1.12N_VREF_10NC
M4	IO_1.12P_10NC
M5	IO_1.13N_10NC
M6	IO_1.13P_10NC
M7	IO_1.17N_10NC
M8	IO_1.9P_CC_LC_10NC
N2	IO_1.14N_10NC
N4	IO_1.14P_10NC
N5	IO_1.15N_10NC
N7	IO_1.15P_10NC
N8	IO_1.17P_10NC
P2	IO_1.19N_10NC
P3	IO_1.16N_10NC
P4	IO_1.18N_10NC
P5	IO_1.18P_10NC
P6	IO_1.21N_10NC
P8	IO_1.21P_10NC
R1	IO_1.19P_10NC
R2	IO_1.22N_10NC
R3	IO_1.22P_10NC
R4	IO_1.20N_VREF_10NC
R5	IO_1.23N_VRP_10NC
R6	IO_1.23P_VRN_10NC
R7	IO_1.25N_CC_LC_10NC
R8	IO_1.25P_CC_LC_10NC
T1	IO_1.24N_CC_LC_10NC
T3	IO_1.26N_10NC
T4	IO_1.26P_10NC
T6	IO_1.27N_10NC
T7	IO_1.27P_10NC
T8	IO_1.31P_10NC
U1	IO_1.24P_CC_LC_10NC
U2	IO_1.28N_VREF_10NC
U3	IO_1.28P_VRN_10NC
U4	IO_1.32P_10NC
U5	IO_1.32N_10NC
U6	IO_1.31P_10NC
V2	IO_1.30N_10NC
V4	IO_1.29P_10NC



BANK-A

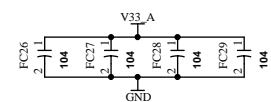
FPGAIF	
IA3	IO_1.14P_6
IA6	IO_1.15P_6
IA5	IO_1.6N_6
IA6	IO_1.6P_6
IA7	IO_1.3N_6
IA9	IO_1.3P_6
IA11	IO_1.13P_6
IA4	IO_1.14N_6
IA39	IO_1.15N_6
IA5	IO_1.8P_CC_LC_6
IA7	IO_1.11P_6
IA10	IO_1.13N_6
IA1	IO_1.20N_VREF_6
IA2	IO_1.20P_6
IA34	IO_1.16P_6
IA37	IO_1.12P_6
IA38	IO_1.8N_CC_LC_6
C7	IO_1.11N_6
C8	IO_1.2N_6
IA49	IO_1.1N_6
IA0	IO_1.25N_CC_LC_6
D1	IO_1.25P_CC_LC_6
IA32	IO_1.12P_6
IA33	IO_1.16N_6
D5	IO_1.16P_6
IA40	IO_1.12N_VREF_6
IA41	IO_1.17N_6
IA4	IO_1.4N_VREF_6
IA4	IO_1.4P_6
IA45	IO_1.2P_6
IA48	IO_1.1P_6
E1	IO_1.26P_6
E3	IO_1.24N_CC_LC_6
E4	IO_1.24P_CC_LC_6
E5	IO_1.22N_6
E6	IO_1.18N_6
E7	IO_1.18P_6
E9	IO_1.17P_6
E10	IO_1.7P_6
F1	IO_1.5N_6
F3	IO_1.26N_6
F4	IO_1.27N_6
F7	IO_1.27P_6
F8	IO_1.19P_6
F9	IO_1.10P_6
F9	IO_1.7N_6
F10	IO_1.5P_6
G1	IO_1.30N_6
G2	IO_1.30P_6
G3	IO_1.28N_VREF_6
G4	IO_1.28P_6
G5	IO_1.23N_VRP_6
G6	IO_1.23P_VRN_6
G7	IO_1.19N_6
G8	IO_1.10N_6
G9	IO_1.9N_CC_LC_6
G10	IO_1.9P_CC_LC_6
H1	IO_1.32N_6
H2	IO_1.32P_6
H3	IO_1.31N_6
H4	IO_1.31P_6
H5	IO_1.29N_6
H6	IO_1.29P_6
H7	IO_1.21N_6
H8	IO_1.21P_6



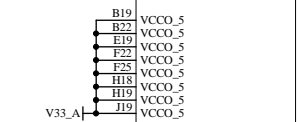
FPGAIA	
IA51	IO_1.6P_D21_LC_1
IA56	IO_1.7N_D18_LC_1
IA50	IO_1.6N_D20_LC_1
IA53	IO_1.8N_D16_CC_LC_1
IA46	IO_1.4N_D24_VREF_LC_1
D14	IO_1.4P_D25_LC_1
D15	IO_1.5P_D23_LC_1
D16	IO_1.7P_D19_LC_1
E13	IO_1.8P_D17_CC_LC_1
E14	IO_1.5N_D22_LC_1
F12	IO_1.2P_D29_LC_1
F13	IO_1.1N_D30_LC_1
F14	IO_1.1P_D31_LC_1
F15	IO_1.3N_D26_LC_1
F16	IO_1.3P_D27_LC_1



FPGAIC	
GCLK4	IO_1.6P_GC_LC_3
IA12	IO_1.2N_GC_VRP_LC_3
GCLK3	IO_1.2P_GC_VRN_LC_3
IA14	IO_1.5N_GC_LC_3
IA15	IO_1.5P_GC_LC_3
IA16	IO_1.7N_GC_LC_3
IA15	IO_1.7P_GC_LC_3
IA16	IO_1.4N_GC_VREF_LC_3
B10	IO_1.4P_GC_LC_3
IA42	IO_1.1N_GC_CC_LC_3
IA43	IO_1.1P_GC_CC_LC_3
IA13	IO_1.4P_GC_LC_3
IA54	IO_1.1N_GC_CC_LC_3
IA18	IO_1.7P_GC_LC_3
IA52	IO_1.8N_GC_LC_3
GCLKX	IO_1.8P_GC_LC_3
IA47	IO_1.3N_GC_LC_3
IA55	IO_1.3P_GC_LC_3

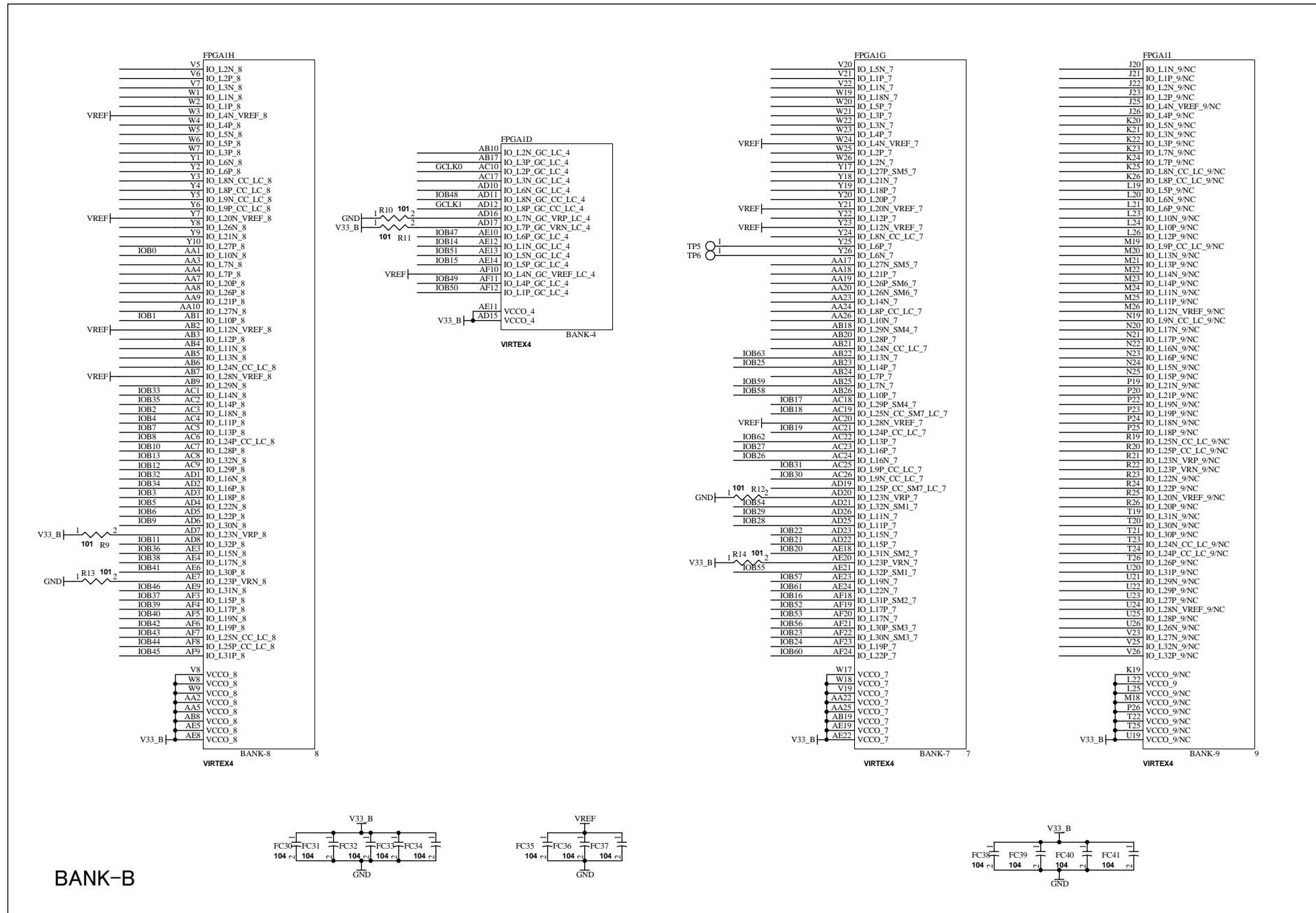
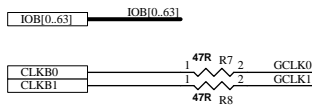


FPGAIE	
IA20	IO_1.3N_5
IA21	IO_1.13N_5
IA23	IO_1.13P_5
IA25	IO_1.15N_5
IA26	IO_1.15P_5
IA60	IO_1.8P_CC_LC_5
IA29	IO_1.8P_CC_LC_5
IA19	IO_1.8P_CC_LC_5
B20	IO_1.2N_5
B21	IO_1.2N_5
B22	IO_1.6N_5
B23	IO_1.6N_5
B24	IO_1.10N_5
B25	IO_1.10P_5
C17	IO_1.1P_5
C19	IO_1.7P_5
C20	IO_1.7P_5
C21	IO_1.2P_5
C22	IO_1.14N_5
C23	IO_1.21N_5
C24	IO_1.16N_5
C25	IO_1.20N_VREF_5
C26	IO_1.20P_5
D17	IO_1.1N_5
D18	IO_1.7N_5
D19	IO_1.4N_VREF_5
D20	IO_1.4N_VREF_5
D21	IO_1.4P_5
D22	IO_1.12N_VREF_5
D23	IO_1.14P_5
D24	IO_1.21P_5
D25	IO_1.16P_5
D26	IO_1.25N_CC_LC_5
D26	IO_1.25P_CC_LC_5
E17	IO_1.5P_5
E18	IO_1.11N_5
E20	IO_1.19N_5
E21	IO_1.12P_5
E22	IO_1.18N_5
E23	IO_1.18P_5
E24	IO_1.27N_5
E25	IO_1.27P_5
E26	IO_1.20N_5
F17	IO_1.5N_5
F18	IO_1.11P_5
F19	IO_1.17N_5
F20	IO_1.17N_5
F23	IO_1.24N_CC_LC_5
F24	IO_1.24P_CC_LC_5
G17	IO_1.29P_5
G17	IO_1.9N_CC_LC_5
G18	IO_1.9P_CC_LC_5
G19	IO_1.17P_5
G20	IO_1.22N_5
G22	IO_1.23P_VRN_5
G21	IO_1.23N_VRP_5
G23	IO_1.28N_VREF_5
G24	IO_1.28P_5
G25	IO_1.31N_5
G26	IO_1.31P_5
H20	IO_1.22P_5
H21	IO_1.26N_5
H22	IO_1.26P_5
H23	IO_1.30N_5
H24	IO_1.30P_5
H25	IO_1.32N_5
H26	IO_1.32P_5



	2007/11/26		
	HuMANDATA LTD. OSAKA JAPAN www.hdl.co.jp		Virtex4FF668 FPGA MODULE
Date: 24-Dec-2009	18:24:19	DOC. No. XCM-105	B1
File: XCM105_IOA.sch		Sheet 2	of 3

V12	V12
V25	V25
V33_A	V33_A
V33_B	V33_B
GND	GND
VREF	VREF



	2007/11/26		
	HuMANDATA LTD. OSAKA JAPAN www.hdl.co.jp	Virtex4FF668 FPGA MODULE	
Date: 24-Dec-2009	18:24:19	DOC. No. XCM-105	B1
File: XCM105.IOB.sch		Sheet 3	of 3