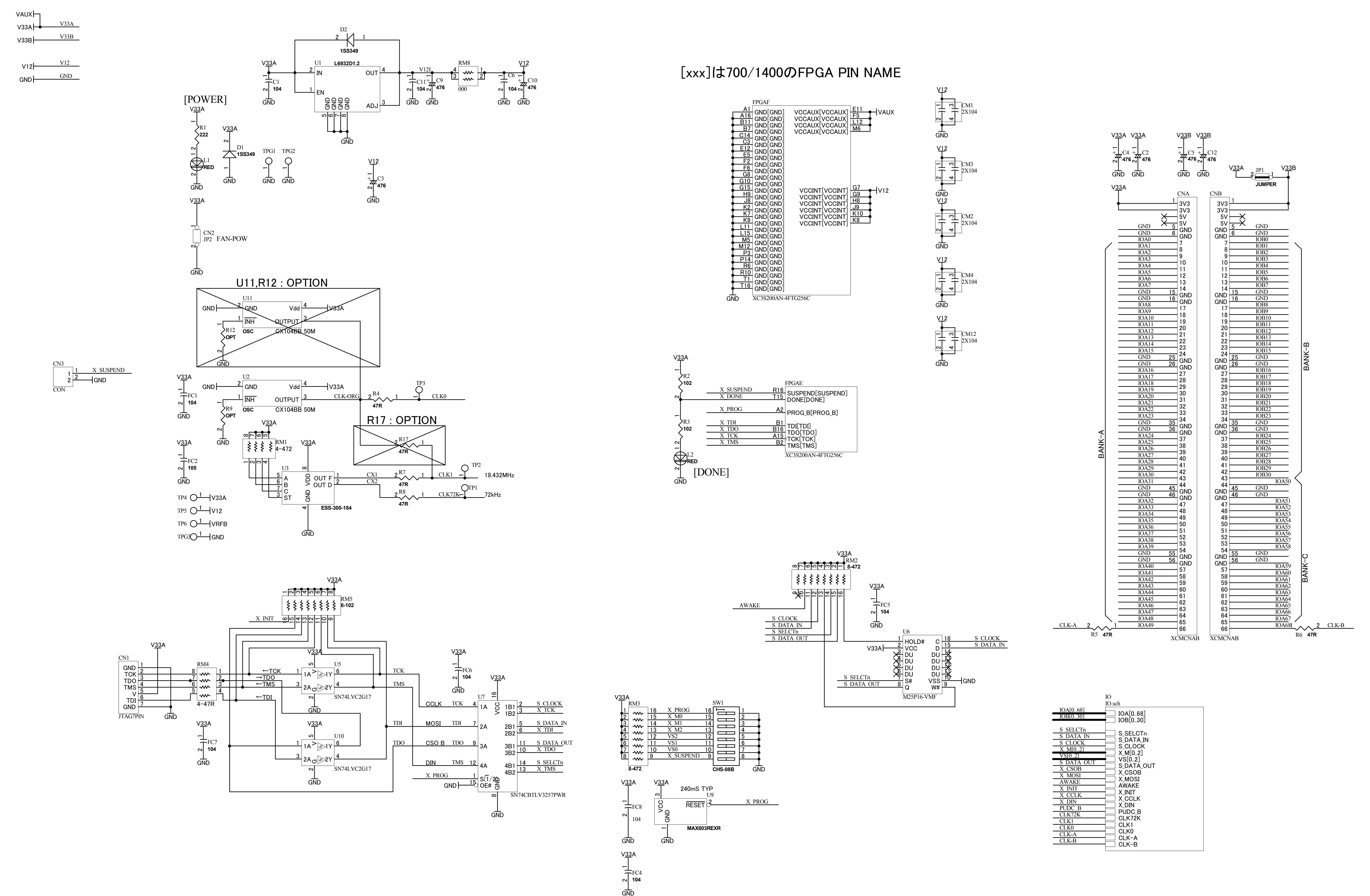


HUMANDATA

2009/06/15

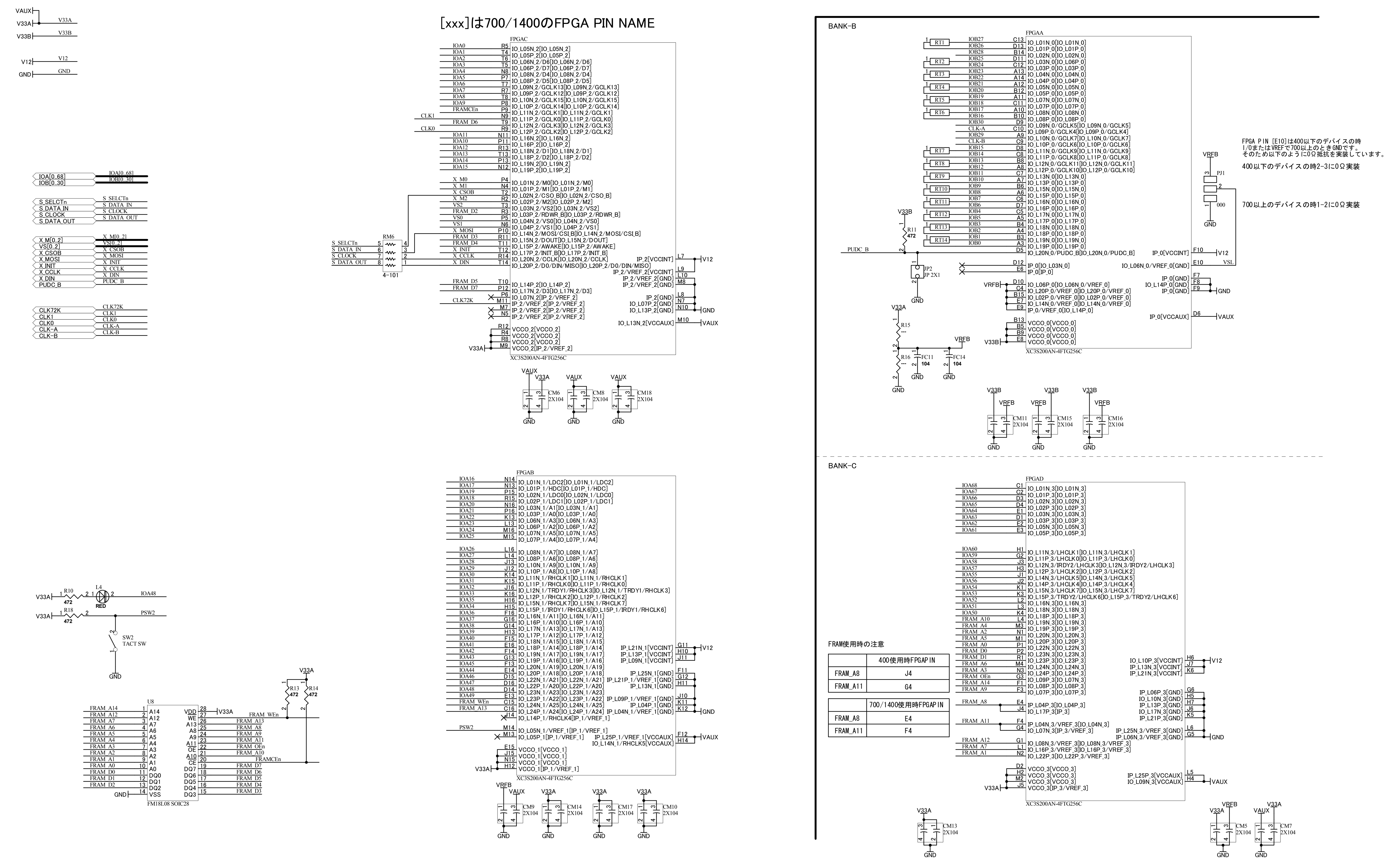
HuMANDATA LTD.
OSAKA JAPAN
www.hdl.co.jp

Spartan-3A/AN FTG256 FPGA Board

DOC. No. XCM-014 A

Date:	15-Jun-2009	09:51:57	File:	XCM014A.sch	Sheet	1	of	2

[xxx]は700/1400のFPGA PIN NAME



FPGA PIN [E10]は400以下のデバイスの時
I/OまたはVREFで700以上のときGNDです。
そのため以下のように0Ω抵抗を実装しています。

400以下のデバイスの時2-3に0Ω実装

700以上のデバイスの時1-2に0Ω実装

FRAM使用時の注意

	400使用時FPGAPIN
FRAM_A8	J4
FRAM_A11	G4

	700/1400使用時FPGAPIN
FRAM_A8	E4
FRAM_A11	F4

HUMANDATA

HuMANDATA LTD.
OSAKA JAPAN
www.hdl.co.jp

Spartan-3A/AN FTG256 FPGA Board

DOC. No. XCM-014 A

Date: 15-Jun-2009 09:51:57

File: IO.sch

Sheet 2 of 2