

## XCM-014 マニュアル初版 正誤表

XCM-014 シリーズのマニュアルに誤表記がありました。  
 ここにお詫びして訂正いたします。

### 訂正箇所

マニュアル 12 ページ

誤

### 6.4. SPI-PROM から FPGA へコンフィグレーション

SPI-PROM から FPGA へコンフィグレーションする際、ディップスイッチの設定が必要です。ディップスイッチを下記のように設定し、電源を入れると SPI-PROM から FPGA にコンフィグレーションされます。

	S1	S2	S3	S4	S5	S6	S7	S8
ON	■							■
OFF		■	■	■	■	■	■	

正

### 6.4. SPI-PROM から FPGA へコンフィグレーション

SPI-PROM から FPGA へコンフィグレーションする際、ディップスイッチの設定が必要です。ディップスイッチを下記のように設定し、電源を入れると SPI-PROM から FPGA にコンフィグレーションされます。

	S1	S2	S3	S4	S5	S6	S7	S8
ON			■	■				■
OFF	■	■			■	■	■	

※最新マニュアルはサポートページにてダウンロード可能です。

<http://www.hdl.co.jp/ftpdata/xcm-014/>

## XCM-014 マニュアル初版 正誤表

XCM-014 シリーズのマニュアルに誤表記がありました。ここにお詫びして訂正いたします。

### 訂正箇所

マニュアル 2 ページ

### 2. 仕様

製品型番	XCM-014-400A	XCM-014-700A	XCM-014-1400A
搭載 FPGA	XC3S400A-4FTG256C	XC3S700A-4FTG256C	XC3S1400A-4FTG256C
電源	DC 3.3 V		
消費電流	N/A (詳細は FPGA データシートご参照)		
外形寸法	86×54 [mm]		
質量	TYP 25 [g]		
ユーザー I/O	100 本		
I/O コネクタ	66 ピンスルーホール 0.9[mmφ]x2 組 2.54 mm ピッチ		
プリント基板	ガラスエポキシ 6 層基板 1.6t		
クロック	オンボード 50 MHz ECS-300 (72 kHz, 18.432 MHz)		
コンフィグレーション用リセット回路	内蔵 (240 ms TYP)		
FRAM	256 K bit FRAM (FM18L08-70-SG)		
JTAG コネクタ	DIP7 ピン ピンヘッダ 2.54mm ピッチ		
ステータス LED	3 個 (POWER, DONE, AWAKE)		
汎用 LED	2 個		

#### 誤

ステータス LED	3 個 (POWER, DONE, AWAKE)
汎用 LED	2 個

#### 正

ステータス LED	2 個 (POWER, DONE)
汎用 LED	1 個

※最新マニュアルはサポートページにてダウンロード可能です。