

XCM-001 シリーズのマニュアル初版に間違いがございました。6 ページを下記のように訂正させていただきます。
お手数ですが、差し替えていただきたく、よろしくお願いいたします。
ご迷惑をおかけしてたいへん申し訳ございませんでした。

3. ジャンプスイッチの説明

JP1 M0,M1,M2 信号処理用 (回路図参照)

Table 21: Spartan-3 Configuration Mode Pin Settings

Configuration Mode ⁽¹⁾	M0	M1	M2	Synchronizing Clock	Data Width	Serial DOUT ⁽²⁾
Master Serial	0	0	0	CCLK Output	1	Yes
Slave Serial	1	1	1	CCLK Input	1	Yes
Master Parallel	1	1	0	CCLK Output	8	No
Slave Parallel	0	1	1	CCLK Input	8	No
JTAG	1	0	1	TCK Input	1	No

Notes:

1. The voltage levels on the M0, M1, and M2 pins select the configuration mode.
2. The daisy chain is possible only in the Serial modes when DOUT is used.

(Xilinx 社データシートより)

ROM 使用時 : Master Serial mode

- JP1 1-2 間ショート M0= L
- JP1 4-5 間ショート M1= L
- JP1 7-8 間ショート M2= L

出荷時 : JTAG mode

- JP1 1-2 間オープン M0= H
- JP1 4-5 間ショート M1= L
- JP1 7-8 間オープン M2= H

JP2 HSWAP_ENABLE ピンの設定

FPGA の HSWAP_ENABLE ピンの設定を行います。

- JP2 ショート : L
 - JP2 オープン : H
- (出荷時はオープン)