

**APEXブレッドボード
CSP - 021シリーズ
ユーザーズマニュアル**

有限会社ヒューマンデータ
2001/6/20 初版

目次

はじめに.....	2
ご注意	2
製品の内容について	3
ボード概観	4
クロック用ジャンパの説明	5
コンフィグレーション方法	6
PSモードによるコンフィグレーション方法	6
QUALTUS から CSP-021 上の EPC2 に ISP する方法.....	8
コンパイル時の設定	8
EPC2 への書き込み方法.....	9
JTAG 経由のコンフィグレーション方法.....	10
付属資料.....	10

はじめに

この度は、APEX ブレッドボードをお買い上げいただきまして誠にありがとうございます。

CSP - 021 はアルテラ社の高性能 CPLD である APEX シリーズを実装した試作評価用ボードで、リセット回路、クロック源、電源回路などの必要最低限の機能に絞り、全ピンを拡張コネクタに引き出した使いやすいボードになっています。

どうぞご活用ください。

ご注意

1. 本書の内容は、改良のため将来予告なしに変更することがありますので、ご了承ください。
2. 本書の内容については万全の記して作成しましたが、万一誤りなど、お気づきの点がございましたら、ご連絡をお願いいたします。
3. 本製品の運用の結果につきましては、2 . 項にかかわらず当社は責任を負いかねますので、ご了承ください。
4. 本書に記載されている使用と異なる使用をされ、あるいは本書に記載されていない使用をされた場合の結果については、当社は責任を負いません。

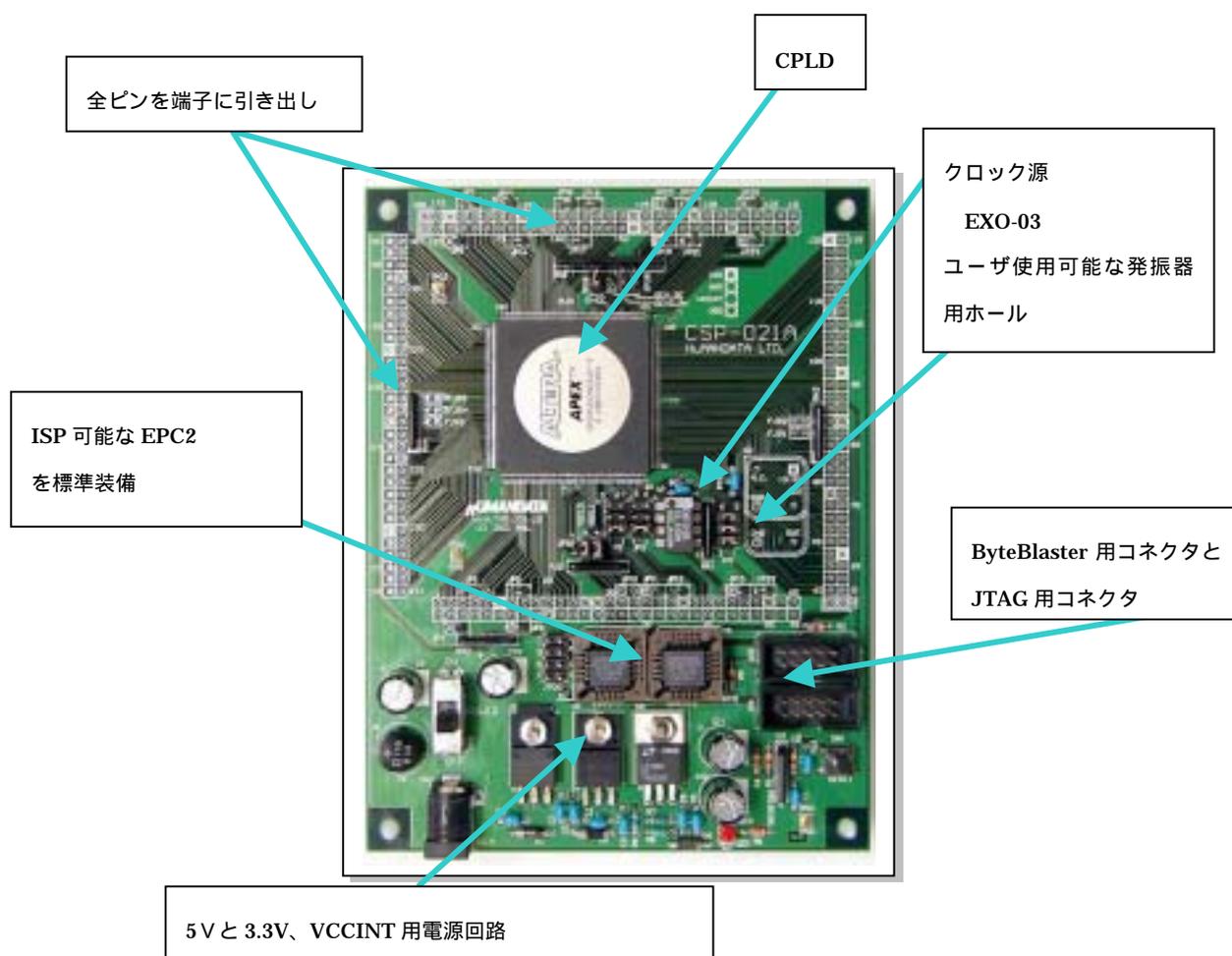
- Quartus、kMAX+Plus、APEX は、米国アルテラ社の商標です。

製品の内容について

本パッケージには、以下のものが含まれています。万一、不足などがございましたら、弊社宛にご連絡ください。

APEX ブレッドボード	1
ACアダプタ	1
ジャンパ、ヘッダピンセット	1
マニュアル(本書)	1
ユーザー登録カード	1

ボード概観



注) 写真は、CSP-016-200 です。モデルにより多少の差がございます。

クロック用ジャンパの説明

JP2/JP3 クロック選択

JP2/JP3	
1-2	クロック源を EXO-03 の基本周波数からとる (18.432MHz)
3-4	クロック源を EXO-03 の分周出力からとる
5-6	クロック源をオプション発振器からとる

JP1 : EXO-03 分周設定

EXO-03 分周出力(クロック発生器 18.432MHz の場合)

1-2 間	3-4 間	5-6 間	周波数
SHORT	SHORT	SHORT	9.216MHz
OPEN	SHORT	SHORT	4.608
SHORT	OPEN	SHORT	2.304
OPEN	OPEN	SHORT	1152KHz
SHORT	SHORT	OPEN	576
OPEN	SHORT	OPEN	288
SHORT	OPEN	OPEN	144
OPEN	OPEN	OPEN	72

コンフィグレーション方法

CSP-021 では、3つのコンフィグレーション方法があります。

1. ByteBlasterMV などによるアルテラ独自方式 :PSモード
(パッシブシリアル)
2. JTAG による方法(ByteBlasterMV などを用いる) :JTAG
3. コンフィグレーション ROM(内蔵 EPC2)による :ROM

PSモードによるコンフィグレーション方法

PSモードでコンフィグレーションするには、ボード上の JP30 を4個すべて取り外し、オンボードの EPC2 を切り離してください。

(EPC2 が実装されていないければ、JP30 はショートでかまいません)

また、ダウンロードケーブルは、CN1(CONFIG)へ接続します。

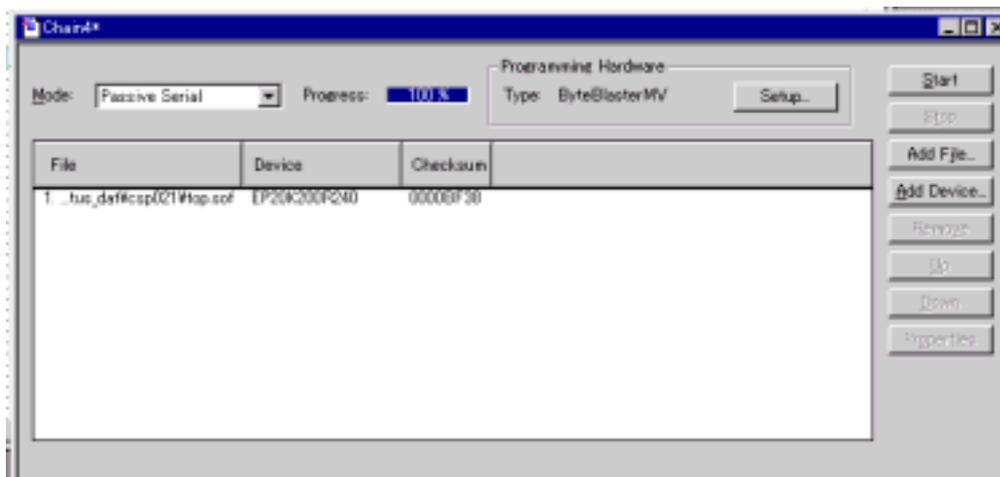
以下に、コンパイルから、コンフィグレーションまでの手順を示します。

- 1) ターゲットに合ったデバイスを固定してコンパイルしてください。



2) Programmer の Mode で PassiveSerial を選択してください。

AddFile により、pof ファイルを設定します。



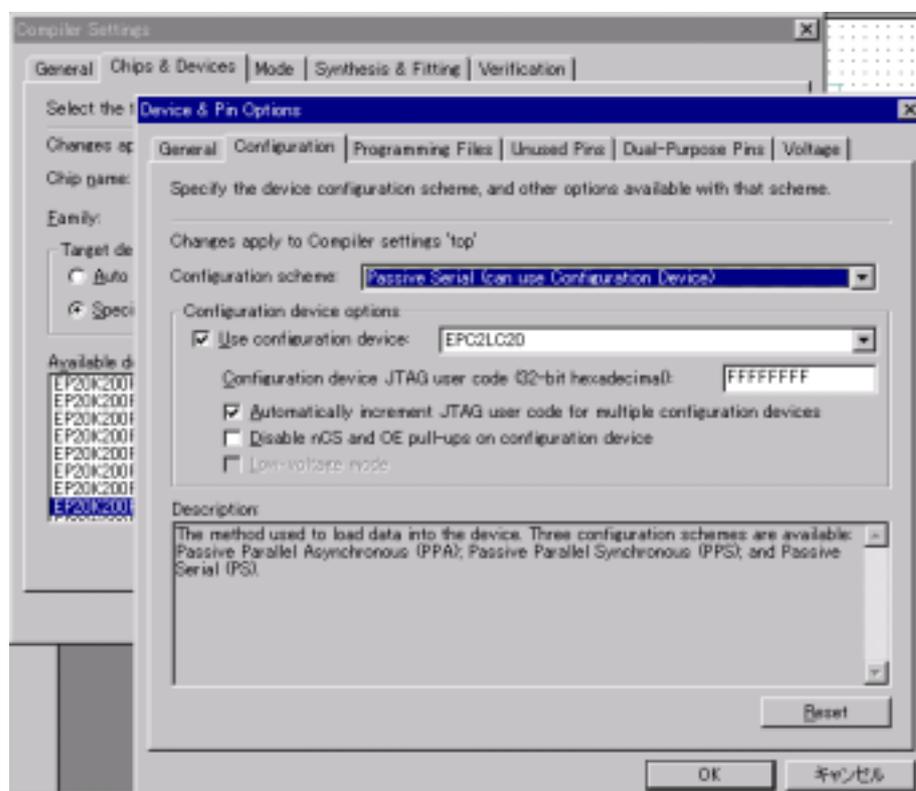
3) ByteBlasterMV (弊社の BLKIT も) をターゲットの PS-MODE (パッシブシリアル) 用コネクタ(CN1)に接続し、Start のボタンをクリックすれば、コンフィグレーションが完了します。

つぎに、EPC2 への書込み方法と、JTAG でのコンフィグレーション方法を説明いたします。

Qualtus から CSP-021 上の EPC2 に ISP する方法

コンパイル時の設定

Compiler Settings の Chip & Devices のタブで図のように設定してください。



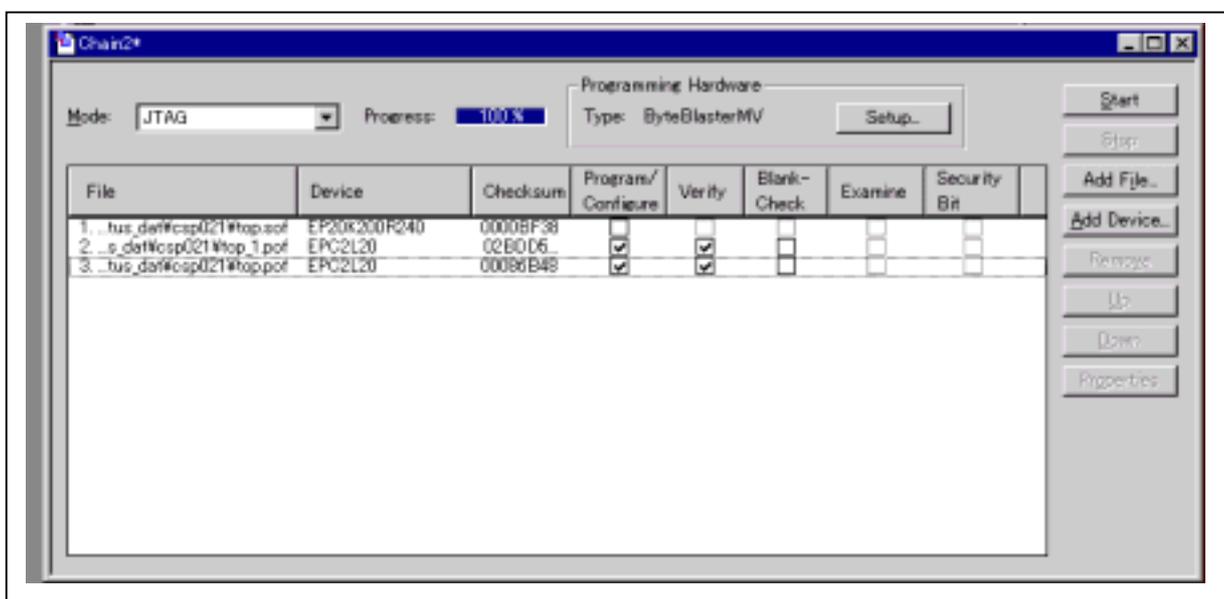
Use Configuration EPROM を”EPC2LC20”に設定してください。

EPC2 への書き込み方法

EPC2 への書き込みは JTAG により行います。JTAG ではダウンロードケーブルを JTAG(CN2)のコネクタに接続します。

JTAG チェーンには、EPC2 と APEX がつながっています。それらの状態を、Quartus の JTAG Chain Setup により設定します。図を参考に設定してください。

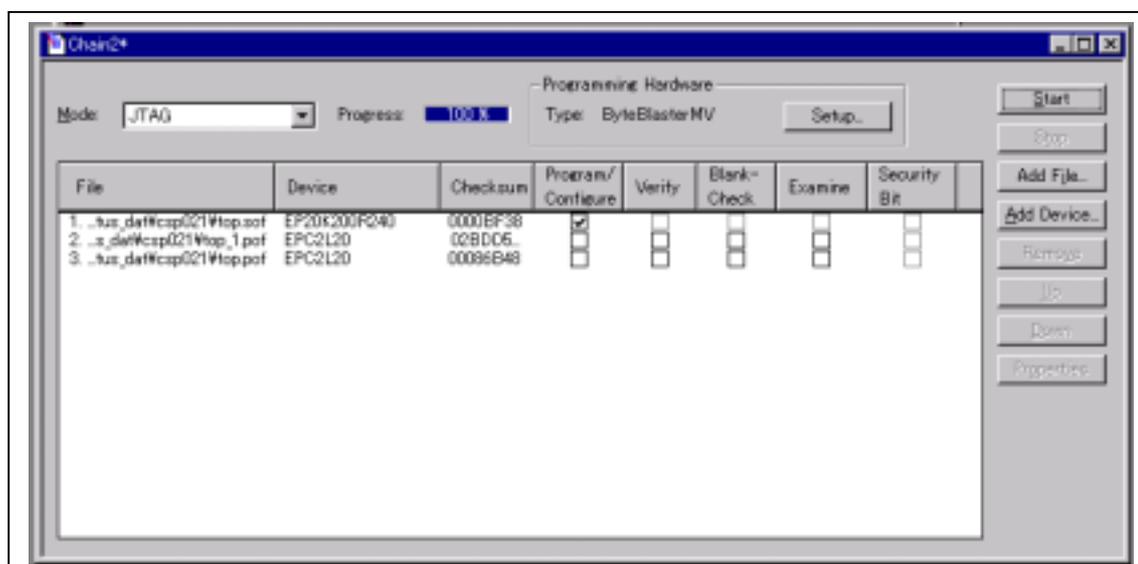
ファイルの並びは、1:EPF20K200RC240 2:EPC2LC20(2個目) 3:EPC2LC20(1個目)の順です。



このとき、APEX には書き込みをしないので、チェックをはずしておきます。

JTAG 経由のコンフィグレーション方法

JTAG 経由でコンフィグレーションするには下図のように、EPC2 へのプログラムのチェックを外し、EP20K200RC240 へのチェックを加えます。



付属資料

1. 回路図

APEX ブレッドボード
CSP-021-200

ユーザーズマニュアル

2001/06/20 初版

有限会社ヒューマンデータ

〒567-0034

大阪府茨木市中穂積1-2-51

シャトー春日第3ビル2F

TEL 0726-20-2002

FAX 0726-20-2003

U R L <http://www.hdl.co.jp>

M a i l support@hdl.co.jp
