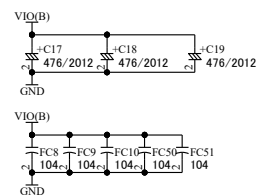
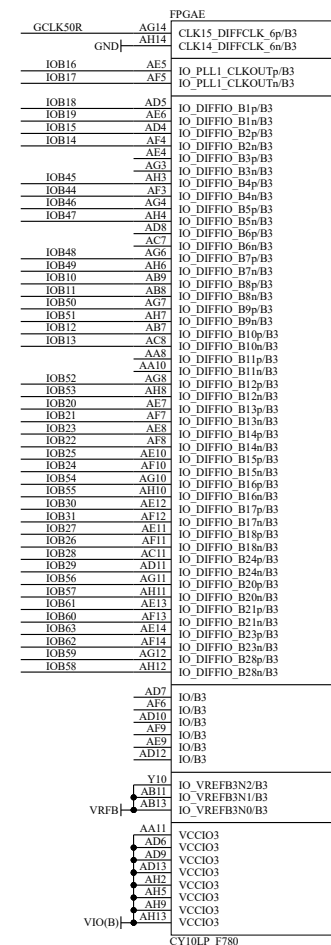






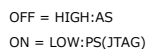
DSN:	TITLE: Cyclone 10 LP F780 FPGA Board		
	DOC. No: ACM-208		C1
	FILE: USB_SchDoc	DATE: 2026/06/02 11:23:06	Sheet: 3 / 7



DSN:	TITLE: Cyclone 10 LP F780 FPGA Board		
	DOC. No: ACM-208		C1
	FILE: IOB.SchDoc	DATE: 2026/06/02 11:23:06	Sheet: 4 / 7

Bank Group B

ACM208R2-SCH-C1.pdf

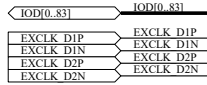


HuMANDATA®
HuMANDATA LTD.
www.hdl.co.jp/ (Japan)
www2.hdl.co.jp/en/ (Global)

Bank Group C

ACM208R2-SCH-C1.pdf

DSN:	TITLE: Cyclone 10 LP F780 FPGA Board		
	DOC. No:		C1
	ACM-208		
	FILE: IOC.SchDoc	DATE: 2026/06/02 11:23:06	Sheet: 5 / 7

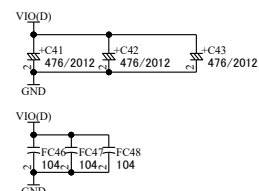
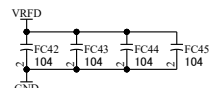
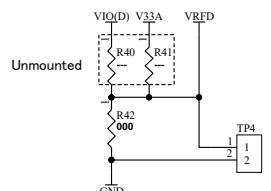


FPGA	
EXCLK D1P	AG15
EXCLK D1N	AH15
CLK13_DIFFCLK_7p/B4 CLK12_DIFFCLK_7n/B4	
IOD13	AE23
IOD12	AF23
IO_PL14_CLKOUTp/B4 IO_PL14_CLKOUTn/B4	
IOD2	AC15
IOD3	AD15
IOD74	AE15
IOD75	AF15
IOD43	AG17
IOD42	AH17
IO_DIFFIO_B31p/B4 IO_DIFFIO_B31n/B4 IO_DIFFIO_B32p/B4 IO_DIFFIO_B32n/B4 IO_DIFFIO_B33p/B4 IO_DIFFIO_B33n/B4 IO_DIFFIO_B35p/B4 IO_DIFFIO_B35n/B4 IO_DIFFIO_B36p/B4 IO_DIFFIO_B36n/B4 IO_DIFFIO_B37p/B4 IO_DIFFIO_B37n/B4 IO_DIFFIO_B38p/B4 IO_DIFFIO_B38n/B4 IO_DIFFIO_B39p/B4 IO_DIFFIO_B39n/B4 IO_DIFFIO_B40p/B4 IO_DIFFIO_B40n/B4 IO_DIFFIO_B41p/B4 IO_DIFFIO_B41n/B4 IO_DIFFIO_B42p/B4 IO_DIFFIO_B42n/B4 IO_DIFFIO_B43p/B4 IO_DIFFIO_B43n/B4 IO_DIFFIO_B44p/B4 IO_DIFFIO_B44n/B4 IO_DIFFIO_B45p/B4 IO_DIFFIO_B45n/B4 IO_DIFFIO_B46p/B4 IO_DIFFIO_B46n/B4 IO_DIFFIO_B47p/B4 IO_DIFFIO_B47n/B4 IO_DIFFIO_B48p/B4 IO_DIFFIO_B48n/B4 IO_DIFFIO_B49p/B4 IO_DIFFIO_B49n/B4 IO_DIFFIO_B50p/B4 IO_DIFFIO_B50n/B4 IO_DIFFIO_B52p/B4 IO_DIFFIO_B52n/B4 IO_DIFFIO_B54p/B4 IO_DIFFIO_B54n/B4 IO_DIFFIO_B55p/B4 IO_DIFFIO_B55n/B4 IO_DIFFIO_B59p/B4 IO_DIFFIO_B59n/B4	
IO_DIFFIO_B34n/B4(IO(080)) IO_DIFFIO_B34p/B4(IO(080)) IO_DIFFIO_B50p/B4(IO(080))	
IO/B4 IO/B4	
IO_RUP2/B4 IO_RDN2/B4	
IO_VREFB4N2/B4 IO_VREFB4N1/B4 IO_VREFB4N0/B4	
VCCIO4 VCCIO4 VCCIO4 VCCIO4 VCCIO4 VCCIO4 VCCIO4 VCCIO4	

FPGA	
EXCLK D2N	Y28
EXCLK D2P	Y27
CLK7_DIFFCLK_3n/B5 CLK6_DIFFCLK_3p/B5	
IOD83	AC25
IOD82	AC24
IOD20	AD26
IOD21	AC26
IOD59	AE28
IOD58	AE27
IOD61	AD28
IOD60	AD27
IOD39	Y24
IOD38	Y23
IOD63	AC28
IOD62	AC27
IOD23	AB26
IOD22	AB25
IOD25	AA26
IOD24	AA25
IOD65	AB28
IOD64	AB27
IOD26	Y26
IOD27	Y25
IOD28	W26
IOD29	W25
IOD66	W27
IOD67	W28
IOD69	V28
IOD68	V27
IOD30	V26
IOD31	V25
IOD41	V24
IOD40	V23
IOD70	U27
IOD71	U28
IOD32	U26
IOD33	U25
IO_DIFFIO_R51n/B5 IO_DIFFIO_R51p/B5 IO_DIFFIO_R49n/B5 IO_DIFFIO_R49p/B5 IO_DIFFIO_R48n/B5 IO_DIFFIO_R48p/B5 IO_DIFFIO_R47n/B5 IO_DIFFIO_R47p/B5 IO_DIFFIO_R46n/B5 IO_DIFFIO_R46p/B5 IO_DIFFIO_R45n/B5 IO_DIFFIO_R45p/B5 IO_DIFFIO_R44n/B5 IO_DIFFIO_R44p/B5 IO_DIFFIO_R43n/B5 IO_DIFFIO_R43p/B5 IO_DIFFIO_R42n/B5 IO_DIFFIO_R42p/B5 IO_DIFFIO_R41n/B5 IO_DIFFIO_R41p/B5 IO_DIFFIO_R40n/B5 IO_DIFFIO_R40p/B5 IO_DIFFIO_R39n/B5 IO_DIFFIO_R39p/B5 IO_DIFFIO_R38n/B5 IO_DIFFIO_R38p/B5 IO_DIFFIO_R37n/B5 IO_DIFFIO_R37p/B5 IO_DIFFIO_R36n/B5 IO_DIFFIO_R36p/B5 IO_DIFFIO_R32p/B5 IO_DIFFIO_R32n/B5 IO_DIFFIO_R33n/B5 IO_DIFFIO_R33p/B5 IO_DIFFIO_R30n/B5 IO_DIFFIO_R30p/B5 IO_DEV_OE_DIFFIO_R29n/B5 IO_DEV_CLRN_DIFFIO_R29p/B5 IO_DIFFIO_R28n/B5 IO_DIFFIO_R28p/B5 IO_DIFFIO_R27n/B5 IO_DIFFIO_R27p/B5	
IO/B5 IO/B5 IO_DIFFIO_R50n/B5(IO(080))	
IO_RUP3/B5 IO_RDN3/B5	
IO_VREFB5N2/B5 IO_VREFB5N1/B5 IO_VREFB5N0/B5	
VCCIO5 VCCIO5 VCCIO5 VCCIO5	



CY10LP_F780



HUMANDATA

HuMANDATA LTD.
www.hdl.co.jp / (Japan)
www2.hdl.co.jp/en / (Global)

Bank Group D

ACM208R2-SCH-C1.pdf

DSN:	TITLE: Cyclone 10 LP F780 FPGA Board	C1
DOC. No:	ACM-208	
FILE: IOD.SchDoc	DATE: 2026/06/02 11:23:06	Sheet: 6 / 7

V7.20200731

