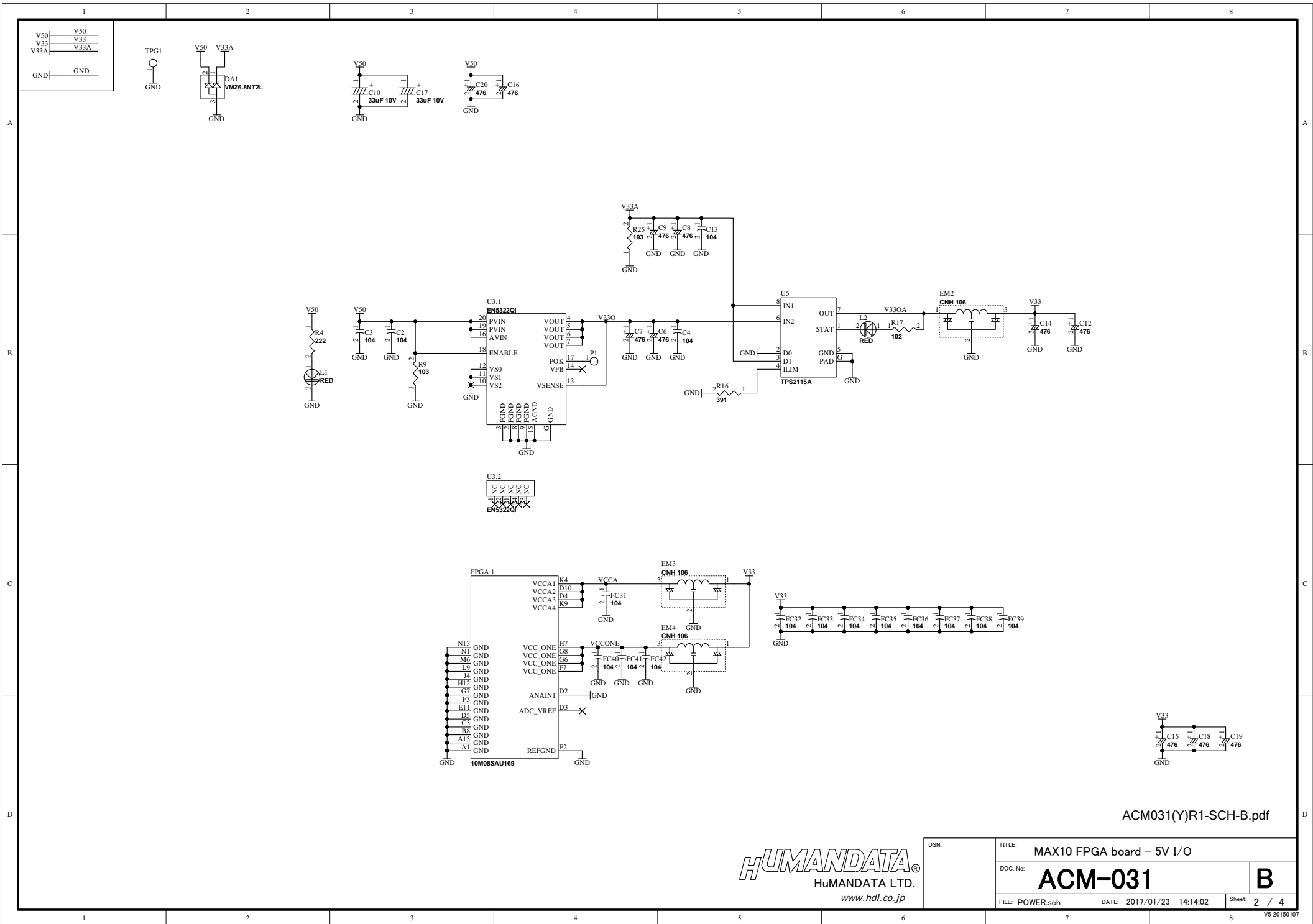


DSN:	TITLE: MAX10 FPGA board - 5V I/O
DOC. No:	ACM-031
FILE: ACM031B.SchDoc	DATE: 2017/01/23 14:14:02
Sheet: 1 / 4	B

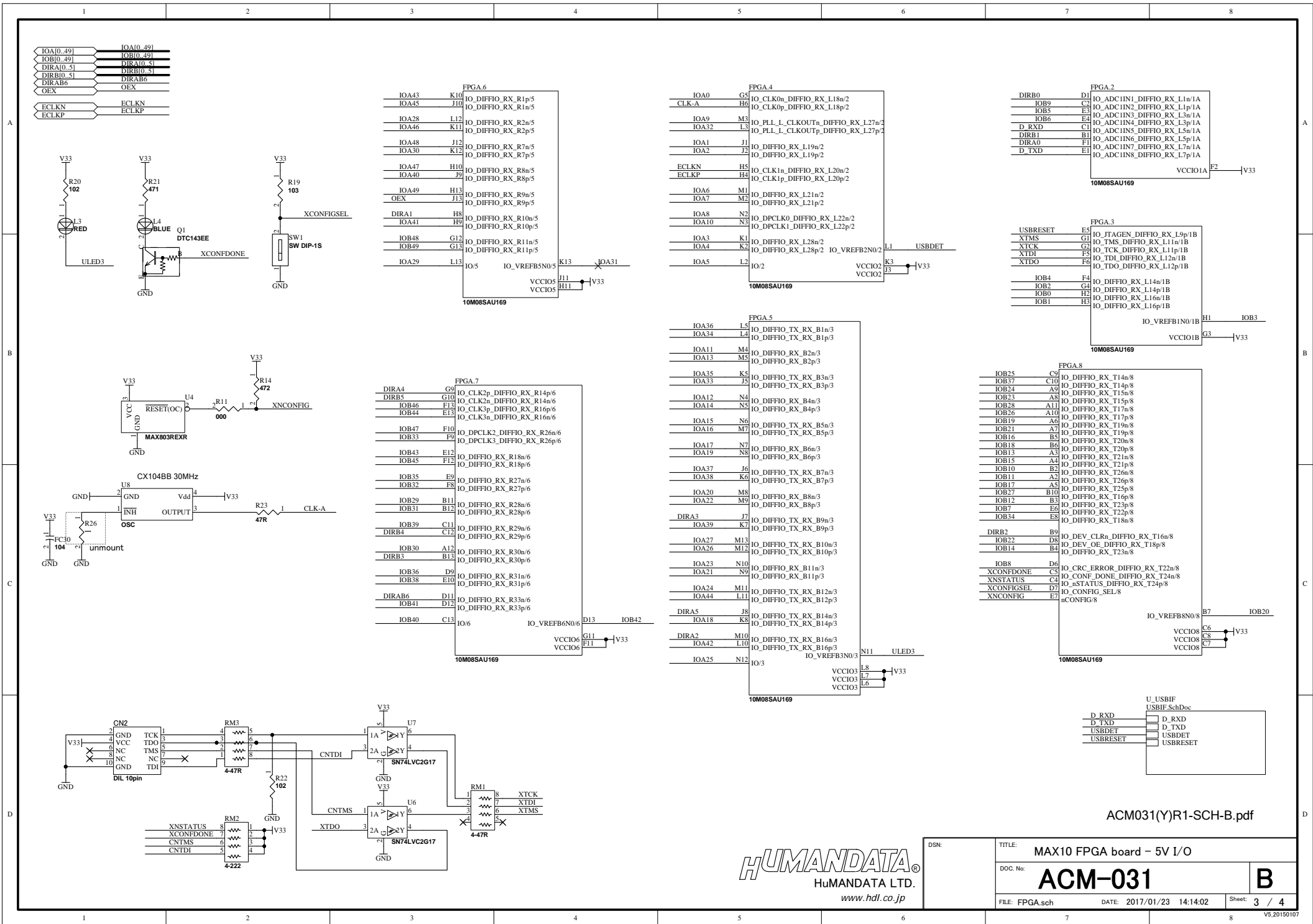
ACM031(Y)R1-SCH-B.pdf



ACM031(Y)R1-SCH-B.pdf



DSN:	TITLE: MAX10 FPGA board - 5V I/O	
DOC. No:	ACM-031	B
FILE: POWER.sch	DATE: 2017/01/23 14:14:02	Sheet: 2 / 4



FPGA.6

IOA43	K10	IO_DIFFIO_RX_R1p5
IOA45	J10	IO_DIFFIO_RX_R18p5
IOA28	L12	IO_DIFFIO_RX_R2n5
IOA46	K11	IO_DIFFIO_RX_R2p5
IOA48	J12	IO_DIFFIO_RX_R7n5
IOA30	K12	IO_DIFFIO_RX_R7p5
IOA47	H10	IO_DIFFIO_RX_R8n5
IOA40	J9	IO_DIFFIO_RX_R8p5
IOA49	H13	IO_DIFFIO_RX_R9n5
OEX	J13	IO_DIFFIO_RX_R9p5
DIRA1	H8	IO_DIFFIO_RX_R10n5
IOA41	H9	IO_DIFFIO_RX_R10p5
IOB48	G12	IO_DIFFIO_RX_R11n5
IOB49	G13	IO_DIFFIO_RX_R11p5
IOA29	L13	IO_VREFB5n0/5

FPGA.4

IOA0	G5	IO_CLK0n_DIFFIO_RX_L18n/2
CLK-A	H6	IO_CLK0p_DIFFIO_RX_L18p/2
IOA9	M3	IO_PL1_L_CLKOUTn_DIFFIO_RX_L27n/2
IOA32	L3	IO_PL1_L_CLKOUTp_DIFFIO_RX_L27p/2
IOA1	J1	IO_DIFFIO_RX_L19n/2
IOA2	J2	IO_DIFFIO_RX_L19p/2
ECLKN	H5	IO_CLK1n_DIFFIO_RX_L20n/2
ECLKP	H4	IO_CLK1p_DIFFIO_RX_L20p/2
IOA6	M1	IO_DIFFIO_RX_L21n/2
IOA7	M2	IO_DIFFIO_RX_L21p/2
IOA8	N2	IO_DPCLK0_DIFFIO_RX_L22n/2
IOA10	N3	IO_DPCLK1_DIFFIO_RX_L22p/2
IOA3	K1	IO_DIFFIO_RX_L28n/2
IOA4	K2	IO_DIFFIO_RX_L28p/2
IOA5	L2	IO_VREFB2n0/2

FPGA.2

DIRB0	D1	IO_ADCIN1_DIFFIO_RX_L1n/1A
IOB9	C2	IO_ADCIN2_DIFFIO_RX_L1p/1A
IOB5	E3	IO_ADCIN3_DIFFIO_RX_L3n/1A
IOB6	E4	IO_ADCIN3_DIFFIO_RX_L3p/1A
D_RXD	C1	IO_ADCIN5_DIFFIO_RX_L5p/1A
DIRB1	B1	IO_ADCIN7_DIFFIO_RX_L7n/1A
DIRA0	F1	IO_ADCIN7_DIFFIO_RX_L7p/1A
D_TXD	E1	IO_ADCIN8_DIFFIO_RX_L7p/1A

FPGA.7

DIRA4	G9	IO_CLK2p_DIFFIO_RX_R14p/6
DIRB5	G10	IO_CLK2n_DIFFIO_RX_R14n/6
IOB46	F13	IO_CLK3p_DIFFIO_RX_R16p/6
IOB44	E13	IO_CLK3n_DIFFIO_RX_R16n/6
IOB47	F10	IO_DPCLK2_DIFFIO_RX_R26n/6
IOB33	F9	IO_DPCLK3_DIFFIO_RX_R26p/6
IOB43	E12	IO_DIFFIO_RX_R18n/6
IOB45	F12	IO_DIFFIO_RX_R18p/6
IOB35	E9	IO_DIFFIO_RX_R27n/6
IOB32	F8	IO_DIFFIO_RX_R27p/6
IOB29	B11	IO_DIFFIO_RX_R28n/6
IOB31	B12	IO_DIFFIO_RX_R28p/6
IOB39	C11	IO_DIFFIO_RX_R29n/6
DIRB4	C12	IO_DIFFIO_RX_R29p/6
IOB30	A12	IO_DIFFIO_RX_R30n/6
DIRB3	B13	IO_DIFFIO_RX_R30p/6
IOB36	D9	IO_DIFFIO_RX_R31n/6
IOB38	E10	IO_DIFFIO_RX_R31p/6
DIRAB6	D11	IO_DIFFIO_RX_R33n/6
IOB41	D12	IO_DIFFIO_RX_R33p/6
IOB40	C13	IO_VREFB6n0/6

FPGA.5

IOA36	L5	IO_DIFFIO_TX_RX_B1n/3
IOA34	L4	IO_DIFFIO_TX_RX_B1p/3
IOA11	M4	IO_DIFFIO_RX_B2n/3
IOA13	M5	IO_DIFFIO_RX_B2p/3
IOA35	K5	IO_DIFFIO_TX_RX_B3n/3
IOA33	J5	IO_DIFFIO_TX_RX_B3p/3
IOA12	N4	IO_DIFFIO_RX_B4n/3
IOA14	N5	IO_DIFFIO_RX_B4p/3
IOA15	N6	IO_DIFFIO_TX_RX_B5n/3
IOA16	M7	IO_DIFFIO_TX_RX_B5p/3
IOA17	N7	IO_DIFFIO_RX_B6n/3
IOA19	N8	IO_DIFFIO_RX_B6p/3
IOA37	J6	IO_DIFFIO_TX_RX_B7n/3
IOA38	K6	IO_DIFFIO_TX_RX_B7p/3
IOA20	M8	IO_DIFFIO_RX_B8n/3
IOA22	M9	IO_DIFFIO_RX_B8p/3
DIRA3	J7	IO_DIFFIO_TX_RX_B9n/3
IOA39	K7	IO_DIFFIO_TX_RX_B9p/3
IOA27	M13	IO_DIFFIO_TX_RX_B10n/3
IOA26	M12	IO_DIFFIO_TX_RX_B10p/3
IOA23	N10	IO_DIFFIO_RX_B11n/3
IOA21	N9	IO_DIFFIO_RX_B11p/3
IOA24	M11	IO_DIFFIO_TX_RX_B12n/3
IOA44	L11	IO_DIFFIO_TX_RX_B12p/3
IOA25	N12	IO_VREFB3n0/3

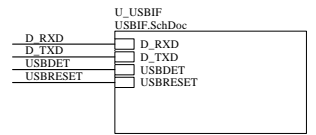
FPGA.8

IOB25	C9	IO_DIFFIO_RX_T14n/8
IOB37	C10	IO_DIFFIO_RX_T14p/8
IOB24	A9	IO_DIFFIO_RX_T15n/8
IOB23	A8	IO_DIFFIO_RX_T15p/8
IOB28	A11	IO_DIFFIO_RX_T17n/8
IOB26	A10	IO_DIFFIO_RX_T17p/8
IOB19	A6	IO_DIFFIO_RX_T19n/8
IOB18	B6	IO_DIFFIO_RX_T19p/8
IOB21	A7	IO_DIFFIO_RX_T20n/8
IOB16	B5	IO_DIFFIO_RX_T20p/8
IOB18	B6	IO_DIFFIO_RX_T21p/8
IOB13	A3	IO_DIFFIO_RX_T26n/8
IOB15	A4	IO_DIFFIO_RX_T26p/8
IOB10	B2	IO_DIFFIO_RX_T26n/8
IOB11	A2	IO_DIFFIO_RX_T26p/8
IOB17	A5	IO_DIFFIO_RX_T25p/8
IOB27	B10	IO_DIFFIO_RX_T25p/8
IOB12	B3	IO_DIFFIO_RX_T16p/8
IOB17	A5	IO_DIFFIO_RX_T23p/8
IOB7	E6	IO_DIFFIO_RX_T22p/8
IOB34	E8	IO_DIFFIO_RX_T18n/8
DIRB2	B9	IO_DEV_CLKn_DIFFIO_RX_T16n/8
IOB22	B8	IO_DEV_OE_DIFFIO_RX_T18p/8
IOB14	B4	IO_DEV_OE_DIFFIO_RX_T23n/8
IOB8	D6	IO_CRC_ERROR_DIFFIO_RX_T22n/8
XCONFDONE	C5	IO_CONF_DONE_DIFFIO_RX_T24n/8
XNSTATUS	C4	IO_nSTATUS_DIFFIO_RX_T24p/8
XCONFIGSEL	E7	IO_CONFIG_SEL#
XNCONFIG	E7	IO_CONFIG#



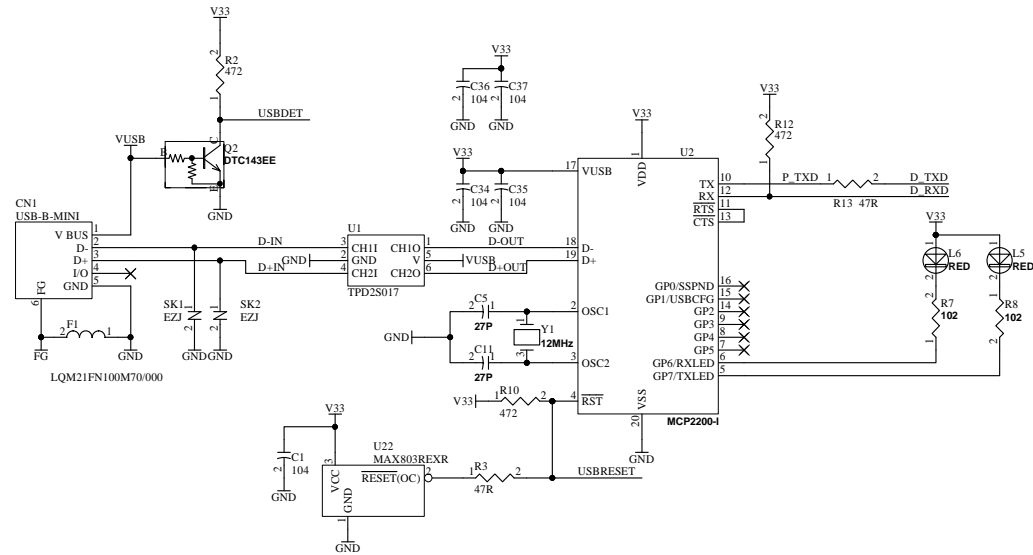
DSN:	TITLE: MAX10 FPGA board - 5V I/O
DOC. No:	ACM-031
FILE: FPGA.sch	DATE: 2017/01/23 14:14:02
Sheet: 3 / 4	V5.20150107

ACM031(Y)R1-SCH-B.pdf



D_RXD	D_RXD
D_TXD	D_TXD

USBDET	USBDET
USBRESET	USBRESET



ACM031(Y)R1-SCH-B.pdf

HUMAN DATA
 HuMANDATA LTD.
 www.hdl.co.jp

DSN:	TITLE: MAX10 FPGA board - 5V I/O
DOC. No:	ACM-031
FILE: USBIF.SchDoc	DATE: 2017/01/23 14:14:03
Sheet: 4 / 4	B

V5.20150107