

ACM-015 マニュアル第3版 正誤表

ACM-015 シリーズのマニュアルに誤表記がありました。
 ここにお詫びして訂正いたします。

訂正箇所

マニュアル 11 ページ

7. ピン割付表

7.1. CNA

BANK	NET LABEL	FPGA pin	コネクタ pin		FPGA pin	NET LABEL	BANK
	V33	3.3V	1	2	3.3V	V33	
	-	電源予約	3	4	電源予約	-	
	GND	GND	5	6	GND	GND	
A	IOA0	3	7	8	4/88	IOA1/CLK-H*1	A/B
A	IOA2	7	9	10	8	IOA3	A
A	IOA4	9	11	12	24	IOA5	A
A	IOA6	25	13	14	28	IOA7	A
	GND	GND	15	16	GND	GND	



誤

A	IOA0	3	7	8	4/88	IOA1/CLK-H*1	A/B
---	------	---	---	---	------	--------------	-----

正

A/B	IOA0/CLK-H*1	3/88	7	8	4	IOA1	A
-----	--------------	------	---	---	---	------	---

※最新マニュアルはサポートページにてダウンロード可能です。

<http://www.hdl.co.jp/ftpdata/acm-015/>