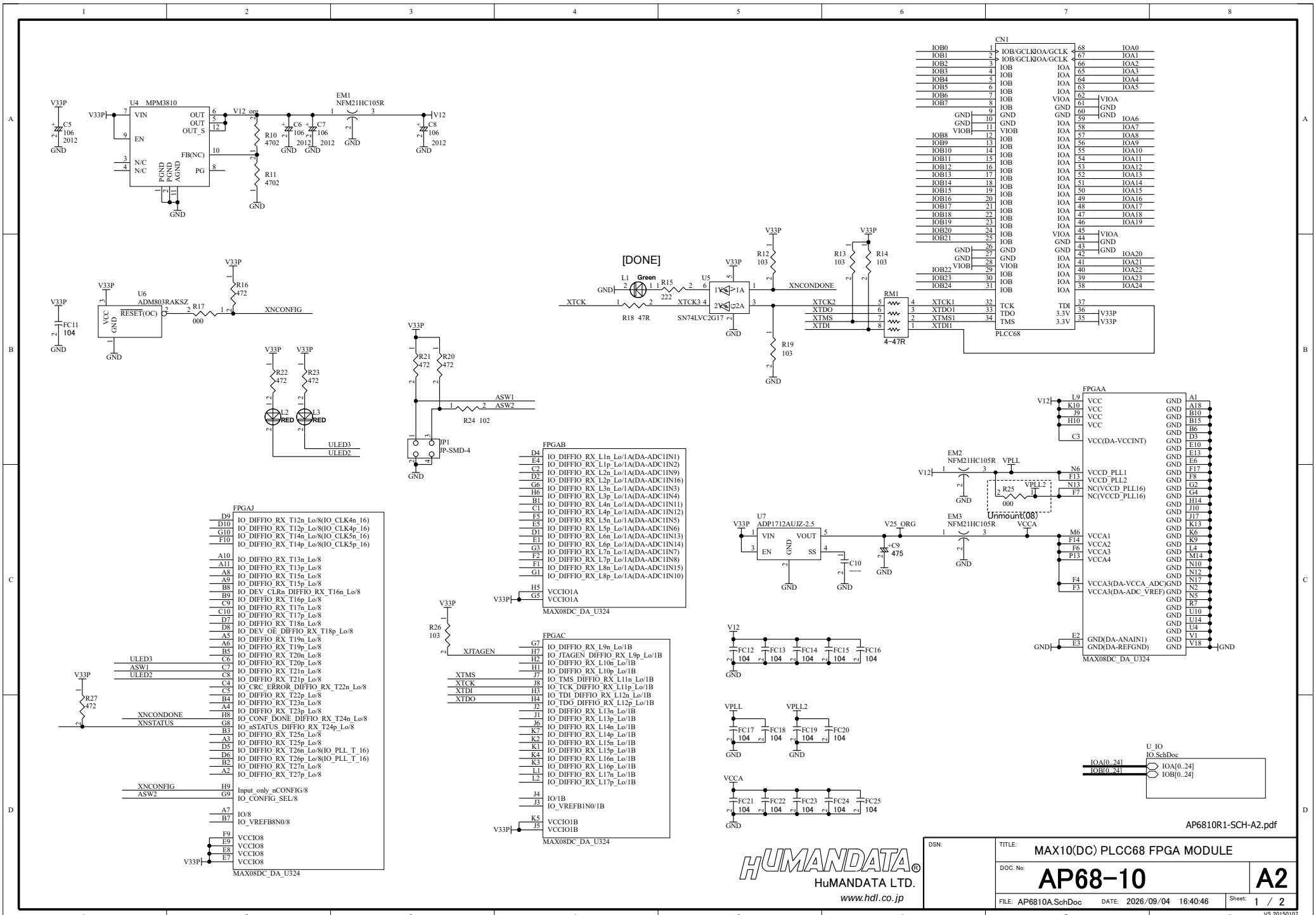
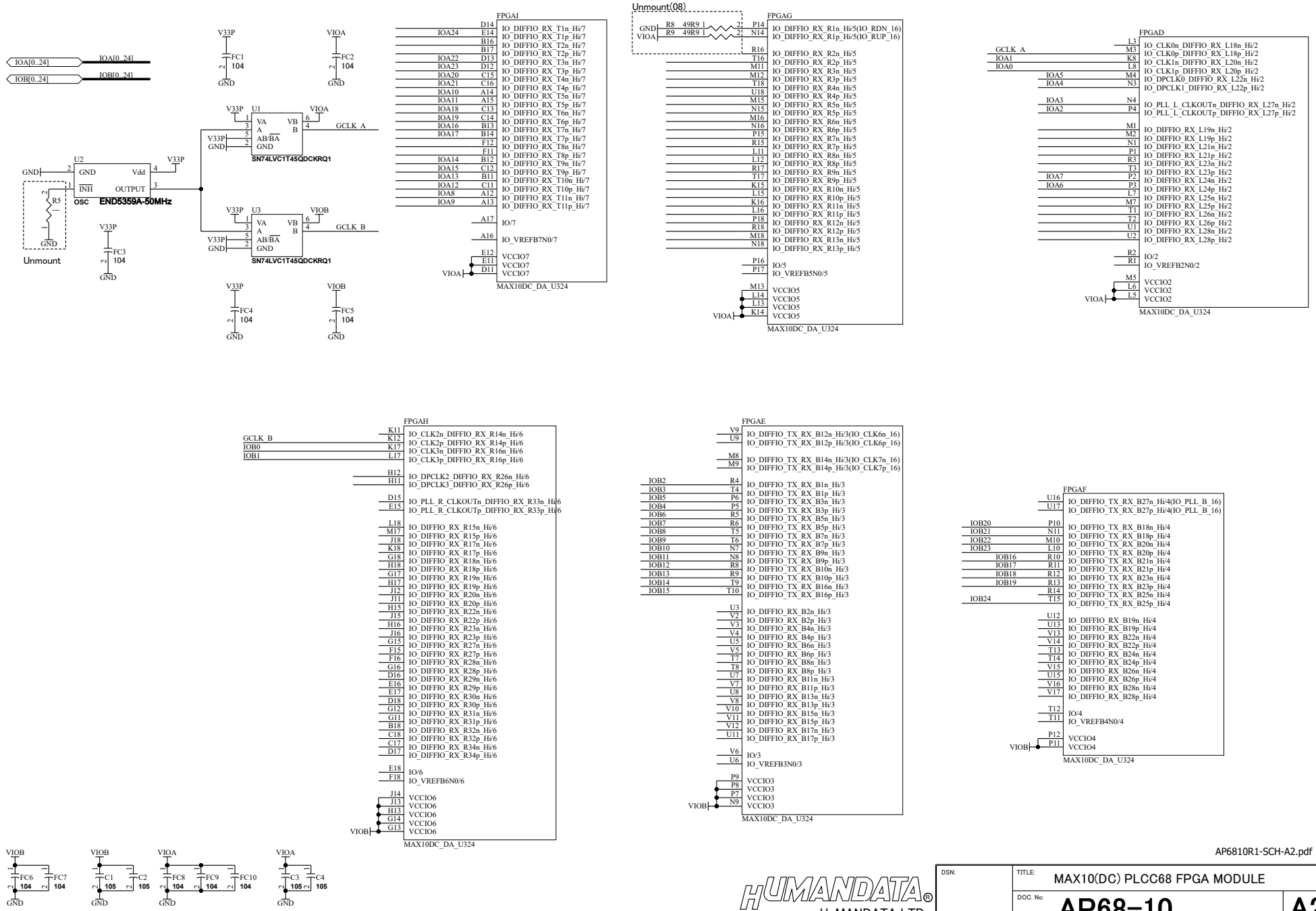

U4 MPM3810
V12_org
EM1 NFM21HC105R
V12
C5 106 2012
C6 106 2012
C7 106 2012
C8 106 2012
R10 4702
R11 4702
GND
V33P
U6 ADM803RAKSZ
RESET(OC)
R16 472
R17 000
XNCONFIG
FC11 104
R22 472
R23 472
L2 RED
L3 RED
ULED3
ULED2
R21 472
R20 472
ASW1
ASW2
R24 102
JP1 JP-SMD-4
[DONE]
L1 Green
R15 222
XTCK
R18 47R
U5 SN74LVC2G17
XTCK3
XNCONDONE
R12 103
R13 103
R14 103
R19 103
XTCK2
XTDO
XTMS
XTDI
RM1 4-47R
XTCK1
XTDO1
XTMS1
XTDI1
CN1
PLCC68
IOB/GCLK
IOA/GCLK
IOB
IOA
VIOA
VIOB
GND
TCK
TDI
TDO
TMS
3.3V
V33P
FPGAA
MAX08DC_DA_U324
VCC
VCCD_PLL1
VCCD_PLL2
NC(VCCD_PLL16)
VCC(DA-VCCINT)
VCCA1
VCCA2
VCCA3
VCCA4
VCCA3(DA-VCCA_ADC)
VCCA3(DA-ADC_VREF)
GND(DA-ANAIN1)
GND(DA-REFGND)
EM2 NFM21HC105R
VPLL
VPLL2
R25 1
000
Unmount(08)
EM3 NFM21HC105R
VCCA
U7 ADP1712AUJZ-2.5
VIN
VOUT
EN
SS
V25_ORG
C9 475
C10
FC12 104
FC13 104
FC14 104
FC15 104
FC16 104
FC17 104
FC18 104
FC19 104
FC20 104
FC21 104
FC22 104
FC23 104
FC24 104
FC25 104
FPGAB
MAX08DC_DA_U324
IO_DIFFIO_RX_L1n_Lo/1A(DA-ADC1IN1)
IO_DIFFIO_RX_L1p_Lo/1A(DA-ADC1IN2)
IO_DIFFIO_RX_L2n_Lo/1A(DA-ADC1IN9)
IO_DIFFIO_RX_L2p_Lo/1A(DA-ADC1IN16)
IO_DIFFIO_RX_L3n_Lo/1A(DA-ADC1IN3)
IO_DIFFIO_RX_L3p_Lo/1A(DA-ADC1IN4)
IO_DIFFIO_RX_L4n_Lo/1A(DA-ADC1IN11)
IO_DIFFIO_RX_L4p_Lo/1A(DA-ADC1IN12)
IO_DIFFIO_RX_L5n_Lo/1A(DA-ADC1IN5)
IO_DIFFIO_RX_L5p_Lo/1A(DA-ADC1IN6)
IO_DIFFIO_RX_L6n_Lo/1A(DA-ADC1IN13)
IO_DIFFIO_RX_L6p_Lo/1A(DA-ADC1IN14)
IO_DIFFIO_RX_L7n_Lo/1A(DA-ADC1IN7)
IO_DIFFIO_RX_L7p_Lo/1A(DA-ADC1IN8)
IO_DIFFIO_RX_L8n_Lo/1A(DA-ADC1IN15)
IO_DIFFIO_RX_L8p_Lo/1A(DA-ADC1IN10)
VCCIO1A
FPGAC
MAX08DC_DA_U324
IO_DIFFIO_RX_L9n_Lo/1B
IO_JTAGEN_DIFFIO_RX_L9p_Lo/1B
IO_DIFFIO_RX_L10n_Lo/1B
IO_DIFFIO_RX_L10p_Lo/1B
IO_TMS_DIFFIO_RX_L11n_Lo/1B
IO_TCK_DIFFIO_RX_L11p_Lo/1B
IO_TDI_DIFFIO_RX_L12n_Lo/1B
IO_TDO_DIFFIO_RX_L12p_Lo/1B
IO_DIFFIO_RX_L13n_Lo/1B
IO_DIFFIO_RX_L13p_Lo/1B
IO_DIFFIO_RX_L14n_Lo/1B
IO_DIFFIO_RX_L14p_Lo/1B
IO_DIFFIO_RX_L15n_Lo/1B
IO_DIFFIO_RX_L15p_Lo/1B
IO_DIFFIO_RX_L16n_Lo/1B
IO_DIFFIO_RX_L16p_Lo/1B
IO_DIFFIO_RX_L17n_Lo/1B
IO_DIFFIO_RX_L17p_Lo/1B
IO/1B
IO_VREFB1N0/1B
VCCIO1B
R26 103
XJTAGEN
XTMS
XTCK
XTDI
XTDO
FPGAJ
MAX08DC_DA_U324
IO_DIFFIO_RX_T12n_Lo/8(IO_CLK4n_16)
IO_DIFFIO_RX_T12p_Lo/8(IO_CLK4p_16)
IO_DIFFIO_RX_T14n_Lo/8(IO_CLK5n_16)
IO_DIFFIO_RX_T14p_Lo/8(IO_CLK5p_16)
IO_DIFFIO_RX_T13n_Lo/8
IO_DIFFIO_RX_T13p_Lo/8
IO_DIFFIO_RX_T15n_Lo/8
IO_DIFFIO_RX_T15p_Lo/8
IO_DEV_CLRn_DIFFIO_RX_T16n_Lo/8
IO_DIFFIO_RX_T16p_Lo/8
IO_DIFFIO_RX_T17n_Lo/8
IO_DIFFIO_RX_T17p_Lo/8
IO_DIFFIO_RX_T18n_Lo/8
IO_DEV_OE_DIFFIO_RX_T18p_Lo/8
IO_DIFFIO_RX_T19n_Lo/8
IO_DIFFIO_RX_T19p_Lo/8
IO_DIFFIO_RX_T20n_Lo/8
IO_DIFFIO_RX_T20p_Lo/8
IO_DIFFIO_RX_T21n_Lo/8
IO_DIFFIO_RX_T21p_Lo/8
IO_CRC_ERROR_DIFFIO_RX_T22n_Lo/8
IO_DIFFIO_RX_T22p_Lo/8
IO_DIFFIO_RX_T23n_Lo/8
IO_DIFFIO_RX_T23p_Lo/8
IO_CONF_DONE_DIFFIO_RX_T24n_Lo/8
IO_nSTATUS_DIFFIO_RX_T24p_Lo/8
IO_DIFFIO_RX_T25n_Lo/8
IO_DIFFIO_RX_T25p_Lo/8
IO_DIFFIO_RX_T26n_Lo/8(IO_PLL_T_16)
IO_DIFFIO_RX_T26p_Lo/8(IO_PLL_T_16)
IO_DIFFIO_RX_T27n_Lo/8
IO_DIFFIO_RX_T27p_Lo/8
Input_only_nCONFIG/8
IO_CONFIG_SEL/8
IO/8
IO_VREFB8N0/8
VCCIO8
R27 472
XNCONDONE
XNSTATUS
U_IO
IO.SchDoc
IOA[0..24]
IOB[0..24]
AP6810R1-SCH-A2.pdf
HUMANDATA
HuMANDATA LTD.
www.hdl.co.jp
DSN:
TITLE:
MAX10(DC) PLCC68 FPGA MODULE
DOC. No:
AP68-10
A2
FILE: AP6810A.SchDoc
DATE: 2026/09/04 16:40:46
Sheet: 1 / 2
V5_20150107



AP6810R1-SCH-A2.pdf

HuMANDATA LTD.
www.hdl.co.jp

DSN:	
TITLE:	MAX10(DC) PLCC68 FPGA MODULE
DOC. No:	AP68-10
	A2
FILE: IO.SchDoc	DATE: 2026/09/04 16:40:46
Sheet:	2 / 2

V5_20150107