



- ・ 必要に応じてバッファの追加を推奨します
- ・ プルアップ/プルダウン抵抗は製品に実装されている場合があります
- ・ VIOA、VIOBは必要な電源を供給してください(最大3.3V)
- ・ 各電源は良質の電源を供給してください
- ・ その他、搭載のFPGA/CPLDのデータシートに従って下さい



AP68シリーズJTAG接続例

HuMANDATA LTD.
OSAKA JAPAN
www2.hdl.co.jp/en/(Global)
www.hdl.co.jp/(Japan)

DOC. No. AP68 JTAG EXAMPLE

A

Date: 10-Oct-2017 16:27:46

File: PLCC68.sch

Sheet 1 of 1