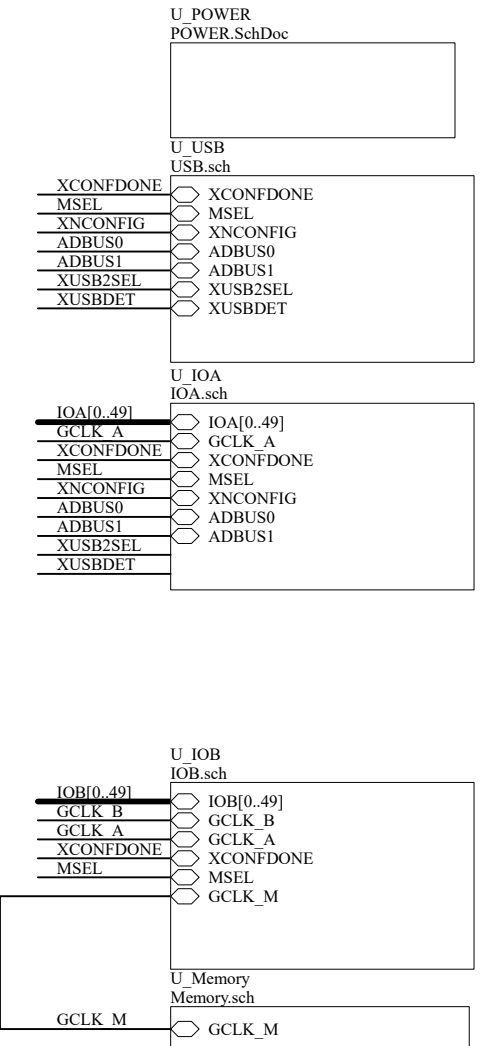
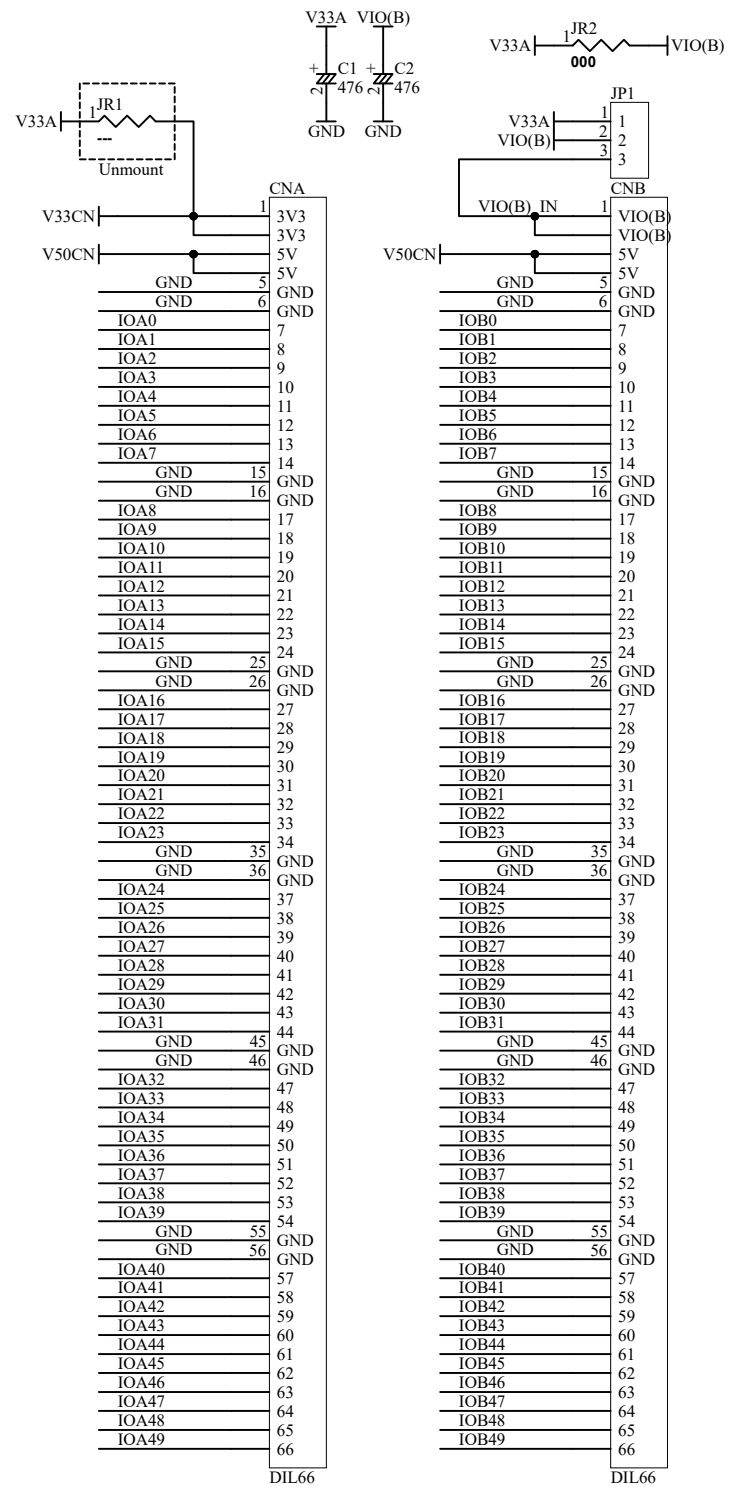
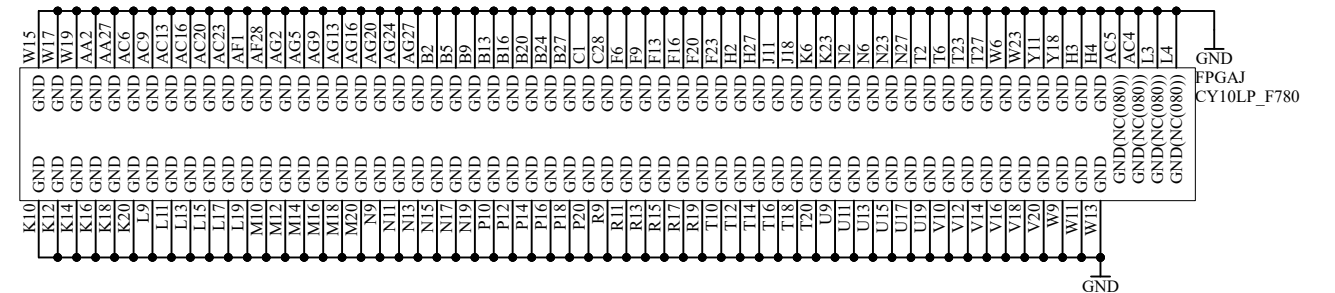
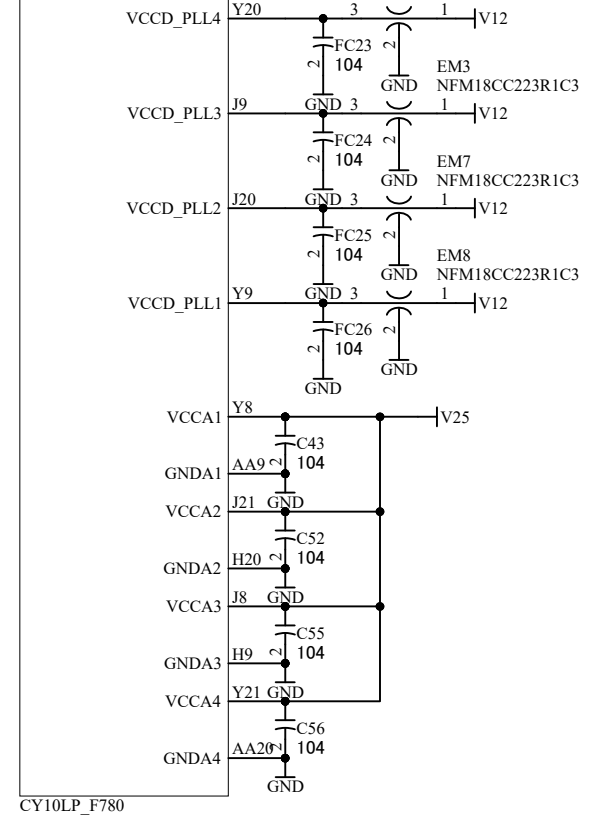
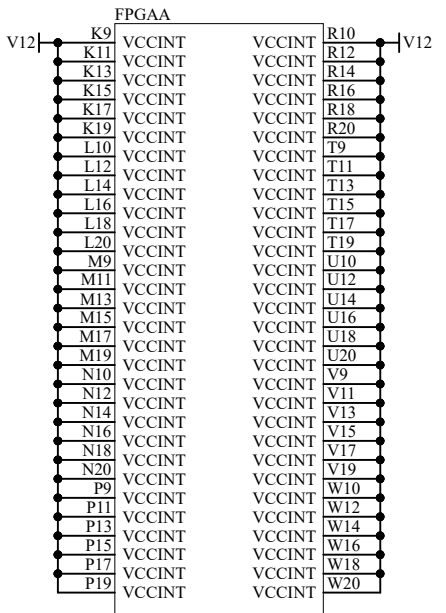
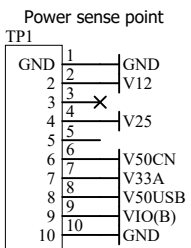
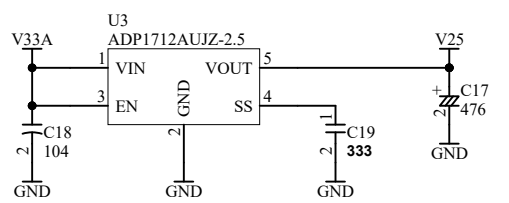
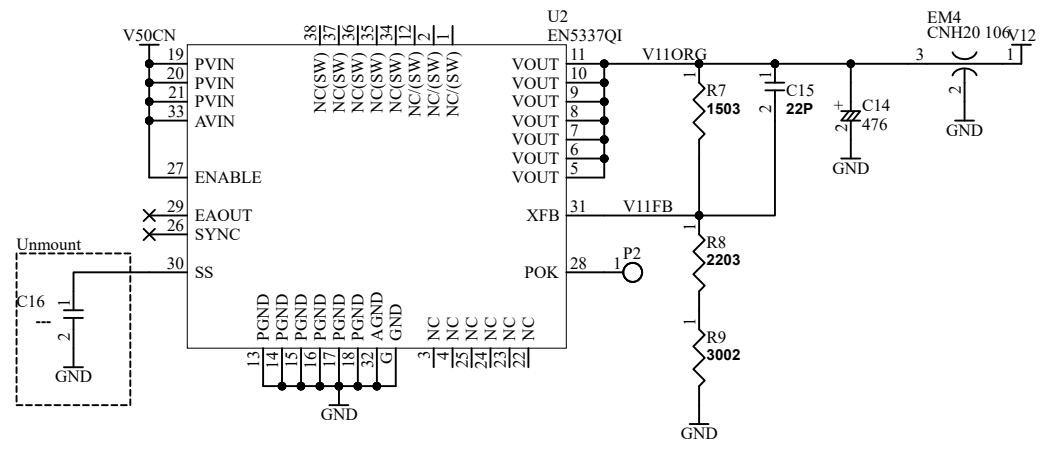
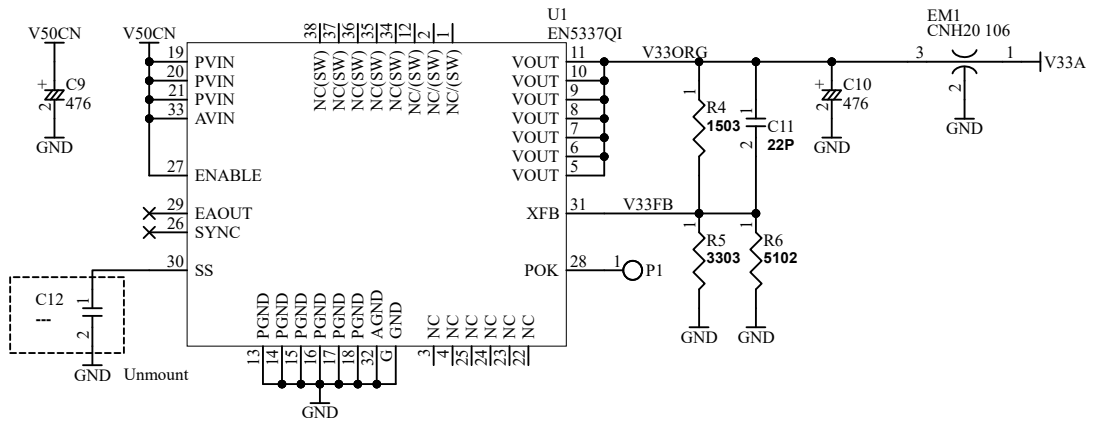
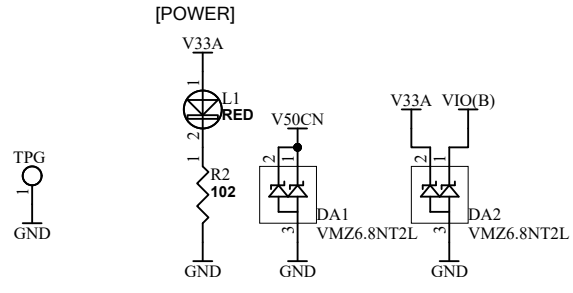


FPGAB		
X J5	IO_DIFFIO_L16n/B1(NC(080))	IO/B5(NC(080))
X J6	IO_DIFFIO_L16p/B1(NC(080))	IO_DIFFIO_R50p/B5(NC(080))
X J7	IO_DIFFIO_L17p/B1(NC(080))	IO_DIFFIO_R25p/B5(NC(080))
X K7	IO_DIFFIO_L17n/B1(NC(080))	IO_DIFFIO_R25n/B5(NC(080))
X L6	IO_DIFFIO_L18p/B1(NC(080))	IO_DIFFIO_R26p/B5(NC(080))
X L7	IO_DIFFIO_L19n/B1(NC(080))	IO_DIFFIO_R26n/B5(NC(080))
X L8	IO_DIFFIO_L18n/B1(NC(080))	IO/B5(NC(080))
X M7	IO_DIFFIO_L21n/B1(NC(080))	IO_DIFFIO_R34p/B5(NC(080))
X M8	IO_DIFFIO_L21p/B1(NC(080))	IO_DIFFIO_R34n/B5(NC(080))
X N8	IO/B1(NC(080))	IO_DIFFIO_R35n/B5(NC(080))
AA5	IO_DIFFIO_L47n/B2(NC(080))	IO_DIFFIO_R31p/B5(NC(080))
AA6	IO_DIFFIO_L47p/B2(NC(080))	IO_DIFFIO_R31n/B5(NC(080))
AA7	IO/B2(NC(080))	IO_DIFFIO_R1p/B6(NC(080))
R7	IO_DIFFIO_L26p/B2(NC(080))	IO_DIFFIO_R1n/B6(NC(080))
V5	IO_DIFFIO_L42n/B2(NC(080))	IO/B6(NC(080))
V6	IO_DIFFIO_L42p/B2(NC(080))	IO_DIFFIO_R6p/B6(NC(080))
V7	IO_DIFFIO_L43n/B2(NC(080))	IO_DIFFIO_R6n/B6(NC(080))
V8	IO_DIFFIO_L43p/B2(NC(080))	IO_DIFFIO_R5p/B6(NC(080))
W4	IO_DIFFIO_L44p/B2(NC(080))	IO_DIFFIO_R5n/B6(NC(080))
W7	IO/B2(NC(080))	IO_DIFFIO_R7p/B6(NC(080))
W8	IO_DIFFIO_L46p/B2(NC(080))	IO_DIFFIO_R7n/B6(NC(080))
Y5	IO_DIFFIO_L45n/B2(NC(080))	IO/B6(NC(080))
Y6	IO_DIFFIO_L45p/B2(NC(080))	IO_DIFFIO_T40n/B7(NC(080))
Y7	IO_DIFFIO_L46n/B2(NC(080))	IO_DIFFIO_T43n/B7(NC(080))
B10	IO_DIFFIO_B19p/B3(NC(080))	IO_DIFFIO_T43p/B7(NC(080))
C10	IO_DIFFIO_B19n/B3(NC(080))	IO_DIFFIO_T41p/B7(NC(080))
A12	IO_DIFFIO_B25n/B3(NC(080))	IO_DIFFIO_T34n/B7(NC(080))
A13	IO_DIFFIO_B26n/B3(NC(080))	IO_DIFFIO_T37p/B7(NC(080))
A14	IO_DIFFIO_B27p/B3(NC(080))	IO_DIFFIO_T39p/B7(NC(080))
B12	IO_DIFFIO_B22n/B3(NC(080))	IO_DIFFIO_T42n/B7(NC(080))
B14	IO_DIFFIO_B27n/B3(NC(080))	IO_DIFFIO_T41n/B7(NC(080))
C12	IO_DIFFIO_B22p/B3(NC(080))	IO_DIFFIO_T34p/B7(NC(080))
C14	IO_DIFFIO_B29p/B3(NC(080))	IO_DIFFIO_T37n/B7(NC(080))
D14	IO_DIFFIO_B29n/B3(NC(080))	IO/B7(NC(080))
Y12	IO_DIFFIO_B25p/B3(NC(080))	IO_DIFFIO_T42p/B7(NC(080))
Y13	IO_DIFFIO_B26p/B3(NC(080))	IO/B8(NC(080))
Y14	IO_DIFFIO_B30p/B3(NC(080))	IO_DIFFIO_T5p/B8(NC(080))
Y15	IO_DIFFIO_B30n/B3(NC(080))	IO_DIFFIO_T5n/B8(NC(080))
AA19	IO_DIFFIO_B56n/B4(NC(080))	IO_DIFFIO_T6n/B8(NC(080))
AA21	IO/B4(NC(080))	IO_DIFFIO_T13p/B8(NC(080))
B15	IO/B4(NC(080))	IO_DIFFIO_T16n/B8(NC(080))
B18	IO_DIFFIO_B53n/B4(NC(080))	IO_DIFFIO_T6p/B8(NC(080))
B19	IO_DIFFIO_B53p/B4(NC(080))	IO_DIFFIO_T12n/B8(NC(080))
B21	IO_DIFFIO_B57n/B4(NC(080))	IO_DIFFIO_T16p/B8(NC(080))
B22	IO_DIFFIO_B57p/B4(NC(080))	IO_DIFFIO_T28n/B8(NC(080))
C19	IO_DIFFIO_B50p/B4(NC(080))	IO_DIFFIO_T12p/B8(NC(080))
C22	IO_DIFFIO_B58p/B4(NC(080))	IO_DIFFIO_T24p/B8(NC(080))
D19	IO_DIFFIO_B50n/B4(NC(080))	IO_DIFFIO_T24n/B8(NC(080))
D22	IO_DIFFIO_B58n/B4(NC(080))	IO_DIFFIO_T28p/B8(NC(080))
Y16	IO_DIFFIO_B51n/B4(NC(080))	
Y17	IO_DIFFIO_B51p/B4(NC(080))	

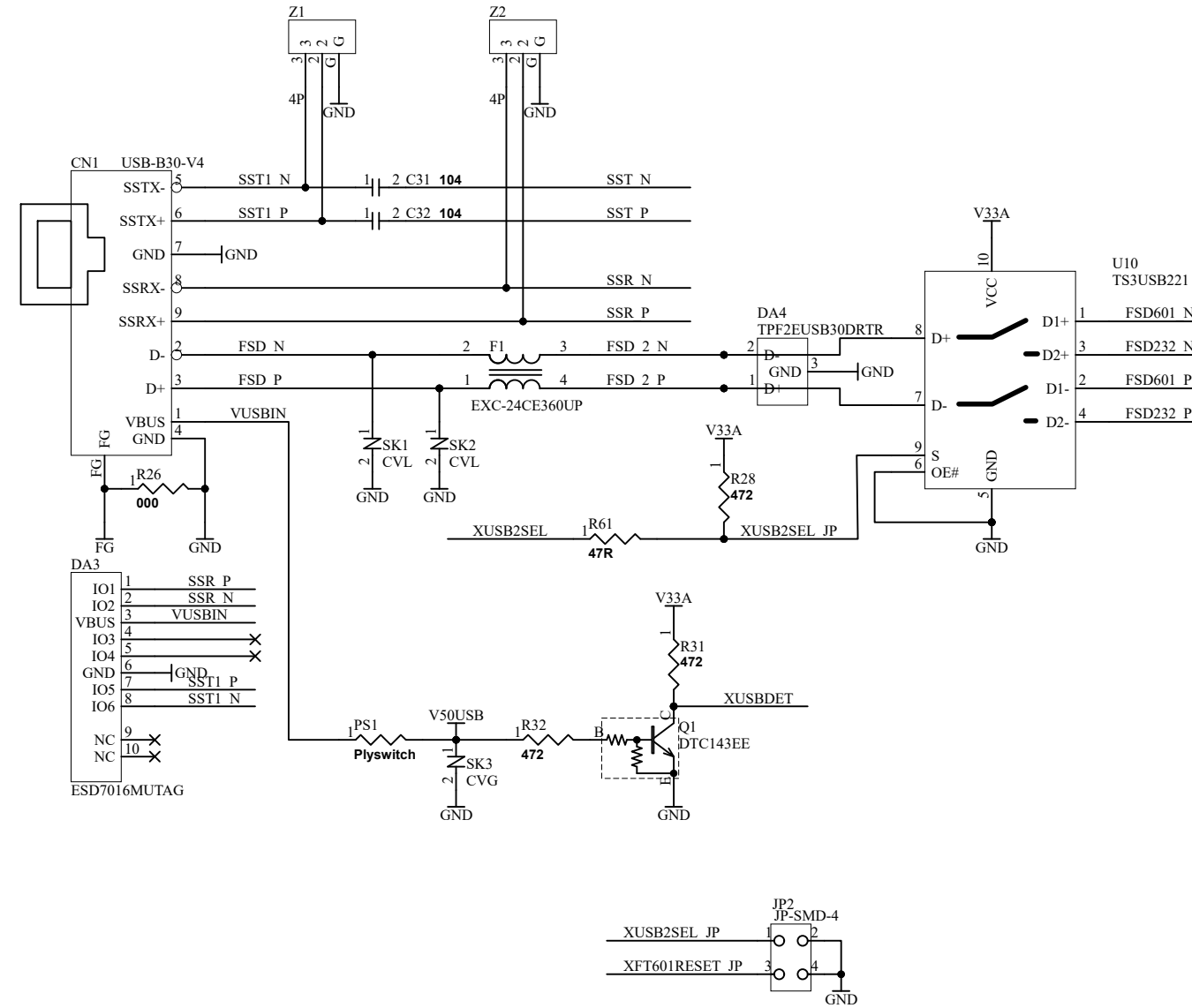
CY10LP_F780



V33CN	V33CN
V50CN	V50CN
V50USB	V50USB
V33A	V33A
VIO(B)	VIO(B)
V12	V12
V25	V25
GND	GND



XCONFDONE	XCONFDONE
MSEL	MSEL
XNCONFIG	XNCONFIG
ADBUS0	ADBUS0
ADBUS1	ADBUS1
XUSB2SEL	XUSB2SEL
XUSBDET	XUSBDET



U FT232H FT232H.sch	
XCONFDONE	XCONFDONE
MSEL	MSEL
FSD232 N	FSD232 N
FSD232 P	FSD232 P
SBE[0..3]	SBE[0..3]
STXEN	STXEN
SRXFN	SRXFN
SWRN	SWRN
SRDN	SRDN
SOEN	SOEN
SSIWUN	SSIWUN
SDATA[0..31]	SDATA[0..31]
XFT601RESET	XFT601RESET
SCLK2	SCLK2
SGPIO0	SGPIO0
SGPIO1	SGPIO1
XNCONFIG	XNCONFIG
ADBUS0	ADBUS0
ADBUS1	ADBUS1
XUSB2SEL	XUSB2SEL
XUSBDET	XUSBDET

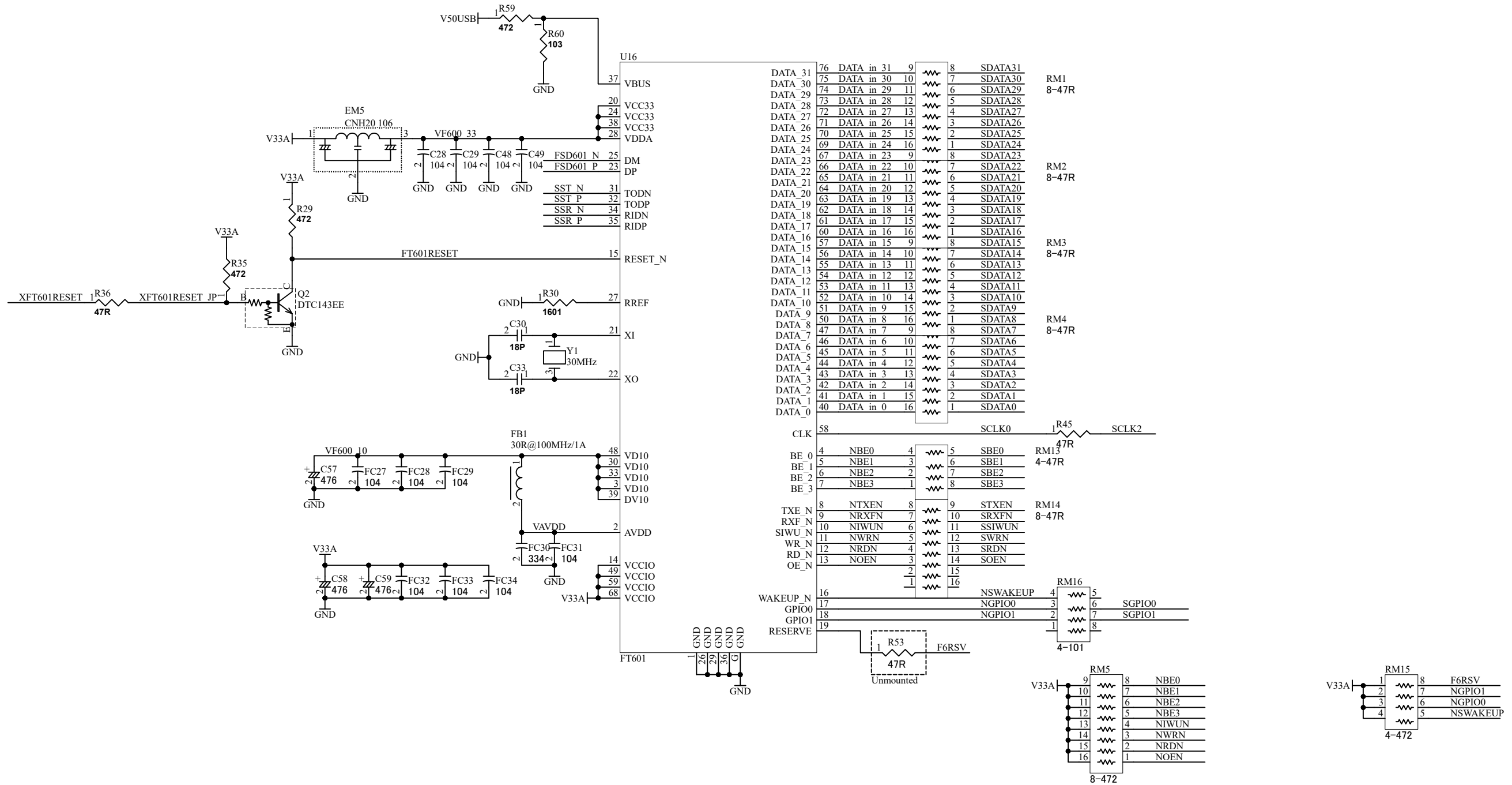
U FT601 FT601.sch	
SBE[0..3]	SBE[0..3]
STXEN	STXEN
SRXFN	SRXFN
SWRN	SWRN
SRDN	SRDN
SOEN	SOEN
SSIWUN	SSIWUN
SDATA[0..31]	SDATA[0..31]
XFT601RESET	XFT601RESET
SCLK2	SCLK2
SGPIO0	SGPIO0
SGPIO1	SGPIO1
FSD601 N	FSD601 N
FSD601 P	FSD601 P
SST N	SST N
SST P	SST P
SSR N	SSR N
SSR P	SSR P
XFT601RESET JP	XFT601RESET_JP

EDA013R1-SCH-B.pdf

HUMANDATA
 HuMANDATA LTD.
[www.hdl.co.jp/ \(Japan\)](http://www.hdl.co.jp/)
[www2.hdl.co.jp/en/ \(Global\)](http://www2.hdl.co.jp/en/)

DSN:	TITLE: FT601+Cyclone 10 LP USB-FPGA Board
DOC. No:	EDA-013
FILE: USB.sch	DATE: 2021/01/27 11:52:45
Sheet: 3 / 8	B

SDATA[0..31]	SDATA[0..31]
SBE[0..3]	SBE[0..3]
STXEN	STXEN
SRXFN	SRXFN
SWRN	SWRN
SRDN	SRDN
SOEN	SOEN
SSIWUN	SSIWUN
XFT601RESET	XFT601RESET
XFT601RESET JP	XFT601RESET JP
SCLK2	SCLK2
SGPIO0	SGPIO0
SGPIO1	SGPIO1
FSD601 N	FSD601 N
FSD601 P	FSD601 P
SST N	SST N
SST P	SST P
SSR N	SSR N
SSR P	SSR P



EDA013R1-SCH-B.pdf

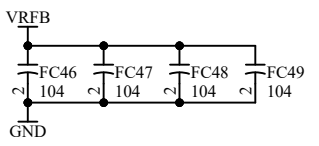
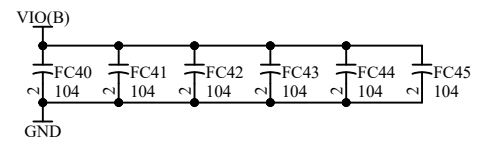
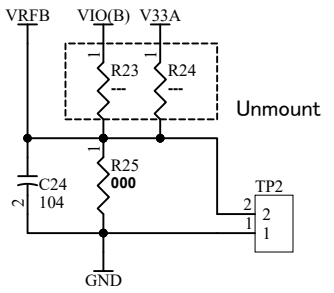
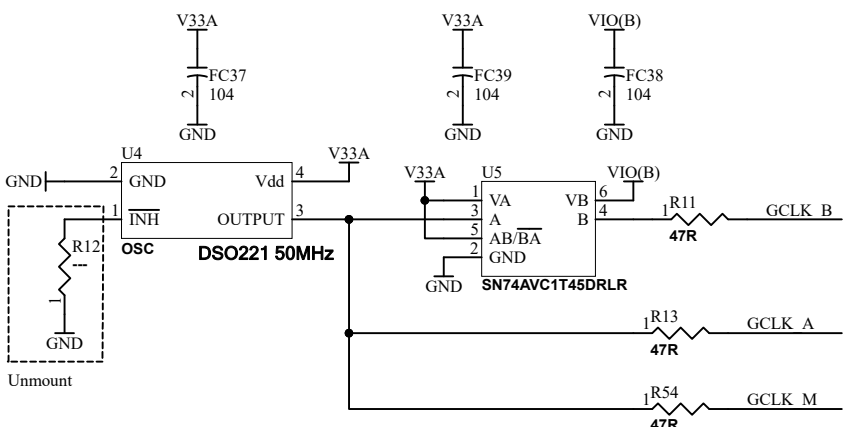
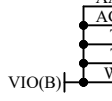
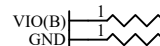


DSN:	TITLE: FT601+Cyclone 10 LP USB-FPGA Board
DOC. No:	EDA-013
FILE: FT601.sch	DATE: 2021/01/27 11:52:45
Sheet: 4 / 8	B

IOB[0..49]	IOB[0..49]
GCLK B	GCLK B
GCLK A	GCLK A
XCONFDONE	XCONFDONE
MSEL	MSEL
GCLK M	GCLK M

FPGAG	
J28	CLK5_DIFFCLK_2n/B6
J27	CLK4_DIFFCLK_2p/B6
IOB19	P26 IO_INIT_DONE_DIFFIO_R24n/B6
IOB18	P25 IO_CRC_ERROR_DIFFIO_R24p/B6
IOB15	P28 IO_nCEO_DIFFIO_R23n/B6
IOB14	P27 IO_CLKUSR_DIFFIO_R23p/B6
IOB17	N26 IO_DIFFIO_R22n/B6
IOB16	N25 IO_DIFFIO_R22p/B6
IOB13	M28 IO_DIFFIO_R21n/B6
IOB12	M27 IO_DIFFIO_R21p/B6
IOB9	M26 IO_DIFFIO_R20n/B6
IOB8	M25 IO_DIFFIO_R20p/B6
IOB11	L28 IO_DIFFIO_R19n/B6
IOB10	L27 IO_DIFFIO_R19p/B6
	L24 IO_DIFFIO_R18n/B6
	L23 IO_DIFFIO_R18p/B6
	K28 IO_DIFFIO_R17n/B6
	K27 IO_DIFFIO_R17p/B6
	J26 IO_DIFFIO_R16n/B6
	J25 IO_DIFFIO_R16p/B6
IOB7	G28 IO_DIFFIO_R15n/B6
IOB6	G27 IO_DIFFIO_R15p/B6
	K26 IO_DIFFIO_R14n/B6
	K25 IO_DIFFIO_R14p/B6
IOB5	F28 IO_DIFFIO_R13n/B6
IOB4	F27 IO_DIFFIO_R13p/B6
IOB3	E28 IO_DIFFIO_R12n/B6
IOB2	E27 IO_DIFFIO_R12p/B6
	F26 IO_DIFFIO_R10n/B6
	E26 IO_DIFFIO_R10p/B6
	H26 IO_DIFFIO_R11n/B6
	H25 IO_DIFFIO_R11p/B6
IOB1	H25 IO_DIFFIO_R11p/B6
IOB0	D28 IO_DIFFIO_R9n/B6
	D27 IO_DIFFIO_R9p/B6
	C27 IO_DIFFIO_R8n/B6
	D26 IO_DIFFIO_R8p/B6
	H24 IO_DIFFIO_R4n/B6
	H23 IO_DIFFIO_R4p/B6
	G26 IO_DIFFIO_R3n/B6
	G25 IO_DIFFIO_R3p/B6
	F25 IO_DIFFIO_R2n/B6
	F24 IO_DIFFIO_R2p/B6
XCONFDONE	
MSEL	N22 CONF_DONE/B6
	P23 MSEL0/B6
GND	M22 MSEL1/B6
V25	P22 MSEL2/B6
V25	M22 MSEL3/B6
	M24 IO/B6
	L26 IO/B6
	L25 IO/B6
	N21 IO_VREFB6N2/B6
	M21 IO_VREFB6N1/B6
	J22 IO_VREFB6N0/B6
VRFB	
	B28 VCCIO6
	H28 VCCIO6
	K24 VCCIO6
	N24 VCCIO6
VIO(B)	N28 VCCIO6

FPGA K	
GND	Y28 CLK7_DIFFCLK_3n/B5
GCLK B	Y27 CLK6_DIFFCLK_3p/B5
	AC25 IO_DIFFIO_R51n/B5
	AC24 IO_DIFFIO_R51p/B5
IOB49	AD26 IO_DIFFIO_R49n/B5
IOB48	AC26 IO_DIFFIO_R49p/B5
IOB47	AE28 IO_DIFFIO_R48n/B5
IOB46	AE27 IO_DIFFIO_R48p/B5
IOB45	AD28 IO_DIFFIO_R47n/B5
IOB44	AD27 IO_DIFFIO_R47p/B5
	Y24 IO_DIFFIO_R46n/B5
	Y23 IO_DIFFIO_R46p/B5
IOB43	AC28 IO_DIFFIO_R45n/B5
IOB42	AC27 IO_DIFFIO_R45p/B5
	AB26 IO_DIFFIO_R44n/B5
	AB25 IO_DIFFIO_R44p/B5
	AA26 IO_DIFFIO_R43n/B5
	AA25 IO_DIFFIO_R43p/B5
IOB41	AB28 IO_DIFFIO_R42n/B5
IOB40	AB27 IO_DIFFIO_R42p/B5
IOB39	Y26 IO_DIFFIO_R41n/B5
IOB38	Y25 IO_DIFFIO_R41p/B5
IOB37	W26 IO_DIFFIO_R40n/B5
IOB36	W25 IO_DIFFIO_R40p/B5
IOB35	W27 IO_DIFFIO_R39n/B5
IOB34	W28 IO_DIFFIO_R39p/B5
IOB33	V28 IO_DIFFIO_R38n/B5
IOB32	V27 IO_DIFFIO_R38p/B5
IOB31	V26 IO_DIFFIO_R37n/B5
IOB30	V25 IO_DIFFIO_R37p/B5
	V24 IO_DIFFIO_R36n/B5
	V23 IO_DIFFIO_R36p/B5
IOB26	U27 IO_DIFFIO_R32p/B5
IOB27	U28 IO_DIFFIO_R32p/B5
IOB29	U26 IO_DIFFIO_R33n/B5
IOB28	U25 IO_DIFFIO_R33p/B5
IOB25	T26 IO_DIFFIO_R30n/B5
IOB24	T25 IO_DIFFIO_R30p/B5
	T22 IO_DEV_OE_DIFFIO_R29n/B5
	T21 IO_DEV_OE_DIFFIO_R29p/B5
IOB21	R26 IO_DIFFIO_R28n/B5
IOB20	R25 IO_DIFFIO_R28p/B5
IOB23	R28 IO_DIFFIO_R27n/B5
IOB22	R27 IO_DIFFIO_R27p/B5
	AB24 IO/B5
	R24 IO/B5
	AF27 IO_DIFFIO_R50n/B5(IO(080))
	AA22 IO_RUP3/B5
	AB23 IO_RDN3/B5
	AA24 IO_VREFB5N2/B5
	U23 IO_VREFB5N1/B5
	U24 IO_VREFB5N0/B5
VRFB	
	AA28 VCCIO5
	AG28 VCCIO5
	T24 VCCIO5
	T28 VCCIO5
VIO(B)	W24 VCCIO5



DSN:	TITLE: FT601+Cyclone 10 LP USB-FPGA Board
DOC. No:	EDA-013
FILE: IOB.sch	DATE: 2021/01/27 11:52:46
Sheet: 8 / 8	

EDA013R1-SCH-B.pdf