



Spartan3E ブレッドボード  
XCM-106-1600 Rev2  
ユーザーズマニュアル  
Ver. 2.2



ヒューマンデータ



## 目次

● はじめに.....	1
● ご注意.....	1
● 改訂記録.....	2
1. 開発環境.....	2
2. 製品の内容について.....	3
3. 仕様.....	3
4. 製品説明.....	4
4.1 各部名称.....	4
4.2 ブロック図.....	5
4.3 電源.....	5
4.4 JTAG コネクタ.....	6
5. ディップスイッチの説明.....	7
6. FPGA コンフィギュレーション.....	8
6.1 ディップスイッチ(SW4)の設定.....	8
7. SPI-PROM への書き込み.....	10
7.1 MSC データ作成方法.....	10
7.2 ディップスイッチ(SW4)の設定.....	13
7.3 SPI-PROM へのデータ書き込み方法.....	13
7.4 SPI-PROM からコンフィギュレーション.....	16
7.5 SPI-PROM データの消去方法.....	16
8. Configuration Rate の設定.....	18
9. コネクタピン割付表.....	19
9.1 ユーザ I/O (CNA).....	19
9.2 ユーザ I/O (CNB).....	20
9.3 オンボードクロック.....	21
9.4 汎用 LED.....	21
9.5 汎用 SW.....	21
10. 参考資料について.....	22
11. Rev1,Rev2 について.....	22
12. 付属資料.....	22

## ● はじめに

この度は、Spartan3E ブレッドボード／XCM-106-1600 をお買い上げいただきまして誠にありがとうございます。

XCM-106-1600 は、XILINX の高性能 FPGA Spartan3E を用いた評価用ボードで、電源回路、クロック回路、コンフィギュレーション回路、ISP 可能な SPI-PROMなどを装備した、使いやすいボードになっています。どうぞご活用ください。

## ● ご注意

 <b>禁止</b>	1. 本製品には、民生用の一般電子部品が使用されています。宇宙、航空、医療、原子力等、各種安全装置など人命、事故にかかわる特別な品質、信頼性が要求される用途でのご使用はご遠慮ください。
	2. 水中、高湿度の場所での使用はご遠慮ください。
	3. 腐食性ガス、可燃性ガス等引火性のガスのあるところでの使用はご遠慮ください。
	4. 基板表面に他の金属が接触した状態で電源を入れないでください。
	5. 定格を越える電源を加えないでください。

 <b>注意</b>	6. 本書の内容は、改良のため将来予告なしに変更することがありますので、ご了承願います。
	7. 本書の内容については万全を期して作成しましたが、万一誤りなど、お気づきの点がございましたら、ご連絡をお願いいたします。
	8. 本製品の運用の結果につきましては、7. 項にかかわらず当社は責任を負いかねますので、ご了承願います。
	9. 本書に記載されている使用と異なる使用をされ、あるいは本書に記載されていない使用をされた場合の結果については、当社は責任を負いません。
	10. 本書および、回路図、サンプル回路などを無断で複写、引用、配布することはお断りいたします。
	11. 発煙や発火、異常な発熱があった場合はすぐに電源を切ってください。
	12. ノイズの多い環境での動作は保障しかねますのでご了承願います。
	13. 静電気にご注意ください。

**● 改訂記録**

日付	バージョン	改訂内容
2012/03/06	2.2	・ピン割付表を修正

**1. 開発環境**

FPGA の内部回路設計には、回路図エディタや HDL 入力ツール、論理合成ツールが必要です。これらの開発ツールは、XILINX 社が無償配布する ISE WebPack にて可能です。使用する際には、インターネットによるライセンス登録が必要となります。

## 2. 製品の内容について

本パッケージには、以下のものが含まれています。万一、不足などがございましたら弊社宛にご連絡ください。

FPGA ボード XCM-106-1600	1
付属品	1
マニュアル(本書)	1 *
ユーザ登録はがき	1 *

\* オーダー毎に各1部の場合があります。(ご要望により追加請求できます)

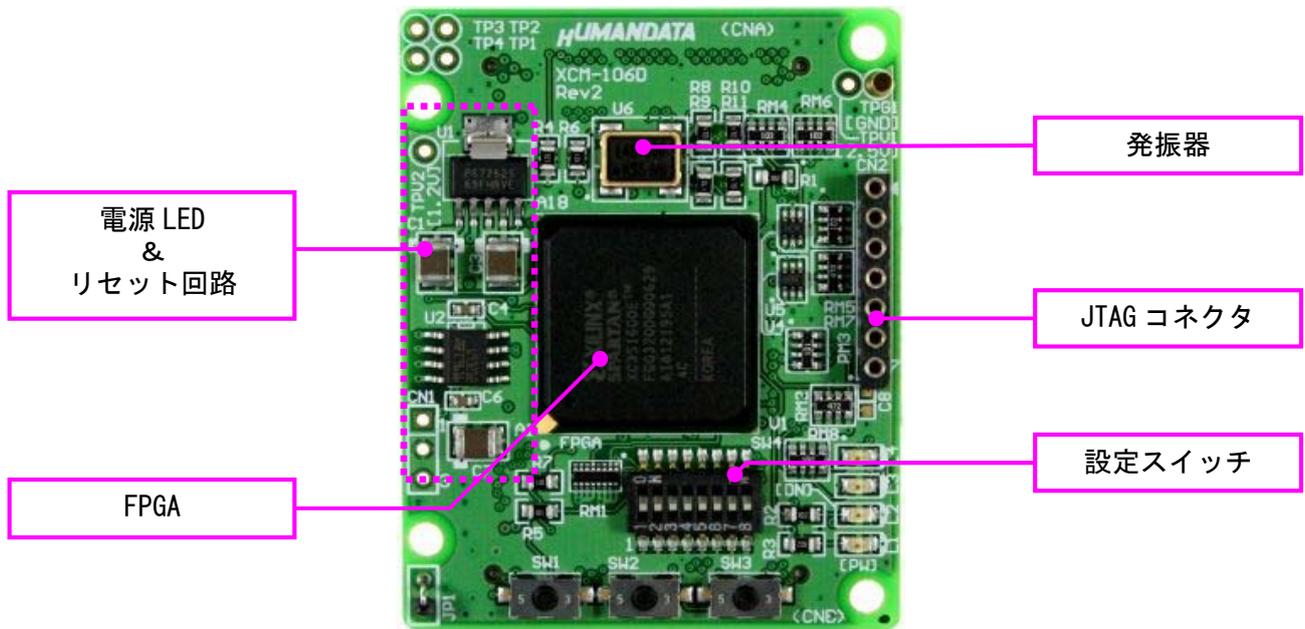
## 3. 仕様

製品型番	XCM-106-1600
搭載 FPGA	XC3S1600E-4FGG320C
コンフィグ ROM	M25P80(ST マイクロエレクトロニクス)
電源	DC 3.3V (内部電源はオンボードレギュレータにより生成)
消費電流	N/A (詳細は FPGA データシートご参照)
基板寸法	54 × 43 [mm]
質量	約 18 [g]
ユーザ I/O	128 本
I/O コネクタ	メーカ型番: FX10A-80P/8-SV1(71) (ヒロセ電機)
プリント基板	ガラスエポキシ 8 層基板 1.6t
オンボードクロック	48MHz (外部供給可能)
コンフィグ用リセット回路	内蔵 (200ms TYP)
JTAG コネクタ	SIL7 ピン 丸ピンソケット 2.54mm ピッチ
ステータス LED	2 個 (POWER、DONE)
汎用 LED	2 個
汎用 SW	3 個
付属品	SIL7 ロングピンヘッダ (本体に取付け済み) 1 個 コネクタ: FX10A-80S/8-SV(71) (ヒロセ電機) 2 個

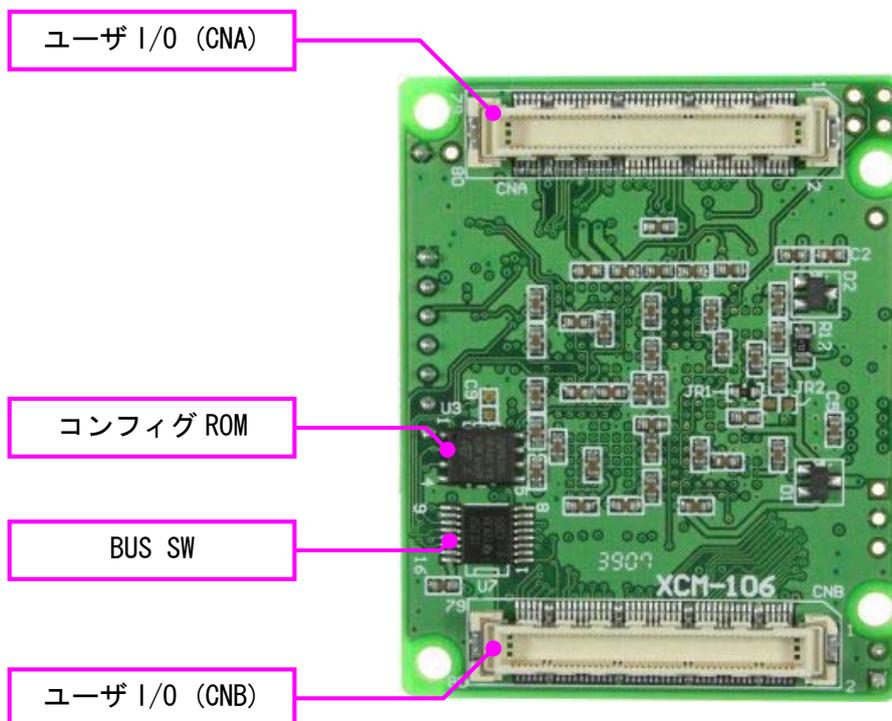
※ これらの部品や仕様は変更となる場合がございます

## 4. 製品説明

### 4.1 各部名称

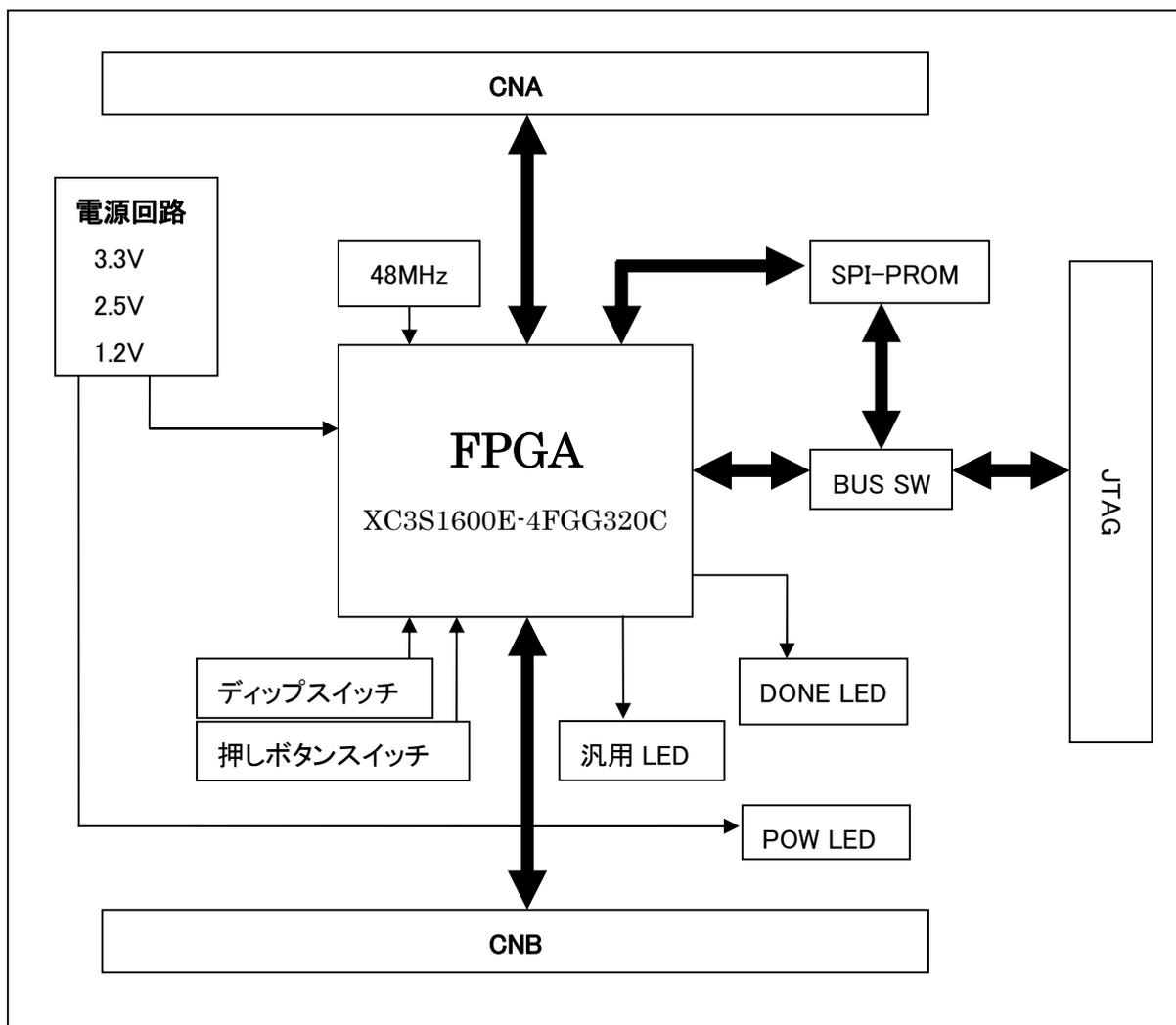


部品面



はんだ面

## 4.2 ブロック図



## 4.3 電源

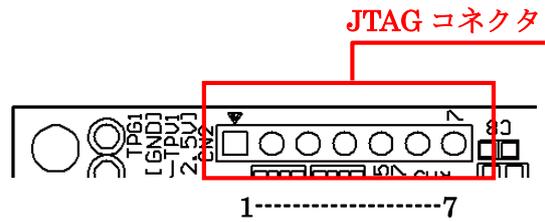
本ボードは、DC 3.3V単一電源で動作します。内部に必要な、2.5V、1.2V はオンボードのレギュレータにより生成されます。外部から供給する3.3V電源は充分安定して、充分な余裕のあるものをご用意ください。電源は、CNA、CNB から供給してください。CNA は BANK-A、CNB は BANK-B の VCCIO となっております。適切な電源を供給してください。

**いずれも 3.3V を超えることはできません。**

詳しくは FPGA のデータシート回路図などを参照してください。また電源の立ち上がりは単調増加である必要があります。良質の電源を使用するようにしてください。

#### 4.4 JTAG コネクタ

FPGA へのコンフィギュレーションや SPI-PROM への ISP に用います。ピン配置は次表のとおりです。



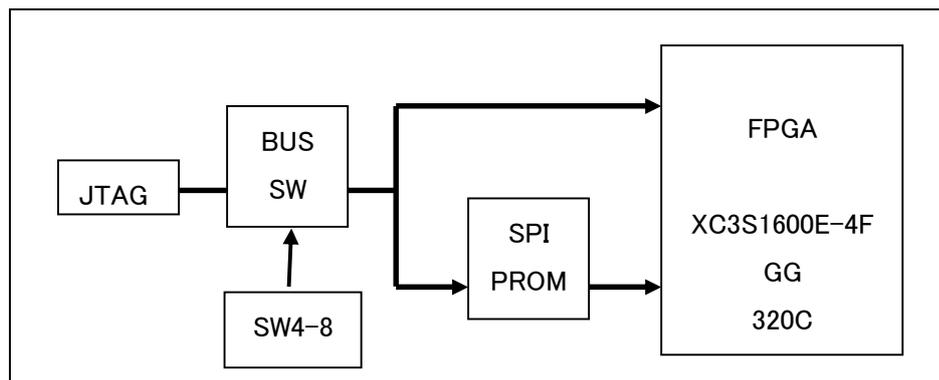
信号名	ピン番号	方向
GND	1	I/O
TCK	2	IN
TDO	3	OUT
TMS	4	IN
VCC(3.3V)	5	OUT(POW)
TDI	6	IN
GND	7	I/O

XILINX 社の純正ケーブルなどを用いることができます。

#### 注意

ダウンロードケーブルとコネクタの対応に注意して接続して下さい。

JTAG チェインには BUS SW を介して SPI-PROM と FPGA の両方に接続されています。



iMPACT により、いずれかを選択し、SPI-PROM ならば ISP(書き込み)、FPGA ならば Configuration を行ってください。

## 5. ディップスイッチの説明

XCM-106 のディップスイッチ(SW4)は以下のように割り付けられています。SW を ON で Low に固定されます。

SW4

番号	1	2	3	4	5	6	7	8
記号	VS0	VS1	VS2	HSWAP_EN	M2	M1	M0	X_PROG
出荷時	OFF	OFF	OFF	OFF	OFF	ON	OFF	OFF
説明	SPI コンフィグモード設定				モード セレクト ピン			

	SPI	JTAG
M[2..0]モードピンの設定	<ON:ON:OFF>	<OFF:ON:OFF>

- 1、2、3 : SPI コンフィギュレーションモード

XCM-106 は M25P80 を使用のため OFF 固定

- 4 : HSWAP\_EN

HSWAP\_EN を ON にすると Low レベルになり、選択したコンフィギュレーションモードで使用されない I/O ピンおよび入力のみピンすべてのプルアップ抵抗がアクティブになります。

- 5、6、7 : モードセレクトピン

上記を参照し、各コンフィギュレーションモードを設定してください。

- 8 : ターゲット設定

OFF: JTAG(FPGA)

ON : SPI-PROM

## 6. FPGA コンフィギュレーション

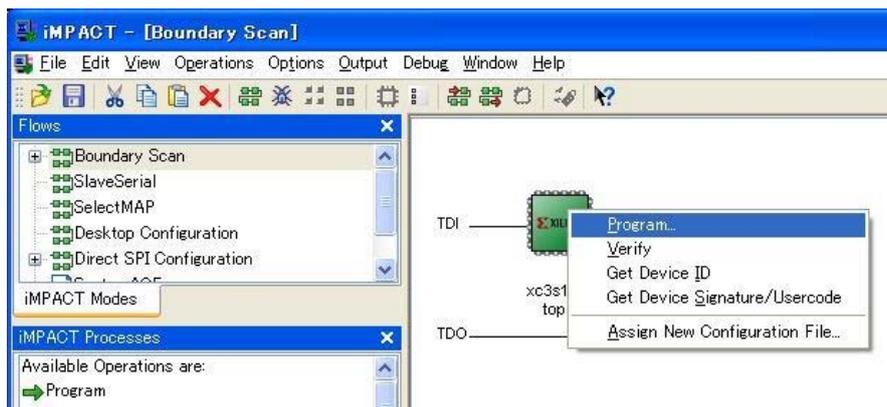
### 6.1 ディップスイッチ(SW4)の設定

FPGA にコンフィギュレーションする際、ディップスイッチの設定が必要です。  
ディップスイッチを下記のように設定してください。

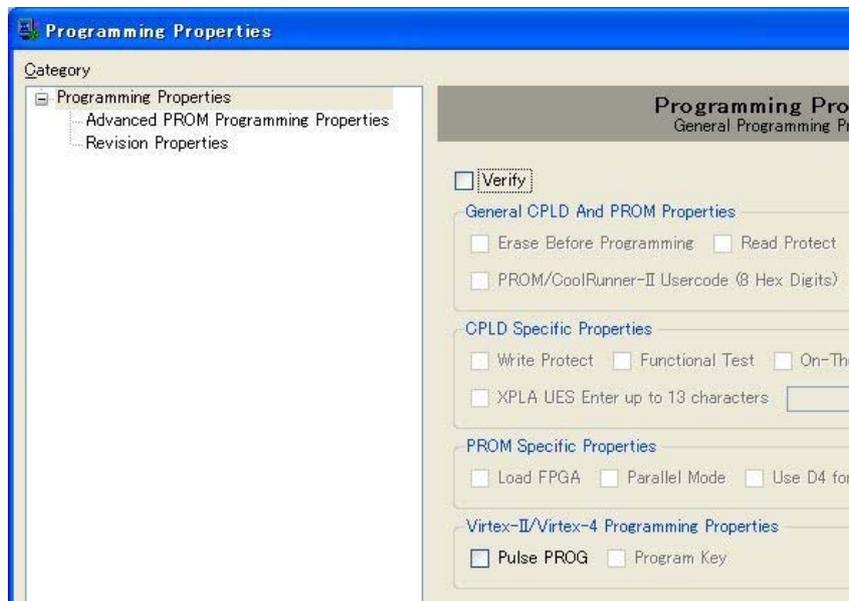
SW4

	1	2	3	4	5	6	7	8
ON						■		
OFF	■	■	■	■	■		■	■

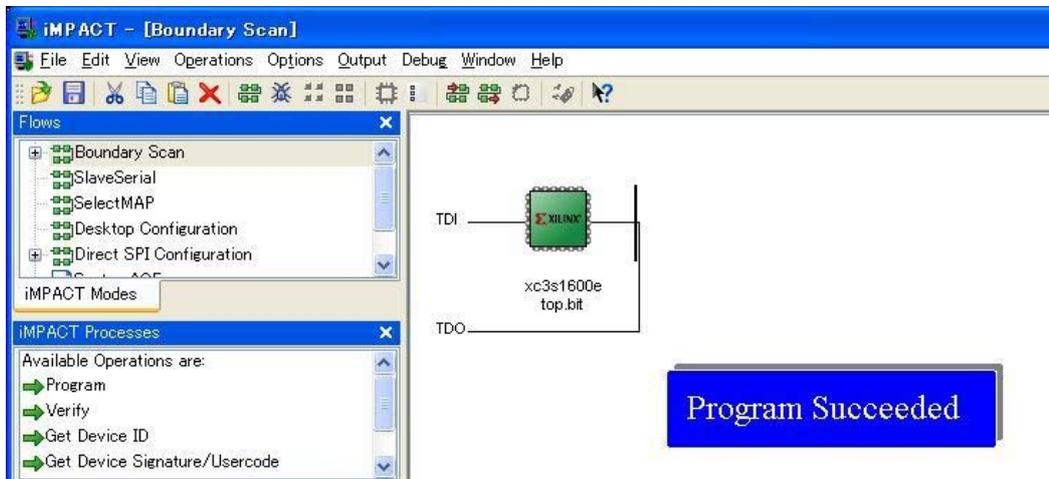
- ▼ FPGA へのコンフィギュレーションは iMPACT により行います。iMPACT を起動し [File]-[Initialize Chain]をクリックすると、FPGA が認識されます。FPGA に対して bit ファイルを割り付けてください。



- ▼ デバイスのアイコン上で右クリックをし、[Program...]をクリックします。FPGA へのコンフィギュレーションの際は、通常[Verify]のチェックを外してください。



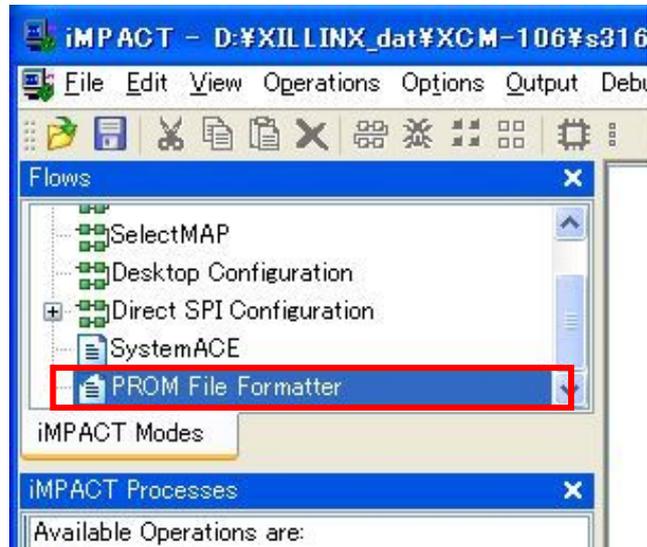
- ▼ 書き込みが成功すると、[Program Succeeded]と表記されます。



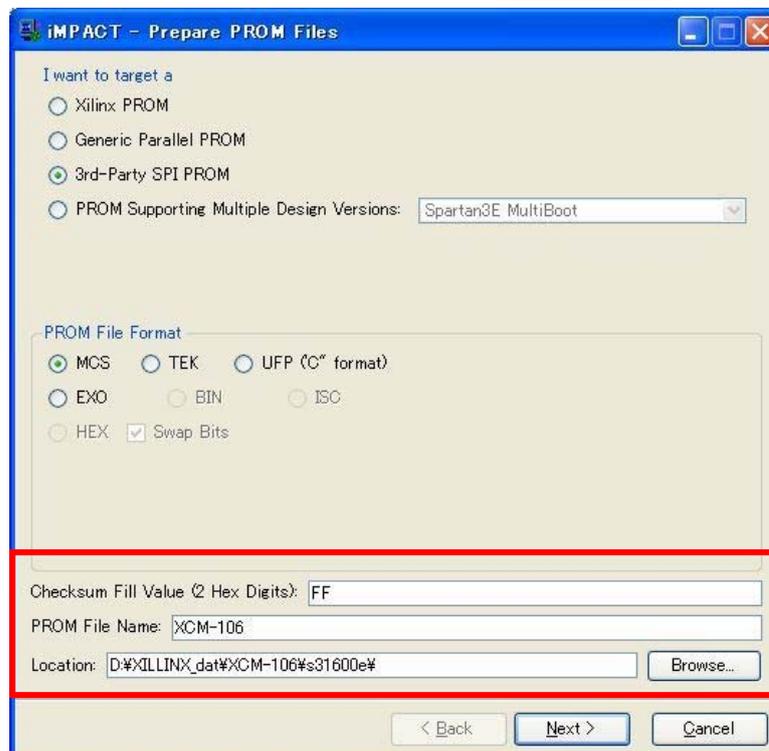
## 7. SPI-PROM への書き込み

### 7.1 MSC データ作成方法

- ▼ 下図 赤枠[PROM File Formatter]上でダブルクリックします。



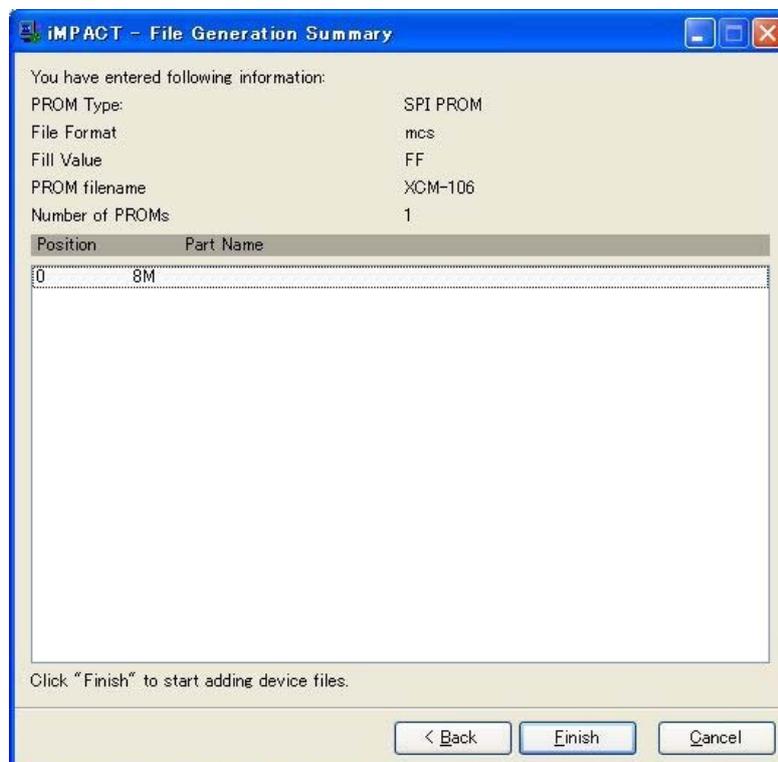
- ▼ 次に、下図のようにチェックを入れ、File Name と Location(保存先)を指定し Next>をクリックします。



- ▼ 次に、XCM-106 は M25P80 を使用しているので、Select SPI PROM Density(bits)は **8M** を選択します。下図のようになれば **Next** をクリックします。



- ▼ 次に、**Finish** をクリックします。



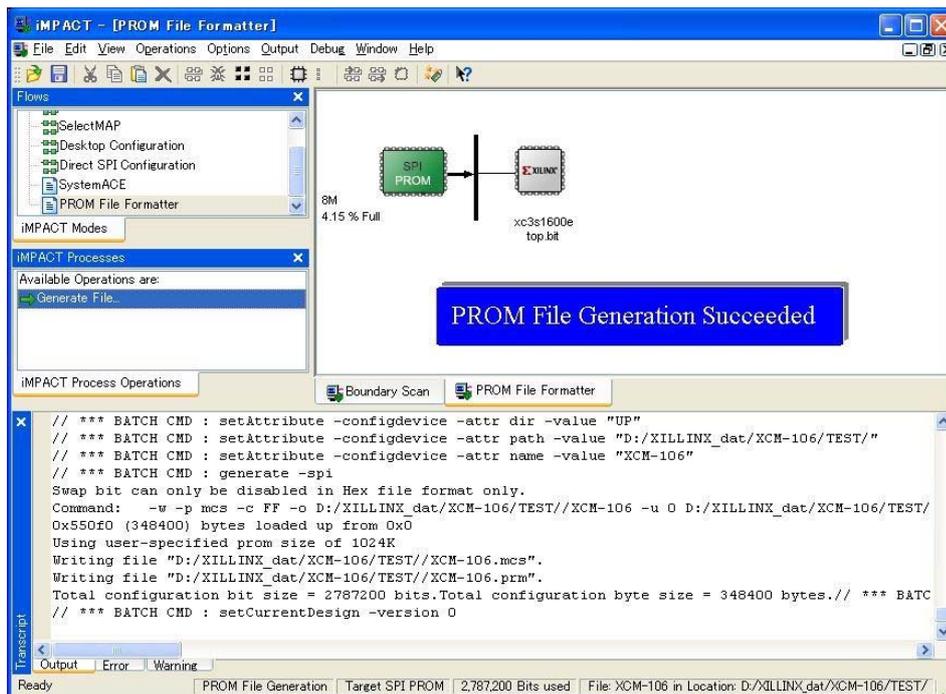
- ▼ 次に、下図ダイアログが表示されますので **OK** をクリックし、bit ファイルを指定します。



- ▼ 次に、作成した bit ファイルを割り当てます。



- ▼ 次に、iMPACT Processes のタブにある[Generate File...]をダブルクリックします。下記のように PROM File [Generation Succeeded]と表記されれば完了です。



## 7.2 ディップスイッチ(SW4)の設定

SPI-PROM に書き込む際、ディップスイッチの設定が必要です。ディップスイッチを下記のように設定してください。(4-7 は設定不要)

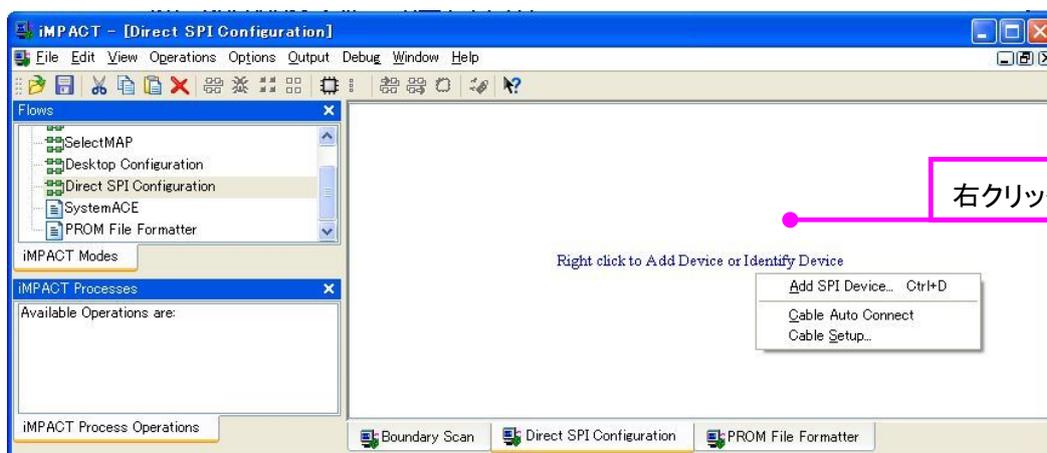
SW4

	1	2	3	4	5	6	7	8
ON						■		
OFF	■	■	■	■	■		■	■

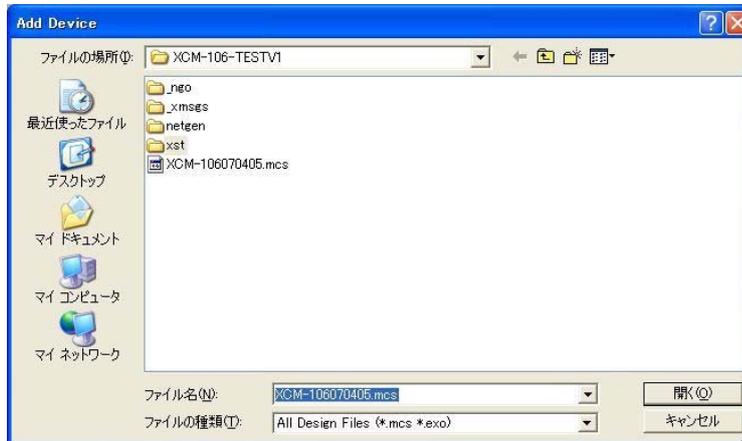
## 7.3 SPI-PROM へのデータ書き込み方法

SPI-PROM へのデータ書き込みは iMPACT により行います。

- ▼ iMPACT を起動し[Direct SPI Configuration]のタブをクリックしてください  
右クリックし [Add SPI Device]をクリックします 7.1 項で作成した MCS ファイルを選択してください。



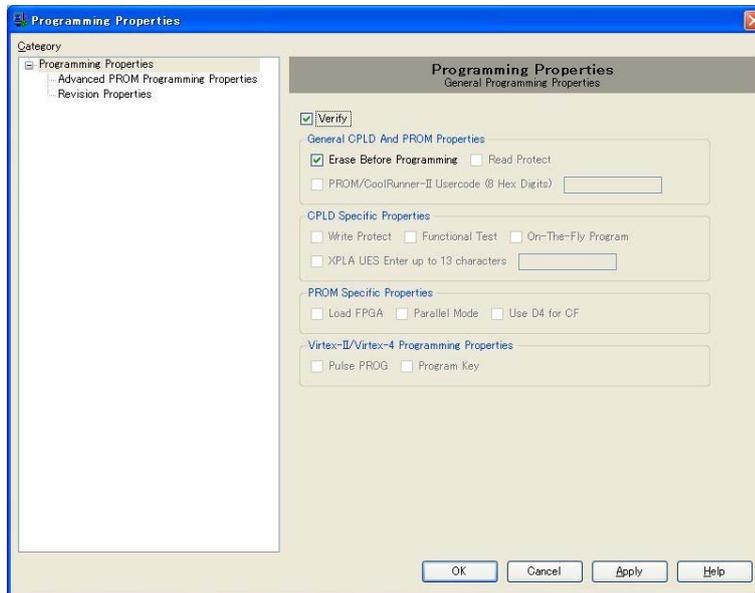
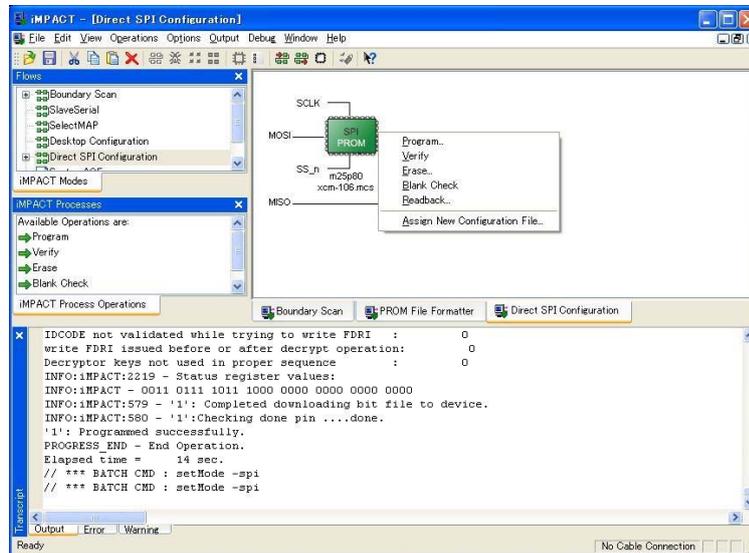
- ▼ 7.1 項で作成した MCS ファイルを選択してください。



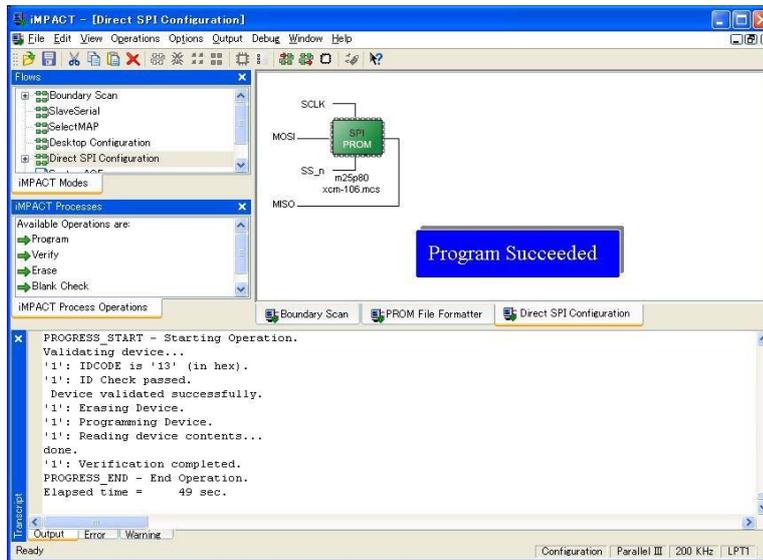
- ▼ 次に SPI-PROM の種類を選択してください。XCM-106 では ST マイクロエレクトロニクスの M25P80 を使用しています。M25P80 を選択してください。



- ▼ 下図のようになれば SPI-PROM に MCS ファイルを割り当てることができました。SPI-PROM 上で右クリックし [Program...] をクリックしてください。



- ▼ [Program Succeeded]が表示されれば終了です。



## 7.4 SPI-PROM からコンフィギュレーション

SPI-PROM からコンフィギュレーションする際、ディップスイッチの設定が必要です。

ディップスイッチを下記のように設定し、電源を入れると SPI-PROM から FPGA にコンフィギュレーションされます。

	1	2	3	4	5	6	7	8
ON					■	■		
OFF	■	■	■	■			■	■

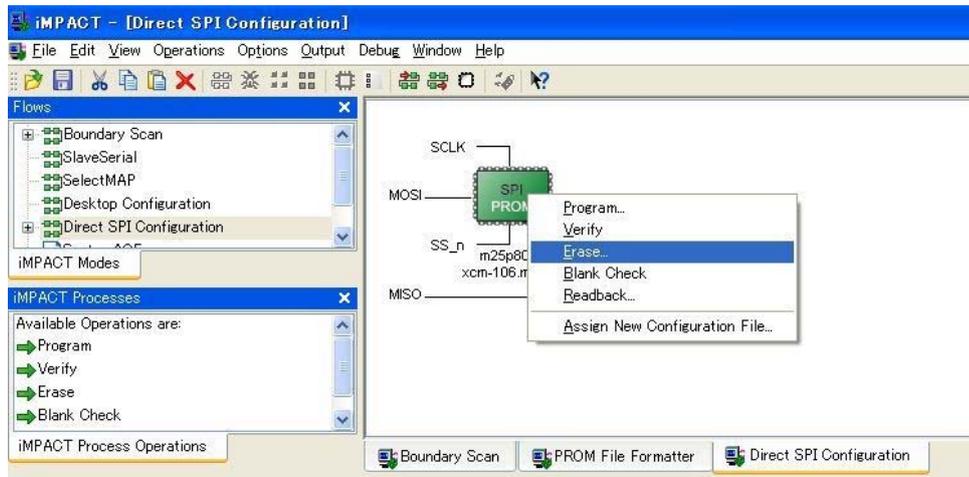
## 7.5 SPI-PROM データの消去方法

SPI-PROM に書き込む際ディップスイッチの設定が必要です。

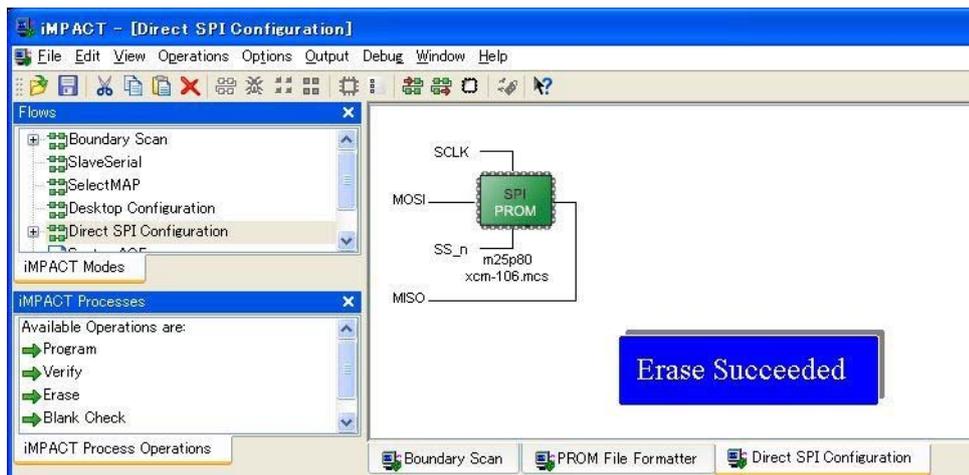
ディップスイッチを下記のように設定してください。(4-7 は設定不要)

	1	2	3	4	5	6	7	8
ON						■		■
OFF	■	■	■	■	■		■	

- ▼ SPI-PROM 上で右クリックし[Erase...]をクリックしてください。



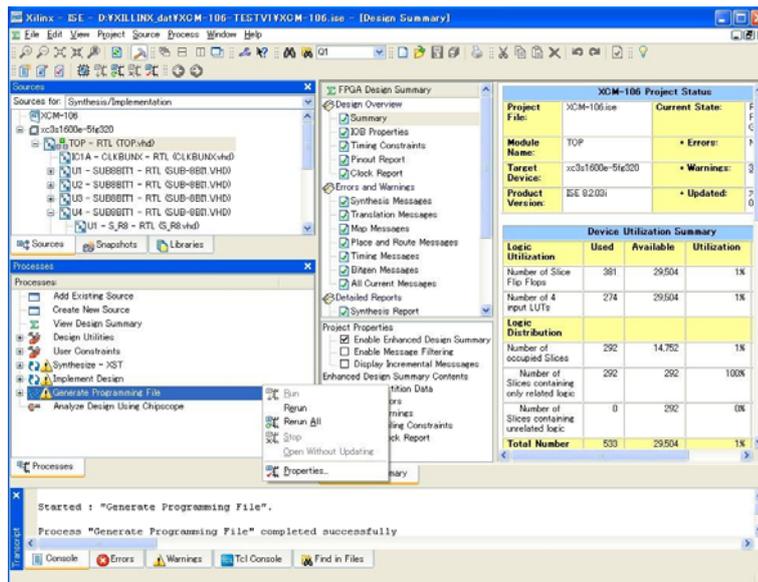
- ▼ [Erase Succeeded]と表示されれば終了です。



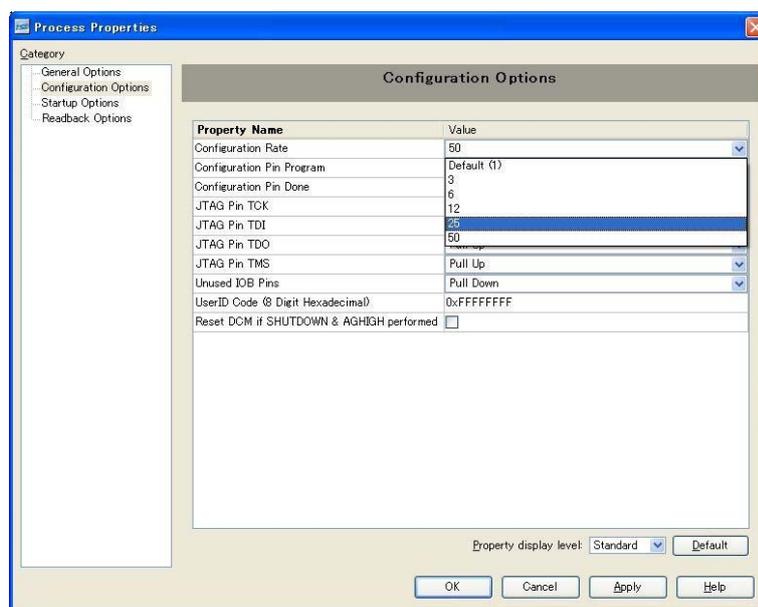
## 8. Configuration Rate の設定

XCM-106 では Configuration Rate の設定が可能です。以下に Configuration Rate の設定方法を示します。

- ▼ ISE の Processes のタブにある[Generate Programming File]で右クリックしてくし、[Properties...]をクリックしてください。



- ▼ [Configuration Options]の[Configuration Rate]を 25 に設定し[OK]をクリックしてください。



## 9. コネクタピン割付表

### 9.1 ユーザ I/O (CNA)

BANK Group	NET LABEL	FPGA ピン	CNA ピン#		FPGA ピン	NET LABEL	BANK Group
A	V33_A	3.3V	1	2	3.3V	V33_A	A
A	V33_A	3.3V	3	4	3.3V	V33_A	A
	電源予約	電源予約	5	6	電源予約	電源予約	
	電源予約	電源予約	7	8	電源予約	電源予約	
	N.C	N.C	9	10	N.C	N.C	
A	GND	GND	-	-	GND	GND	A
A	CLKA1	R10	11	12	P10	CLKA0	A
	N.C	N.C	13	14	N.C	N.C	
	N.C	N.C	15	16	N.C	N.C	
A	IOA0	G13	17	18	R6	IOA32	A
A	IOA1	G14	19	20	P6	IOA33	A
A	IOA2	C17	21	22	N7	IOA34	A
A	IOA3	C18	23	24	P7	IOA35	A
A	IOA4	D16	25	26	N8	IOA36	A
A	IOA5	D17	27	28	P8	IOA37	A
A	IOA6	F14	29	30	J14	IOA38	A
	GND	GND	-	-	GND	GND	
A	IOA7	F15	31	32	J15	IOA39	A
A	IOA8	G15	33	34	K12	IOA40	A
A	IOA9	G16	35	36	K13	IOA41	A
A	IOA10	F17	37	38	K14	IOA42	A
A	IOA11	F18	39	40	K15	IOA43	A
A	IOA12	H16	41	42	N11	IOA44	A
A	IOA13	H17	43	44	P11	IOA45	A
A	IOA14	J16	45	46	R8	IOA46	A
A	IOA15	J17	47	48	T8	IOA47	A
A	IOA16	H15	49	50	P13	IOA48	A
	GND	GND	-	-	GND	GND	
A	IOA17	H14	51	52	R13	IOA49	A
A	IOA18	J13	53	54	R18	IOA50	A
A	IOA19	J12	55	56	T18	IOA51	A
A	IOA20	L16	57	58	T17	IOA52	A
A	IOA21	L15	59	60	U18	IOA53	A
A	IOA22	M18	61	62	R14	IOA54	A
A	IOA23	N18	63	64	T14	IOA55	A
A	IOA24	P17	65	66	R12	IOA56	A
A	IOA25	P18	67	68	T12	IOA57	A
A	IOA26	M16	69	70	R5	IOA58	A
	GND	GND	-	-	GND	GND	

A	IOA27	M15	71	72	T5	IOA59	A
A	IOA28	L18	73	74	V13	IOA60	A
A	IOA29	L17	75	76	V12	IOA61	A
A	IOA30	M14	77	78	U9	IOA62	A
A	IOA31	M13	79	80	V9	IOA63	A

## 9.2 ユーザ I/O (CNB)

BANK Group	NET LABEL	FPGA ピン	CNB ピン#		FPGA ピン	NET LABEL	BANK Group
B	V33_B	3.3V	1	2	3.3V	V33_B	B
B	V33_B	3.3V	3	4	3.3V	V33_B	B
	電源予約	電源予約	5	6	電源予約	電源予約	
	電源予約	電源予約	7	8	電源予約	電源予約	
	N.C	N.C	9	10	N.C	N.C	
	GND	GND	-	-	GND	GND	
B	CLKB0	D10	11	12	E10	CLKB1	B
	N.C	N.C	13	14	N.C	N.C	
	N.C	N.C	15	16	N.C	N.C	
B	IOB0	A16	17	18	E9	IOB32	B
B	IOB1	B16	19	20	F9	IOB33	B
B	IOB2	A14	21	22	H6	IOB34	B
B	IOB3	B14	23	24	H5	IOB35	B
B	IOB4	E12	25	26	H4	IOB36	B
B	IOB5	F12	27	28	H3	IOB37	B
B	IOB6	C11	29	30	J5	IOB38	B
	GND	GND	-	-	GND	GND	
B	IOB7	D11	31	32	J4	IOB39	B
B	IOB8	E11	33	34	J2	IOB40	B
B	IOB9	F11	35	36	J1	IOB41	B
B	IOB10	C9	37	38	K6	IOB42	B
B	IOB11	D9	39	40	K5	IOB43	B
B	IOB12	A4	41	42	K4	IOB44	B
B	IOB13	B4	43	44	K3	IOB45	B
B	IOB14	C2	45	46	L1	IOB46	B
B	IOB15	C1	47	48	L2	IOB47	B
B	IOB16	A6	49	50	L3	IOB48	B
	GND	GND	-	-	GND	GND	
B	IOB17	B6	51	52	L4	IOB49	B
B	IOB18	E1	53	54	M3	IOB50	B
B	IOB19	E2	55	56	M4	IOB51	B
B	IOB20	F1	57	58	P2	IOB52	B
B	IOB21	F2	59	60	P1	IOB53	B
B	IOB22	E8	61	62	R3	IOB54	B

B	IOB23	F8	63	64	R2	IOB55	B
B	IOB24	H1	65	66	T1	IOB56	B
B	IOB25	H2	67	68	T2	IOB57	B
B	IOB26	G5	69	70	N4	IOB58	B
	GND	GND	-	-	GND	GND	
B	IOB27	G6	71	72	N5	IOB59	B
B	IOB28	C3	73	74	G3	IOB60	B
B	IOB29	D1	75	76	L6	IOB61	B
B	IOB30	E13	77	78	M5	IOB62	B
B	IOB31	G9	79	80	M6	IOB63	B

) 注1

注1:コネクタピン#74,76 は差動ペアに配線されておられません

B:製品 Rev1 にて、AとなっていたIO です

### 9.3 オンボードクロック

周波数	NET LABEL	FPGA ピン#
48MHz	CLK0	M9
	CLK1	N9
	CLK2	A10
	CLK3	B10

### 9.4 汎用 LED

LED	NET LABEL	FPGA ピン#
L3	LED0	R11
L4	LED1	R9

### 9.5 汎用 SW

SW	NET LABEL	FPGA ピン#
SW1	RESET	U8
SW2	PSW1	V4
SW3	PSW0	V3

## 10. 参考資料について

改訂資料やその他参考資料は、必要に応じて各製品の資料ページに公開致します。

<http://www.hdl.co.jp/ftpdata/xcm-106/index.html>

[http://www.hdl.co.jp/support\\_c.html](http://www.hdl.co.jp/support_c.html)

- 回路図
- パターン図
- ネットリスト ...等

また下記サポートページも合わせてご活用ください。

<http://www.hdl.co.jp/spc/>

## 11. Rev1,Rev2 について

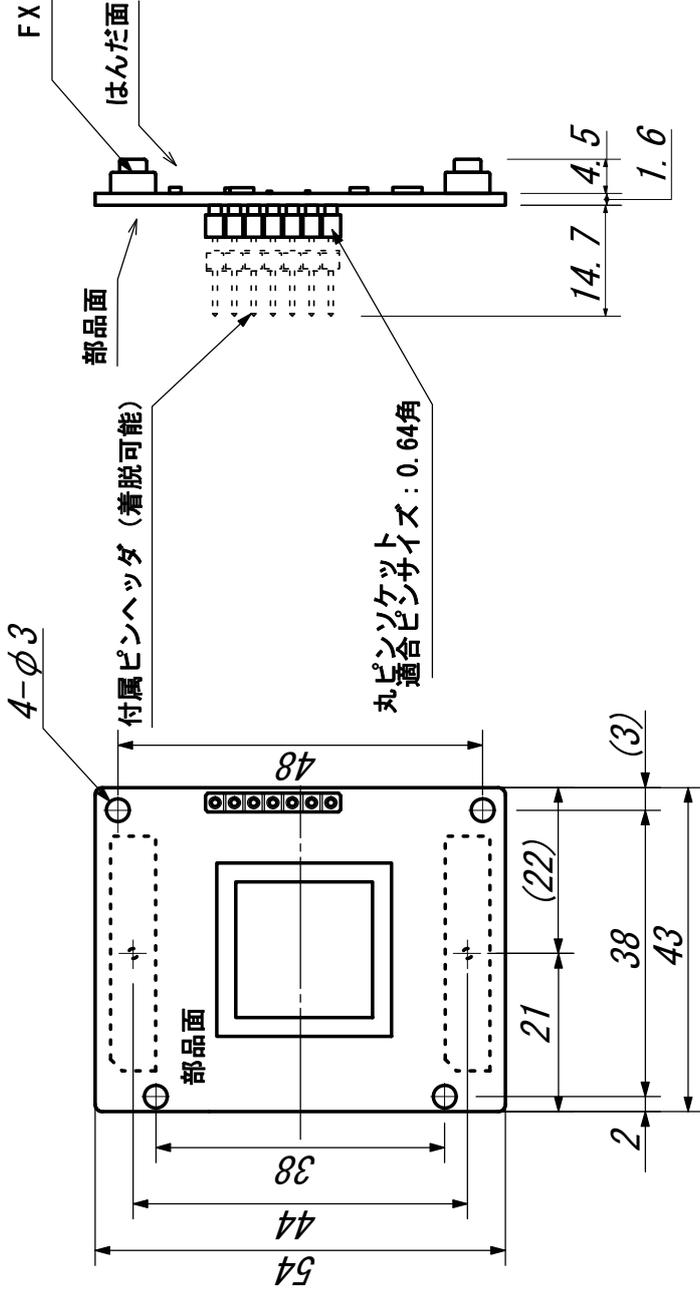
Rev1 では CNB が本来すべて BANK\_B になるべきところ BANK\_A と混在していました。

Rev2 では CNB をすべて BANK\_B として使用できます。

## 12. 付属資料

1. 基板外形図
2. 回路図 (別紙)

FX10A-80P/8-SV1 (HIROSE)



材質		個数	
仕上			

**HUMANDATA**

CHK

DWG

UNIT

TITLE

XCM-106 外形寸法図

SIZE

DWG NO

G-XCM-106

REV

A

---

## **Spartan3E ブレッドボード**

XCM-106 シリーズ  
ユーザーズマニュアル

2007/04/02 初版  
2007/04/27 第 2 版  
2007/08/31 第 3 版  
2007/12/10 第 4 版 (Rev2)  
2008/04/21 第 5 版 (Rev2)

2012/03/06 Ver.2.2 (Rev2)

---

## **有限会社ヒューマンデータ**

〒567-0034  
大阪府茨木市中穂積 1-2-10  
ジブラルタ生命茨木ビル

TEL 072-620-2002  
FAX 072-620-2003  
URL <http://www.hdl.co.jp/>

---