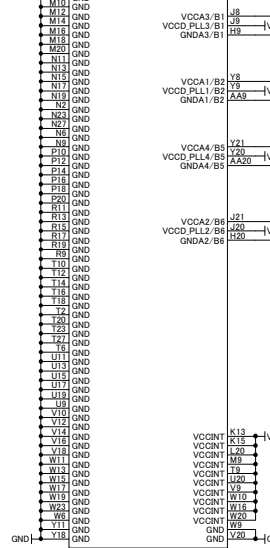
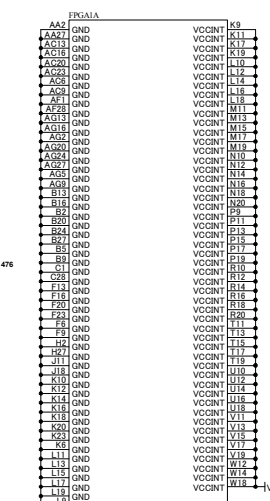
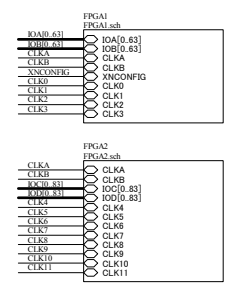
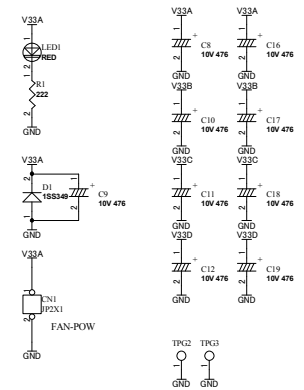
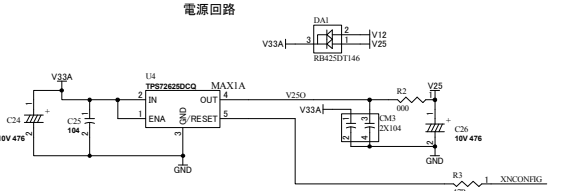
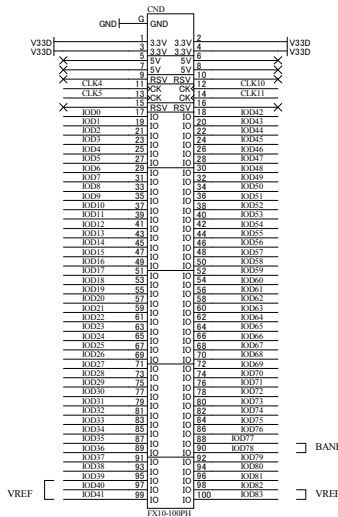
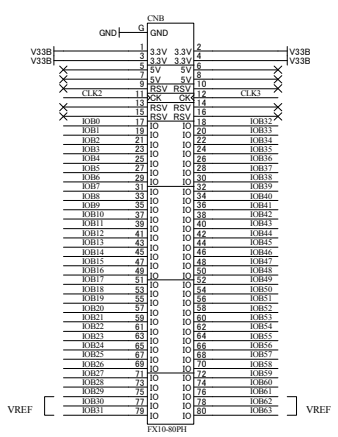
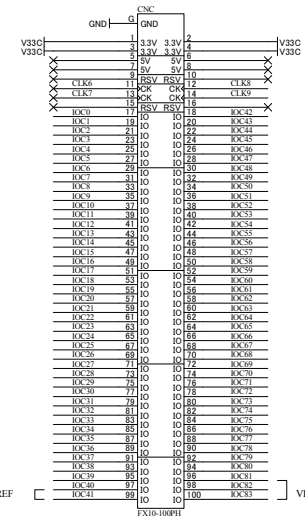
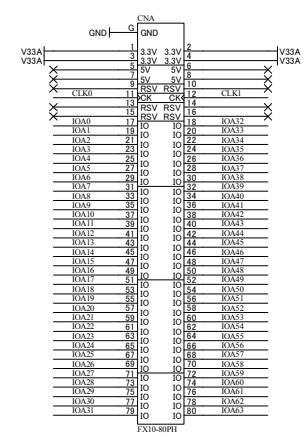


電源回路



【重要】これらのピンは、VCCINTに固定されています。設計データではタミー入力してください。

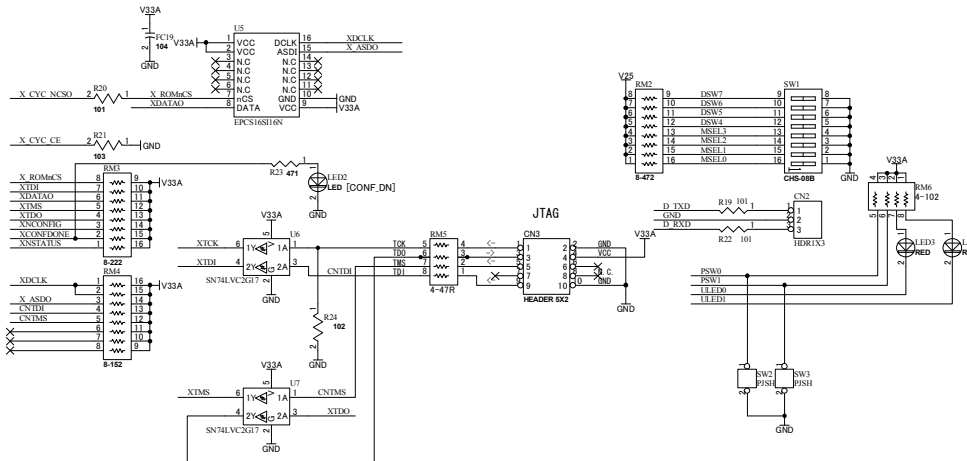
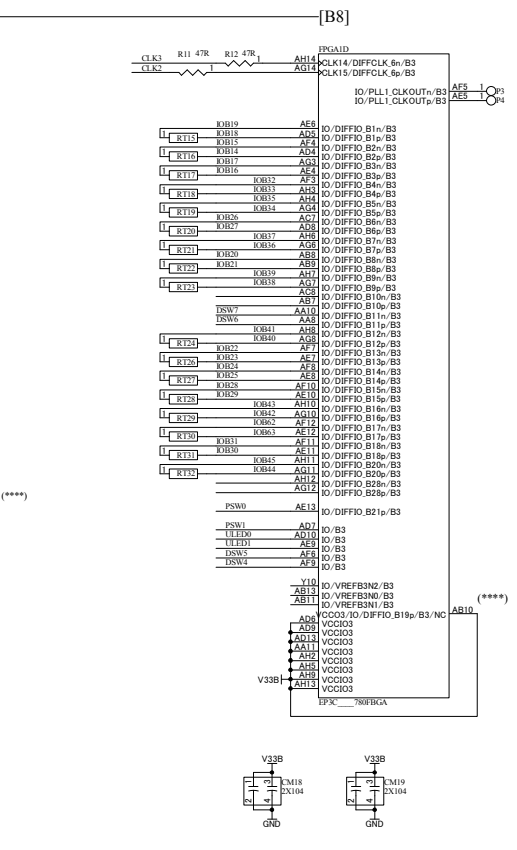
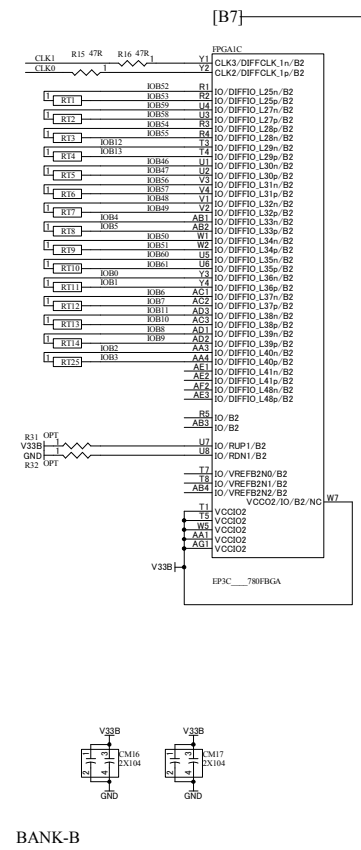
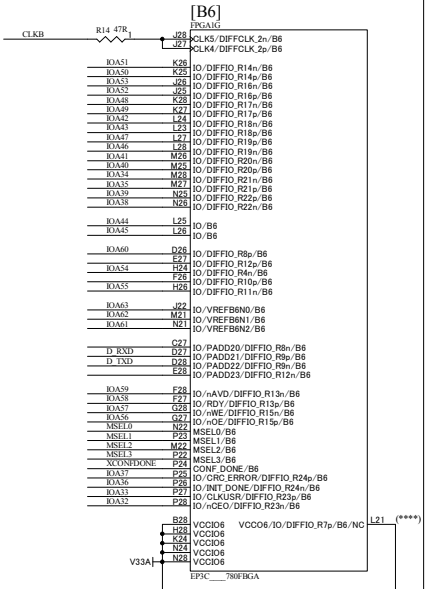
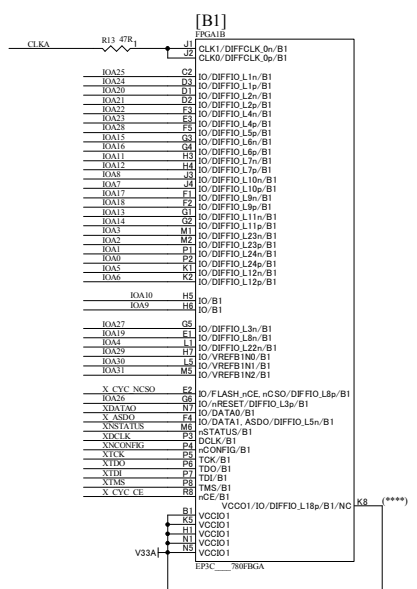
【重要】これらのピンは、GNDに固定されています。設計データではタミー入力してください。



(注) この回路図はEP3C120を基本にしています。

V12 V12  
V12A V12A  
V32A V32A  
V32B V32B  
V32C V32C  
V32D V32D  
GND GND

IOAQ[63] IOAO[63]  
IOBQ[63] IOBO[63]  
CLKA CLKA  
CLKB CLKB  
GLKA GLKA  
CLKS CLKS  
XNCONF0 XNCONF0  
CLK0 CLK0  
CLK1 CLK1  
CLK2 CLK2  
CLK3 CLK3



BANK-B

【重要】  
このように、VCCIOに固定されています。  
設計データではガムメーカとしてください。

(注) この回路図はEP3C120を基本にしています。

