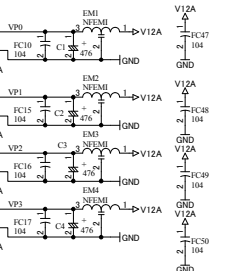
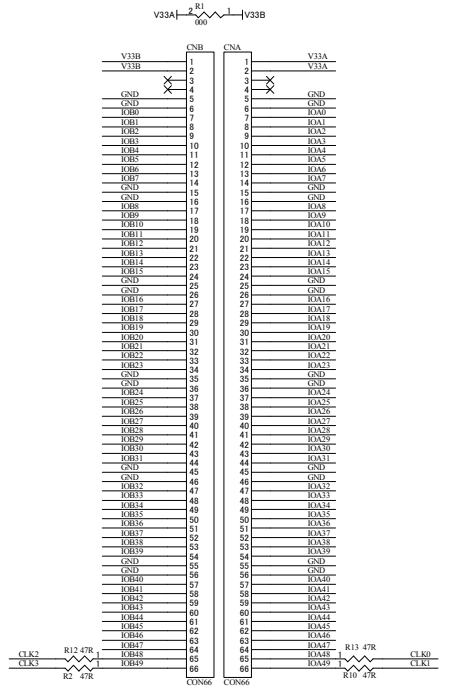
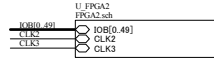
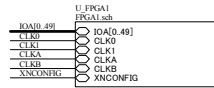
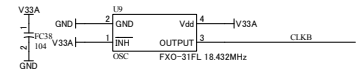
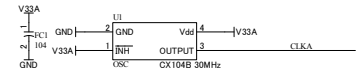
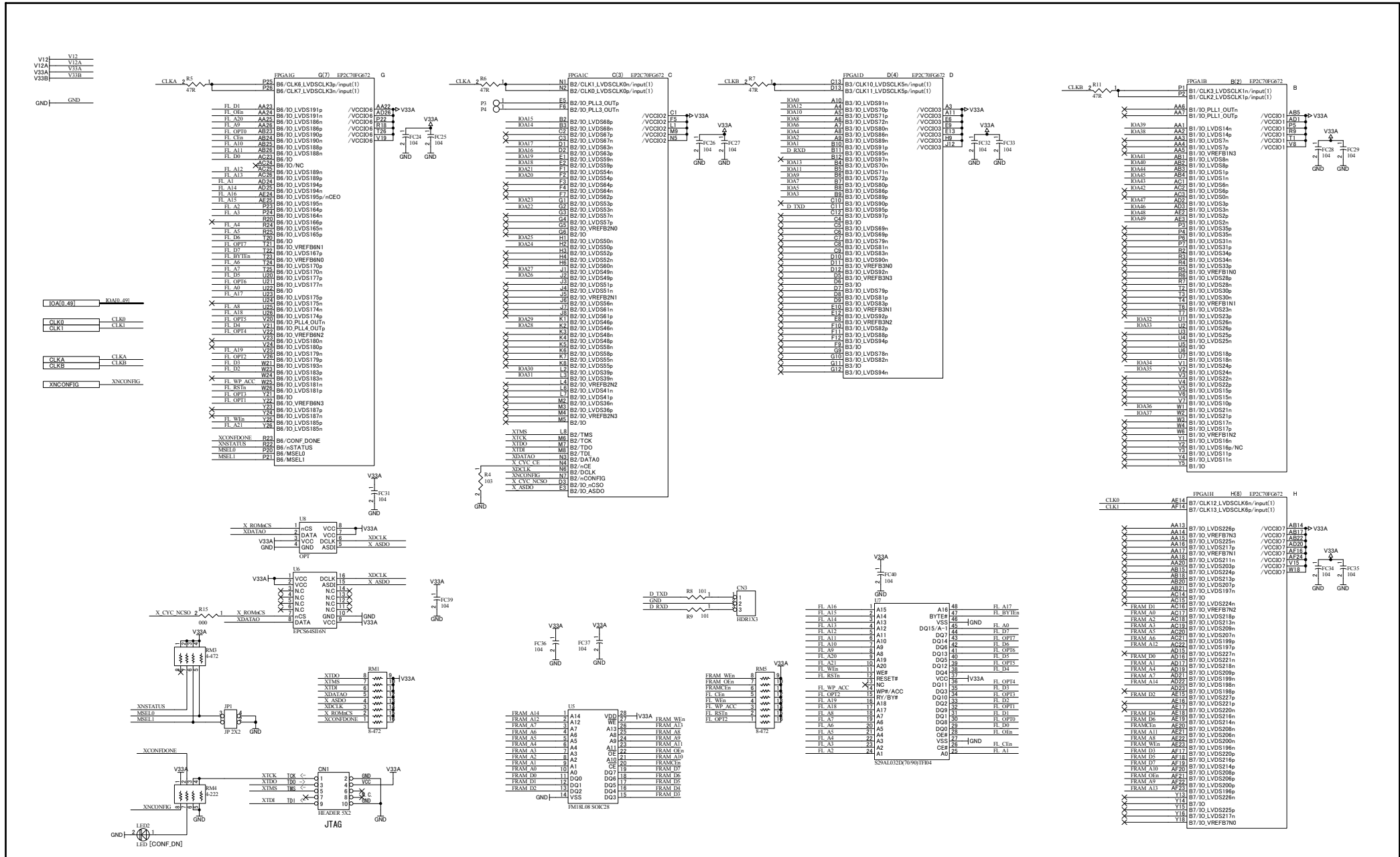


【重要】  
EP2C35の場合、これらのピンは、VCCINTに固定され、  
設計データではダミー入力してください。



【重要】  
EP2C35の場合、これらのピンは、GNDに固定されてい  
ます。  
設計データではダミー入力してください。

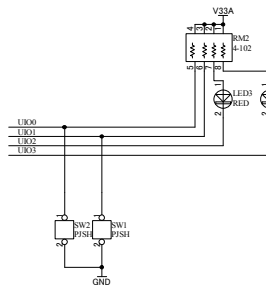
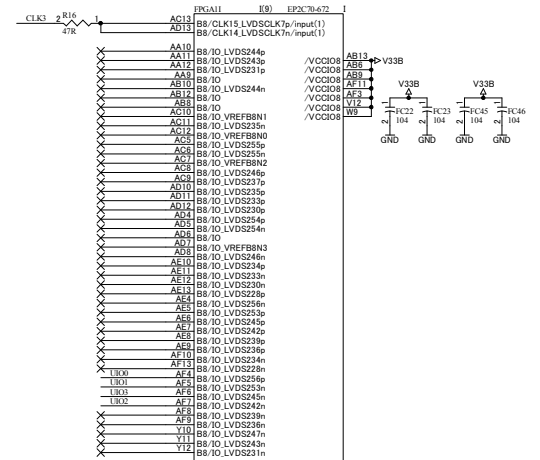
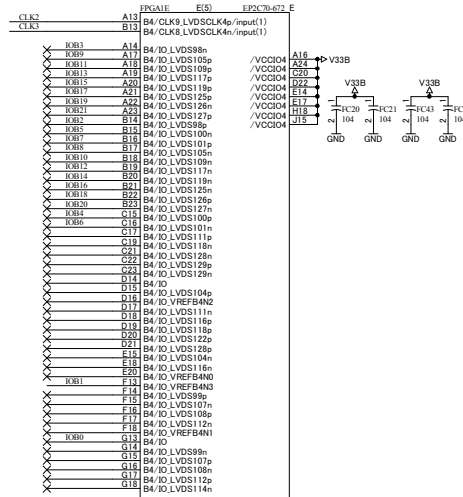
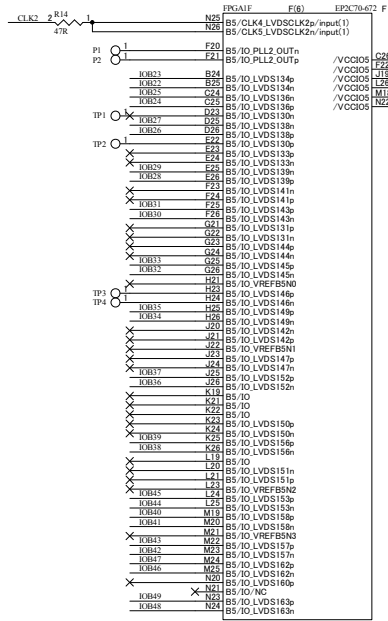




		2008/08/06	
		Cyclone2 Bread Board( FG672 )	
HuMANDATA LTD. OSAKA JAPAN www.hdl.co.jp		DOC. No. ACM-016	
Date: 6-Aug-2008 13:54:45		File: FPGA1.sch Sheet 2 of 3	

V12  
V12A  
V33A  
V33B

GND GND



		2008/08/06	
		-----	
HuMANDATA LTD. OSAKA JAPAN www.hdl.co.jp		Cyclone2 Bread Board( FG672 )	
Date: 6-Aug-2008 13:54:46		DOC. No. ACM-016	A1
File: FPGA2.sch		Sheet 3	of 3