

MAX ブレッドボード
ACM-001-1270
ユーザズマニュアル
第2版



ヒューマンデータ

目次

はじめに	1
ご注意	1
1. 製品の内容について	2
2. 各部の名称	3
2.1. 電源入力	4
2.2. JTAG コネクタ	4
3. コネクタピン割付表	5
4. ACM-001-1270 参考資料について	7
5. 付属資料	7

はじめに

この度は、MAX ブレッドボード / ACM-001 シリーズをお買い上げいただきまして誠にありがとうございます。

ACM-001-1270 は、アルテラ社の高性能 CPLD である MAX を用いた評価用ボードで、電源回路、リセット回路、クロック回路、コンフィグレーション回路、ISP 可能なコンフィグレーション ROMなどを装備した使いやすいボードになっています。

どうぞご活用ください。

ご注意

1. 本書の内容は、改良のため将来予告なしに変更することがありますので、ご了承願います。
2. 本書の内容については万全の記して作成しましたが、万一誤りなど、お気づきの点がございましたら、ご連絡をお願いいたします。
3. 本製品の運用の結果につきましては、2 . 項にかかわらず当社は責任を負いかねますので、ご了承願います。
4. 本書に記載されている使用と異なる使用をされ、あるいは本書に記載されていない使用をされた場合の結果については、当社は責任を負いません。
5. 本書および、回路図、サンプル回路などを無断で複写、引用、配布することはお断りいたします。

1. 製品の内容について

本パッケージには、以下のものが含まれています。万一、不足などがございましたら、弊社宛にご連絡ください。

CPLD ブレッドボード ACM-001-1270	1
付属品（予備ジャンパなど）	1
マニュアル（本書）	1
ユーザー登録はがき	1

型番と使用 CPLD について

MODEL	使用 CPLD
ACM-001-1270	EP1270T144C5

2. 各部の名称



2.1. 電源入力

本ボードは、DC **3.3V** 単一電源で動作します。

外部から供給する 3.3V 電源は充分安定して、充分な余裕のあるものをご用意ください。

電源は CN1、CN2、CN4 などから供給してください。

2.2. JTAG コネクタ

CPLD への ISP (In System Programming) 時に使用します。

ピン配置は次表のとおりです。

信号名	ピン番号	ピン番号	信号名
TCK	1	2	GND
TDO	3	4	VCC(3.3V)
TMS	5	6	-
-	7	8	-
TDI	9	10	GND

弊社製ダウンロードケーブル B L 3、B L K I T の 1 0 ピンコネクタと 1 : 1 で対応しています。

ALTERA 社の純正ケーブルを用いることもできます。

3. コネクタピン割付表

CN1

PIN #	FPGA ピン番号	備考
1	3.3V	電源
2	3.3V	電源
3	N.C	5V 電源予約
4	N.C	5V 電源予約
5	GND	
6	GND	
7	108	
8	107	
9	106	
10	105	
11	104	
12	103	
13	102	
14	101	
15	GND	
16	GND	
17	98	
18	97	
19	96	
20	95	
21	94	
22	93	
23	88	
24	87	
25	GND	
26	GND	
27	86	
28	85	
29	84	
30	81	
31	80	
32	79	
33	78	

PIN #	FPGA ピン番号	備考
34	77	
35	GND	
36	GND	
37	76	
38	75	
39	74	
40	73	
41	72	
42	71	
43	70	
44	69	
45	GND	
46	GND	
47	68	
48	67	
49	66	
50	63	
51	62	
52	59	
53	58	
54	57	
55	GND	
56	GND	
57	55	
58	53	
59	52	
60	51	
61	50	
62	49	
63	48	
64	45	
65	44	
66	43	

CN2

PIN #	FPGA ピン番号	備考
1	3.3V	電源
2	3.3V	電源
3	N.C	5V 電源予約
4	N.C	5V 電源予約
5	GND	
6	GND	
7	109	
8	110	
9	111	
10	112	
11	113	
12	114	
13	117	
14	118	
15	GND	
16	GND	
17	119	
18	120	
19	121	
20	122	
21	123	
22	124	
23	125	
24	127	
25	GND	
26	GND	
27	129	
28	130	
29	131	
30	132	
31	133	
32	134	
33	137	

PIN #	FPGA ピン番号	備考
34	138	
35	GND	
36	GND	
37	139	
38	140	
39	141	
40	142	
41	143	
42	1	
43	2	
44	3	
45	GND	
46	GND	
47	4	
48	5	
49	6	
50	7	
51	8	
52	11	
53	12	
54	13	
55	GND	
56	GND	
57	14	
58	15	
59	16	
60	21	
61	22	
62	23	
63	24	
64	27	
65	28	
66	29	

4. ACM-001-1270 参考資料について

追加資料や参考資料がつけられた場合は
製品サポートページ

http://www.hdl.co.jp/support_c.html

にデータをアップロードすることにいたします。

拡張子 “.exe” のときは、自己解凍ファイルといたします。

ときどきチェックしていただき必要に応じてご利用くださいませ。

5. 付属資料

1. 基板回路図

MAX ブレッドボード

ACM-001-1270

ユーザーズマニュアル

2004/11/16 初版

2005/06/23 第2版

有限会社ヒューマンデータ

〒567-0034

大阪府茨木市中穂積1-2-51

シャトー春日第3ビル

TEL 072-620-2002

FAX 072-620-2003

URL <http://www.hdl.co.jp/>

Mail support@hdl.co.jp
