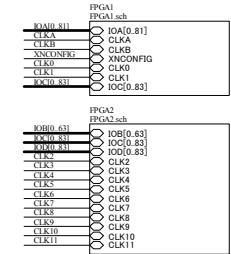
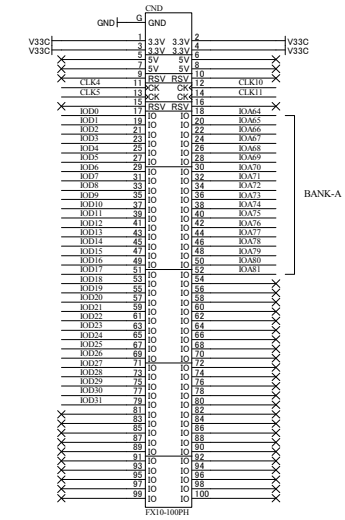
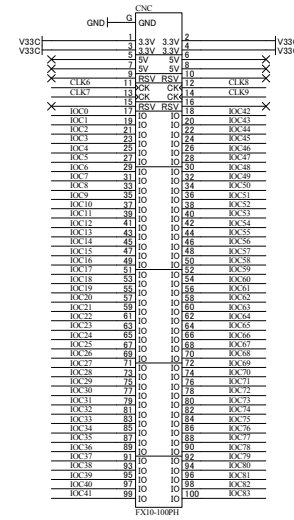
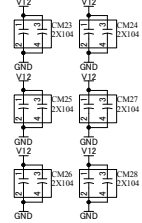
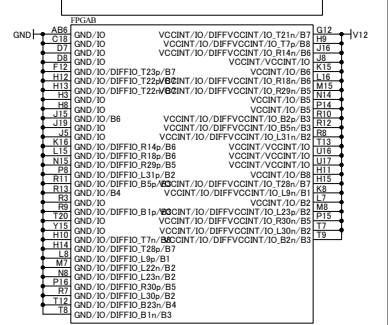



【重要】
これらのピンは、VCCINTに固定されています。
設計データではダマスカムにしてください。



(注)この回路図はFPC16を基本にしています。


2008/10/28

HuMANDATA LTD.
OSAKA JAPAN
www.hdl.co.jp

Cyclone3 Bread Board(F484)

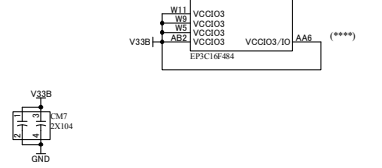
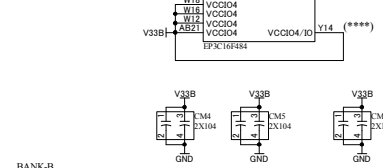
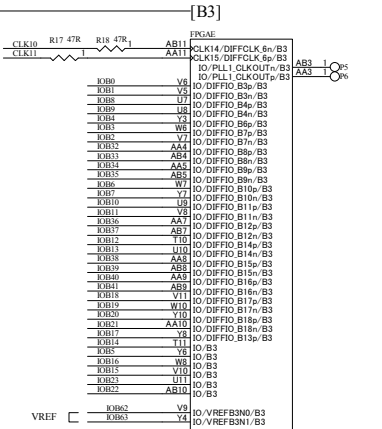
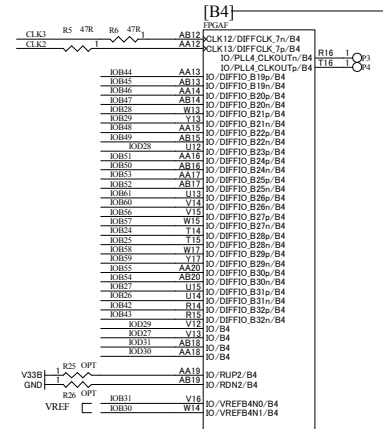
DOC. No.
ACM-203
B1

Date: 28-Oct-2008 09:18:14
File: ACM203B.sch
Sheet 1 of 3

V12	V12
V12A	V12A
V33A	V33A
V33B	V33B
V33C	V33C
GND	GND

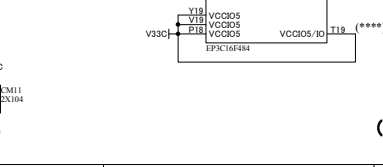
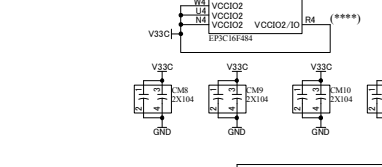
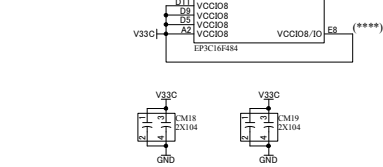
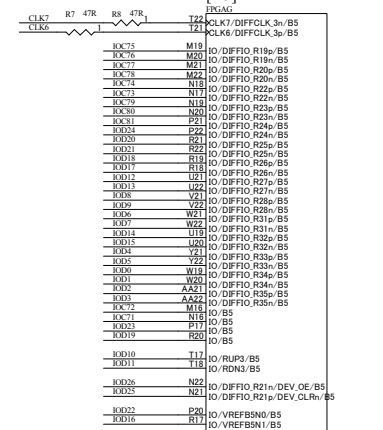
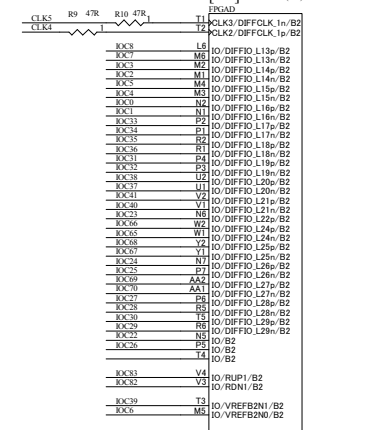
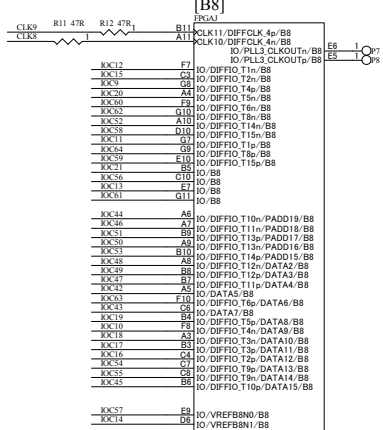
IOB0_031	IOB0_031
IOB0_031	IOB0_031
IOB0_031	IOB0_031

CLK2	CLK2
CLK3	CLK3
CLK4	CLK4
CLK5	CLK5
CLK6	CLK6
CLK7	CLK7
CLK8	CLK8
CLK9	CLK9
CLK10	CLK10
CLK11	CLK11



BANK-B

BANK-C



【重要】
このシートは、VCCIOに固定されています。
設計データではダミー入力としてください。

(注)この回路図はEP3C16を基本にしています。

	2008/10/28		
	HuMANDATA LTD. OSAKA JAPAN www.hdl.co.jp	Cyclone3 Bread Board(F484)	
Date: 28-Oct-2008 09:18:16	File: FPGA2.sch	DOC. No. ACM-203	B1
Sheet 3 of 3			