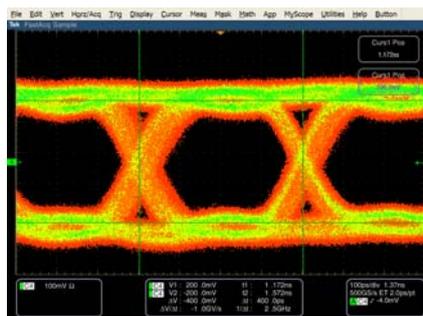




(ほぼ原寸大です)

XCM-112 シリーズは、XILINX 社の高性能 FPGA である、Kintex-7 (FBG484) を搭載した、ブレッドボード (FPGA 基板 /FPGA ボード) です。

Kintex-7 の評価や試作にご活用いただけます。



高速トランシーバのアイパターン例

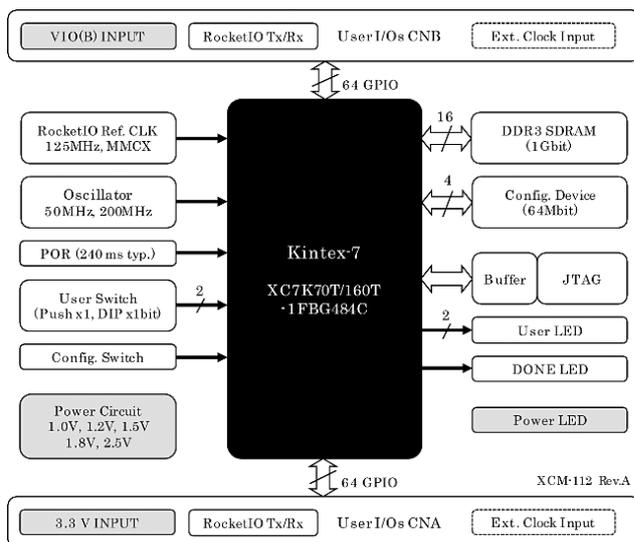
device : XC7K160T-1FBG484C
Data Pattern: PRBS-7
Channel : 0_115
Data Rate: 2.5Gbps
Reference Clock: 125MHz
Diff Swing: 800mV
Pre-emphasis: 0dB

※ 外観など予告なく変更になる場合がございます。

機能・内容

- ・ XC7K70T-1FBG484C または XC7K160T-1FBG484Cを搭載
- ・ 豊富なI/Oを外部引き出し (128本)
- ・ オンボードクロック
汎用 : 50MHz (LVTTTL), 200MHz (LVDS)
外部入力可能 (CNA/CNB)
- ・ RocketIO評価可能 TX/RX 各2ch
リファレンスクロック : 125MHz (LVDS)
外部入力可能 (MMCX)
- ・ コンフィギュレーションROM
- ・ DDR3 SDRAM 搭載
- ・ 7ピンJTAGコネクタ装備
FPGAへのコンフィギュレーション
コンフィギュレーションROMへのISP
JTAG Buffer回路で、安定したダウンロードを実現
- ・ 汎用LED 2個
- ・ 汎用スイッチ 2個 (Push x1、DIPスイッチ x1bit)
- ・ 3.3V単一電源動作
1.0V、1.2V、1.5V、1.8V、2.5Vをボード内で生成
電源シーケンサ搭載 (投入時)
- ・ VCC0を分離 (CNB) (製造時には3.3Vでテスト)
- ・ コンフィギュレーション用リセット回路
- ・ 8層基板を採用
- ・ I/Oの配線長コントロール (メモリは別途管理)
- ・ ハーフカードサイズ 54mm x 43mm
- ・ RoHS指令対応

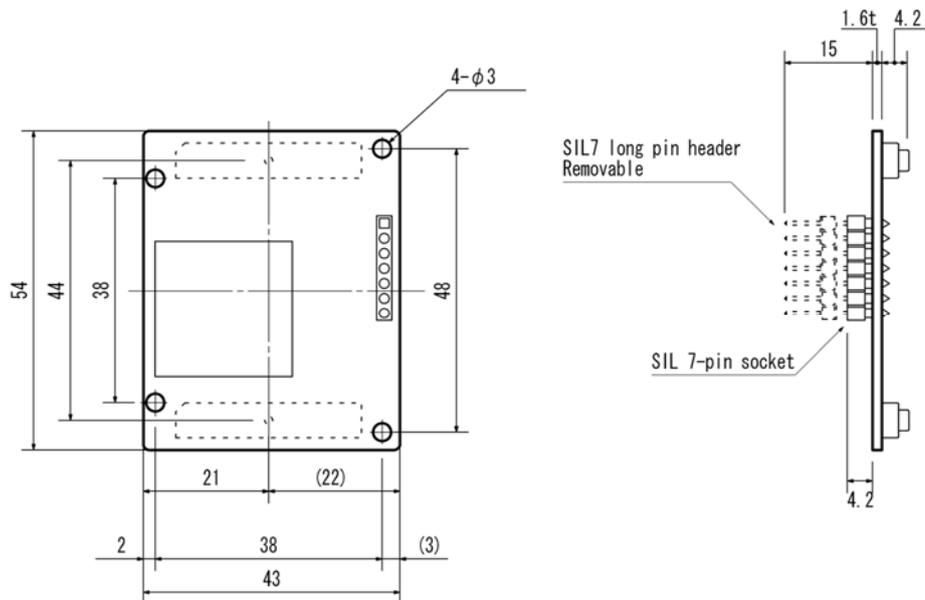
ブロック図



製品構成

- ・ XCM-112-*** 1
- ・ 付属品 (ターゲット用コネクタなど) 1

外形図 (mm)



マニュアル等の詳細資料は、各製品ページにある  この製品の資料 よりご覧下さい。

有限会社ヒューマンデータ



〒567-0034 大阪府茨木市中穂積1-2-10
 茨木ビル
 TEL 072-620-2002 FAX 072-620-2003
 URL <https://www.hdl.co.jp>