



(ほぼ原寸大です)

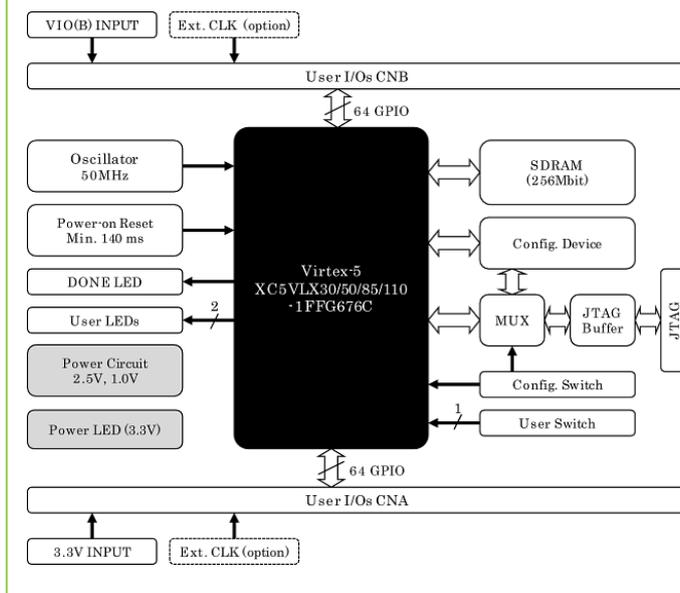
XCM-109 シリーズは、XILINX 社の高性能 FPGA である、Virtex-5 を搭載した、ブレッドボード (FPGA ボード) です。当社で一番小さいシリーズに SDRAM を搭載いたしました。Virtex-5 の評価や試作にご活用いただけます。

※ 外観など予告なく変更になる場合がございます。

機能・内容

- ・ Virtex-5 (XC5VLX) の676ピンBGAチップ搭載
- ・ 128本のI/Oを外部引き出し
- ・ コンフィギュレーションSPI-ROM 搭載
Micron: M25P16 (LX30/LX50) または
M25P32 (LX85/LX110)
- ・ SDRAM搭載
MT48LC16M16A2BG-7E (256Mb 16M x16 x4 banks)
- ・ クロック
50MHz、外部入力可能
- ・ FPGAへのコンフィギュレーションとROMへのISPが
可能な7ピンJTAGコネクタ装備
- ・ JTAG Buffer回路で、安定したダウンロードを実現
- ・ 汎用LED 2個
- ・ 汎用スイッチ 1個
- ・ 3.3V単一電源
1.0V、2.5Vをボード内で生成
- ・ VCC0専用入力 1系統 (製造時3.3Vで検査)
- ・ コンフィギュレーション用リセット回路
- ・ 8層基板を採用
- ・ ハーフカードサイズ 54mm x43mm
- ・ I/Oの配線長コントロール (メモリは別途管理)
- ・ RoHS指令対応

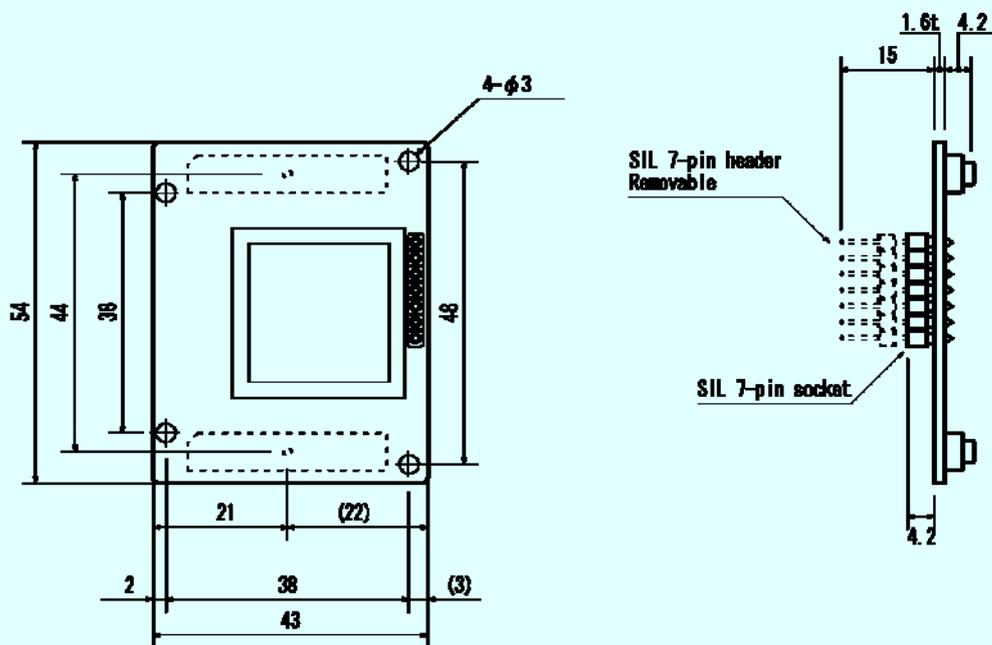
ブロック図



製品構成

- ・ XCM-109-*** 1
- ・ 付属品 (ターゲット用コネクタなど) 1

外形図 (mm)



マニュアル・回路図等の詳細資料は、各製品ページにある [この製品の資料](#) よりご覧下さい。

有限会社ヒューマンデータ



〒567-0034 大阪府茨木市中穂積1-2-10
ジブラルタ生命茨木ビル
TEL 072-620-2002 FAX 072-620-2003
URL <http://www.hdl.co.jp>