PLCC68 MAX10 DCU324 FPGAモジュール



MODEL AP68-10シリーズ

MAX 10 PLCC 68











ICソケットに搭載可能

AP68-10 は、Intel 社の高性能 FPGA である、MAX 10 を PLCC 68PIN サイズに変換し、IC ソケットに実装を可能とした FPGA モジュールです。SLVS の使用が可能なデュアル電源タイプの MAX10 を採用しています。IC ソケットを用いれば、2.54mm ピッチのユニバーサル基板に実装が可能です。I/O は 2 つのバンクにそれぞれ 25 本、合計 50 本の I/O を使用可能です。プログラミング用に JTAG ピンが引き出されています。また FPGA を含むすべての搭載部品は、-40~100°Cまでの広温度範囲をサポートしています。

機能・内容

- 10M08DCU324I7G または 10M16DCU324I7Gを搭載
- SLVS の使用が可能なデュアル電源タイプの MAX10を採用
- -40~100℃までの広温度範囲をサポートした部品を搭載
- 50 本の I/O を外部引き出し
- 3.3V単一電源
- I/O 用電源(VCCIO)を分離(VIOA、VIOB)
- オンボードクロック搭載: 50 MHz
- 外部クロック入力可能
- コンフィギュレーション ROM:FPGA 内蔵
- 汎用 LED x2
- ステータス LED (CONF_DONE, 緑)
- 8 層基板を採用
- IC ソケットに実装可能な基板サイズ 25.3 x 25.3[mm]
- RoHS 指令対応

※使用できる IC ソケットのタイプに制限があります
※PLCC68 シリーズはデバイスのピンをそのまま変換していますデバイスと同じように扱って下さるようお願いいたします
※マニュアルなどの資料は付属しておりません必要に応じてウエブよりダウンロードしてください

製品型番

AP68-10-08 (10M08DCU324I7G 実装)

AP68-10-16 (10M16DCU324I7G 実装) 受注生産

外形図(mm)

25.3

Pin 10

Pin 10

Pin 26

Top View

Side View

No components area for spacer of socket
4-1.5 or more

Bottom View

マニュアル・回路図等の詳細資料は、各製品ページにある 📜 この製品の資料 よりご覧下さい。

有限会社ヒューマンデータ

HUMANDATA.

〒567-0034 大阪府茨木市中穂積 1 - 2 - 1 0 茨木ビル
TEL 072-620-2002 FAX 072-620-2003
URL https://www.hdl.co.jp e-mail s2@hdl.co.jp