



(ほぼ原寸大です)



IC ソケットに搭載可能

AP68-06Z は、Altera 社の高性能 FPGA である、CycloneV を PLCC 68PIN サイズに変換し、IC ソケットに実装を可能とした FPGA モジュールです。DIP タイプの IC ソケットを用いれば、2.54mm ピッチのユニバーサル基板に実装が可能です。I/O は 2 つのバンクにそれぞれ 25 本、合計 50 本の I/O を使用可能です。プログラミング用に JTAG ピンが引き出されています。

AP68-06Z は AP68-06 から FRAM を省いた製品です。

機能・内容

- 5CEBA2U15C8N または 5CEBA4U15C8N を搭載
- 50 本の I/O を外部引き出し
- 3.3V 単一電源
- I/O 用電源 (VCCIO) を分離 (VIOA、VIOB) ただし **3.3V のみ供給可能**です
- オンボードクロック搭載: 50 MHz (LVTTL)
- 外部クロック入力可能
- コンフィギュレーション ROM 搭載
- ステータス LED (CONF_DONE, 緑)
- 8 層基板を採用
- IC ソケットに実装可能な基板サイズ 25.3 x 25.3 [mm]
- RoHS 指令対応

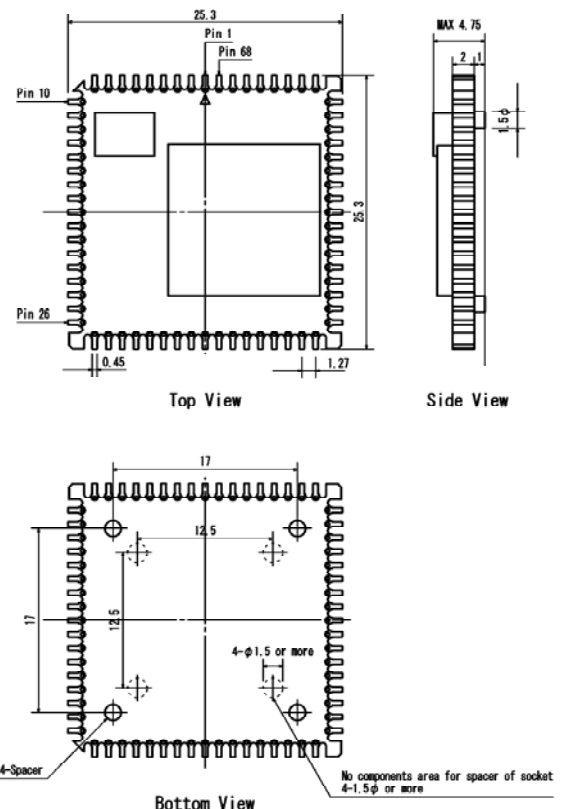
※使用できる IC ソケットのタイプに制限があります
 ※AP68 シリーズはデバイスのピンをそのまま変換しています
 デバイスと同じように扱って下さるようお願いいたします
 ※マニュアルなどの資料は付属していません
 必要に応じてウェブよりダウンロードしてください

製品型番

AP68-06Z-A2 (5CEBA2U15C8N 実装) 受注生産

AP68-06Z-A4 (5CEBA4U15C8N 実装)

外形図 (mm)



マニュアル・回路図等の詳細資料は、各製品ページにある [この製品の資料](#) よりご覧下さい。

有限会社ヒューマンデータ



〒567-0034 大阪府茨木市中穂積1-2-10
 ジブラルタ生命茨木ビル
 TEL 072-620-2002 FAX 072-620-2003
 URL <http://www.hdl.co.jp> e-mail s2@hdl.co.jp