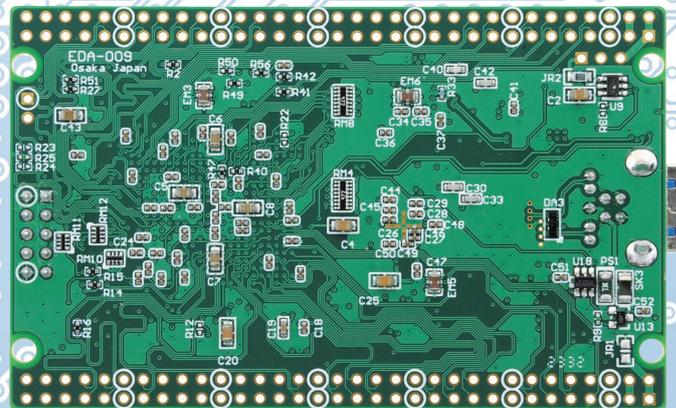
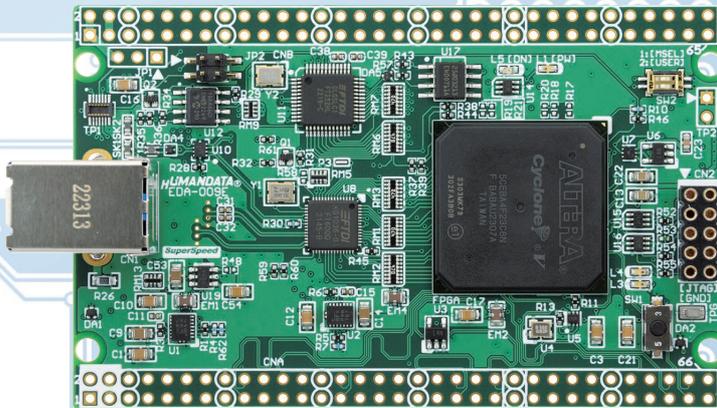


型番 EDA-009 Cyclone V Super Speed USB Comm. USB Config.

# Cyclone V 搭載 USB-FPGA ボード



## EDA-009



ほぼ原寸大です

EDA-009は、Intel社の高性能FPGAであるCyclone Vを搭載したUSB-FPGAボードです。

USB3.0インターフェースとして、FTDI社のSuperSpeed対応チップ(FT600)を搭載しており、PCと高速通信を行うことができます。

FTDI社のUSB2.0対応チップ(FT232H)を搭載しており、専用コンフィギュレーションソフト"BBC[EDA-009]"によりUSB経由で以下の制御が可能です。

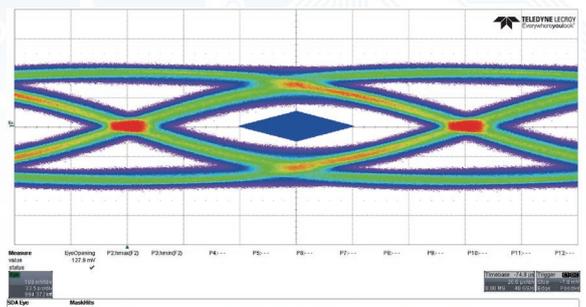
- FPGAのコンフィギュレーション
- コンフィギュレーションROMへの書き込み

専用のダウンロードケーブルは必要ありません。

※JTAG特有の操作(SignalTap等)には、専用ダウンロードケーブルが別途必要です

Intel社の開発環境なしでコンフィギュレーションが行えますので、検査治具などに便利にご利用いただけます。

また、BBCのソースコードを公開していますので、用途に合わせて自由に改造していただけます。



参考波形(FT600)  
USB3.0コンプライアンステスト  
D基板試作品の送信波形アイパターン

# Cyclone V 搭載 USB-FPGA ボード

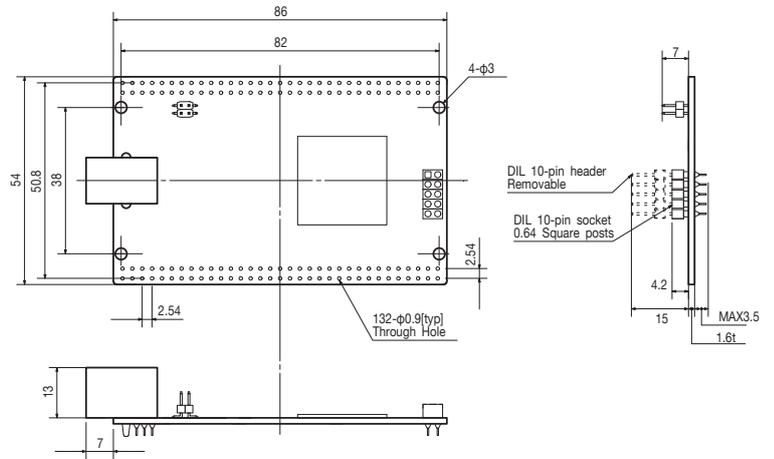


## 機能・内容

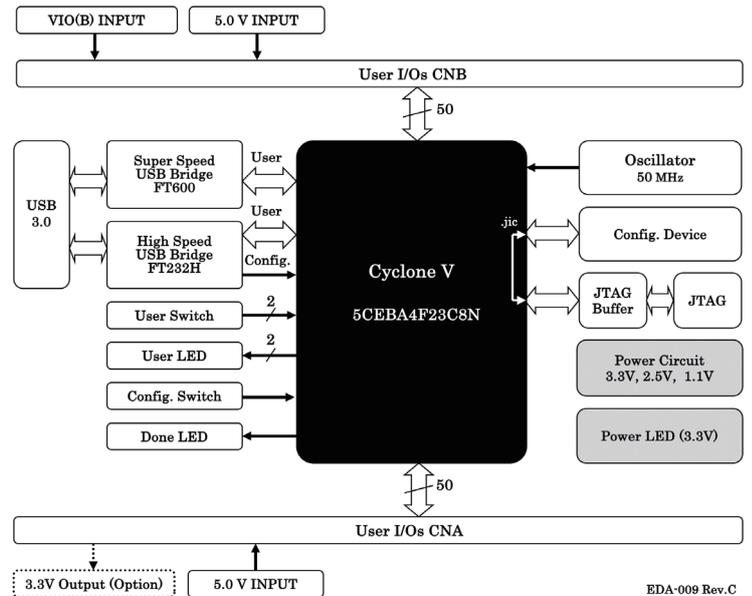
- Intel社 CycloneV FPGA 5CEBA4F23C8N 搭載
- PCとUSB3.0 SuperSpeed通信が可能(FT600)
- USB経由でFPGAのコンフィギュレーションとコンフィグROMの操作可能(FT232H)  
JTAG経由でもコンフィギュレーション可能  
専用ソフト"BBC[EDA-009]"を利用可能(ソース公開)
- 100本のI/Oを外部引き出し  
CNA:50本 Vccio = 3.3V  
CNB:50本 Vccio = 3.3V (I/O規格の任意電圧を入力可能)
- 電源:外部入力 5.0V またはUSBバスパワー  
FPGAに必要な電圧はボード内で生成
- オンボードクロック:50MHz  
外部クロック入力可能
- コンフィギュレーションROM
- コンフィギュレーション用リセット回路
- 汎用スイッチ x2 (DIP x1, Push x1)
- 汎用LED(赤) x2
- POWER LED(赤)、CONF\_DONE(青)
- USBラインのESD保護およびサージ保護
- 10ピンJTAGコネクタ
- POWER LED(赤)、CONF\_DONE(青)
- 6層基板を採用
- 基板寸法:54mm x 86mm クレジットカードサイズ
- ACM-0シリーズと同じサイズ、同じピンレイアウト
- RoHS指令対応

※CNA側のI/OはLVDSで使用できません  
各I/O規格について、FPGAの資料などを元にユーザにて検討をお願いします  
※商品には自習用のテキストやサンプルなどは含まれません

## 外形図(mm)



## ブロック図



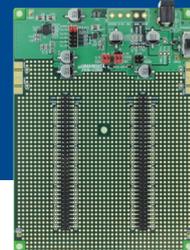
EDA-009 Rev.C

## 【製品構成】

• EDA-009	1
• 付属品 (DIL10 ロングピンヘッダなど)	1
• USB3.0 ケーブル 1.0m 長	1

## 関連製品

電源付きユニバーサル基板ZKB-105(別売)は、  
3.3V用と1.2Vから3.3Vまで設定変更可能な電源回路付きのユニバーサル基板です。



※Rev3の画像です

※マニュアルや外形図等の詳細資料は、製品ページ(<https://www.hdl.co.jp/EDA-009>)にある

[この製品の資料](#) よりご覧下さい。

**HUMANDATA**® 有限会社ヒューマンデータ

〒567-0034 大阪府茨木市中穂積1-2-10 茨木ビル

TEL.072-620-2002 / FAX.072-620-2003

E-mail [s2@hdl.co.jp](mailto:s2@hdl.co.jp) WEB <https://www.hdl.co.jp>

※製品仕様および価格などはことわり無く変更されることがございます。